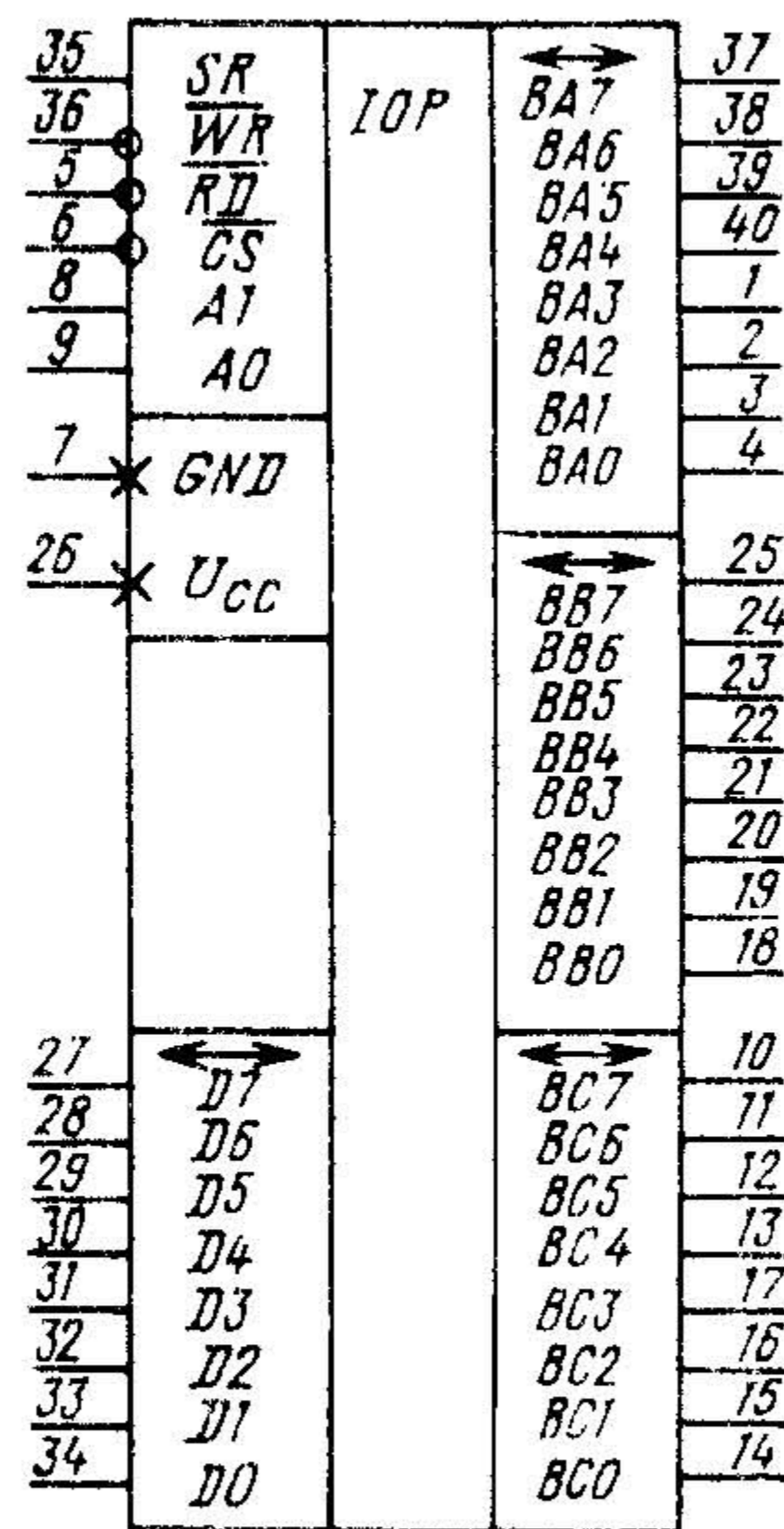


Микросхема КР580ВВ55А предназначена для параллельной передачи информации между микропроцессором и периферийными устройствами и содержит три 8-разрядных канала ввода/вывода А, В, С.

Канал С может быть представлен в виде двух 4-разрядных каналов ввода/вывода, доступ к которым производится как к отдельным независимым каналам. Периферийные устройства подключаются к каналам А, В, С, а связь с микропроцессором осуществляется с помощью шины D через буфер данных.



Условное гра-  
фическое обозначение  
KR580BB55A

Вывод	Обозначение	Тип вывода	Функциональное назначение выводов
1—4, 37—40	BA3—BA0, BA7—BA4	Входы/вы- ходы	Информационный канал A
5	$\overline{RD}$	Вход	Чтение информации
6	$\overline{CS}$	Вход	Выбор микросхемы
7	GND	—	Общий
8, 9	A1, A0	Вход	Младшие разряды адреса
10—17	BC7—BC4, BC0—BC3	Входы/вы- ходы	Информационный канал C
18—25	BB0—BB7	Входы/вы- ходы	Информационный канал B
26	Ucc	—	Напряжение питания +5 В ± 5%
27—34	D7—D0	Входы/вы- ходы	Канал данных
35	SR	Вход	Установка в исходное со- стояние
36	$\overline{WR}$	Вход	Запись информации