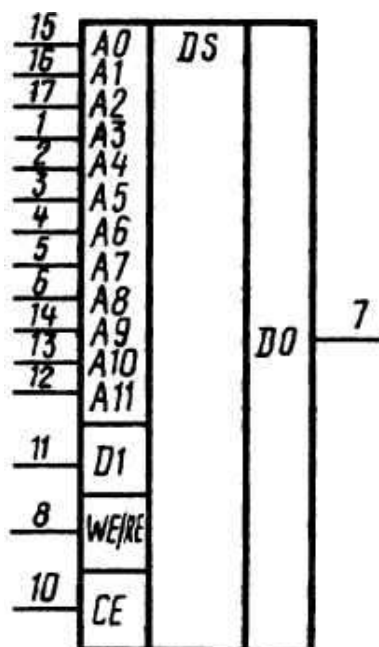


К537РУ2А, К537РУ2Б, КН537РУ2А, КР537РУ2А

Микросхемы представляют собой статическое оперативное запоминающее устройство со схемой управления емкостью 4 кбит (4к×1). Содержат 28 582 интегральных элемента. Корпус типа 4116.18-1, масса не более 1,8 г, Н09.18-1В, масса не более 0,68 г, 2107.18-4, масса не более 3 г.



Условное графическое обозначение К537РУ2, КН537РУ2, КР537РУ2

Назначение выводов: 1, 2, 3, 4, 5, 6, 12, 13, 14, 15, 16, 17 - входы адресные; 7 - выход информационный D0; 8 - вход сигнала запись/считывание \overline{WE}/RE ; 9 - общий; 10 - вход сигнала разрешения \overline{CE} ; 11 - вход информационный D1; 18 - напряжение питания.

Таблица истинности

Вход			D0	Рабочее состояние
\overline{CE}	\overline{WE}/RE	DI		
1	X	X	большое $R_{\text{вых}}$ (вых. закр.)	Выборка запрещена (режим хранения)
0	0	0	то же	Запись «0»
0	0	1	то же	Запись «1»
0	1	X	0 или 1	Считывание

Примечание: X - произвольное состояние («0» или «1»); $R_{\text{вых}}$ - выходное сопротивление микросхемы.

Электрические параметры

Номинальное напряжение питания	5 В ± 10%
Выходное напряжение низкого уровня	≤ 0,3 В
Выходное напряжение высокого уровня	≥ 2,55 В
Ток потребления в режиме хранения	≤ 0,05 мА
Ток утечки высокого (низкого) уровня на входе	≤ 2 мкА
Ток утечки на информационном выходе	≤ 2 мкА
Входная емкость	≤ 8 пФ
Выходная емкость	≤ 14 пФ
Время цикла записи (считывания):	
- К537РУ2А, КН537РУ2А, КР537РУ2А	≤ 410 нс
- К537РУ2Б, КР537РУ2Б	≤ 540 нс
Время выборки разрешения:	
- К537РУ2А, КН537РУ2А, КР537РУ2А	≤ 300 нс
- К537РУ2Б, КР537РУ2Б	≤ 430 нс
Время выборки адреса:	
- К537РУ2А, КН537РУ2А, КР537РУ2А	≤ 320 нс
- К537РУ2Б, КР537РУ2Б	≤ 450 нс

Предельно допустимые режимы эксплуатации

Максимальное напряжение питания	5,5 В
Амплитуда сигналов на входах	-0,3... 0,3 В
Максимальный ток нагрузки	10 мА
Максимальная емкость нагрузки	1000 пФ
Температура окружающей среды	-10... + 70 °С