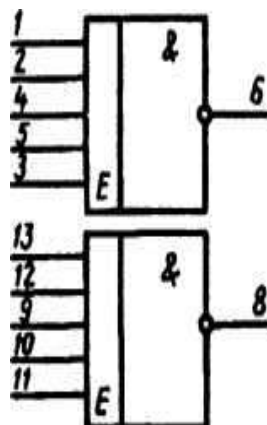


К511ЛАЗ, КБ511ЛАЗ-4

Микросхемы представляют собой два логических элемента 4И-НЕ с пассивным выходом и расширением по И. Содержат 24 интегральных элемента. Корпус типа 201.14-6, масса не более 2,2 г.



Условное графическое обозначение К511ЛАЗ

Назначение выводов: 1 - вход X1; 2 - вход X2; 3 - вход X5; 4 - вход X3; 5 - вход X4; 6 - выход $\overline{Y1}$; 7 - общий; 8 - выход $\overline{Y2}$; 9 - вход X8; 10 - вход X9; 11 - вход X10; 12 - вход X7; 13 - вход X6; 14 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	15 В ± 10%
Выходное напряжение высокого уровня	≥ 12 В
Выходное напряжение низкого уровня	≤ 1,5 В
Пороговое напряжение высокого уровня	≤ 8 В
Пороговое напряжение низкого уровня	≤ 6 В
Ток потребления при высоком уровне выходного напряжения	≤ 5 мА
Ток потребления при низком уровне выходного напряжения	≤ 15 мА
Потребляемая мощность	≤ 165 мВт
Входной ток высокого уровня	≤ 0,005 мА
Входной ток низкого уровня по выводам:	
- 3,11	≤ 1,33 мА
- по остальным	≤ 0,48 мА
Время задержки при включении	≤ 150 нс
Время задержки при выключении	≤ 400 нс
Коэффициент разветвления по выходу	25
Ток короткого замыкания	0,6...2,5 мА