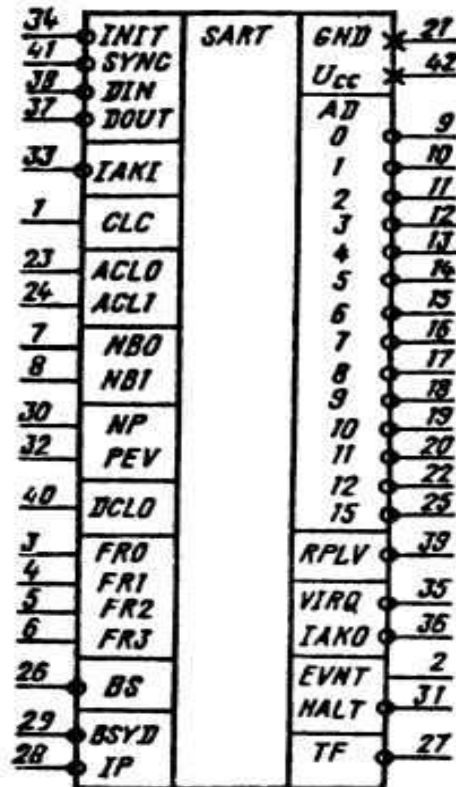


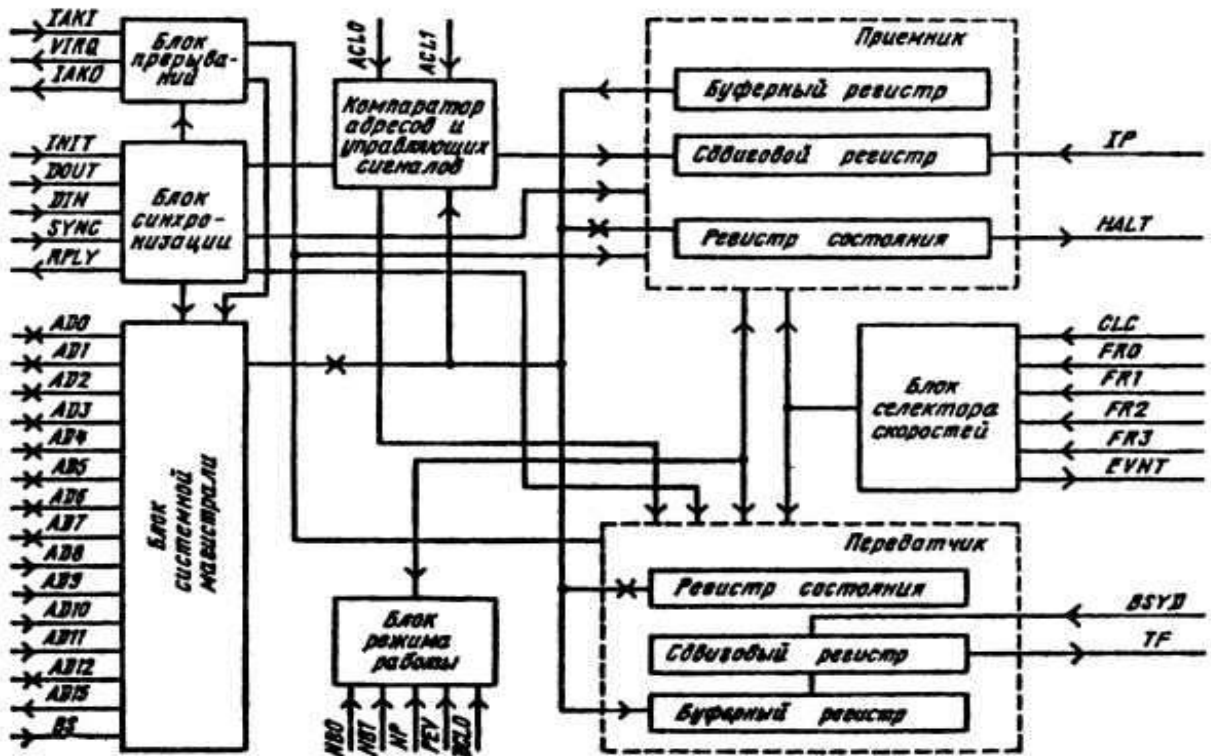
## К1801ВП1-035, КР1801ВП1-035

Микросхемы представляют собой однокристалльный контроллер внешних устройств (асинхронный прямопередатчик), работающих на линию связи с последовательной передачей информации в дуплексном режиме и предназначены для преобразования параллельной информации в последовательную и наоборот. При организации обмена информации по последовательному каналу обеспечивают требования интерфейса для радиального подключения устройств с последовательной передачей информации (ИРПС). В составе ЭВМ могут использоваться для связи процессора с отдаленными устройствами, в частности с пультовым терминалом. В состав ИС входят блок системной магистрали (для обеспечения связи параллельного канала с регистрами); блок синхронизации (для обеспечения записи и чтения информации, синхронизации работы по системной магистрали); компаратор адресов и управляющих сигналов, производящий выбор по адресу регистров и выработку сигналов на запись или чтение информации; блок режима работы, устанавливающий работу в различных форматах данных, а также с паритетом или без паритета; блоки приемника и передатчика, состоящие из регистра состояний, сдвигового регистра и буферного параллельного регистра; блок селектора скоростей (для обеспечения работы на разных скоростях обмена информации по последовательному каналу и выработки сигнала EVNT с частотой 50 Гц).

ИС обеспечивают по последовательному каналу скорости обмена при  $f_T = 4608$  кГц 50, 75, 100, 150, 200, 300, 600, 1200, 2400, 4800, 9600, 19200 бод; прием и выдачу посылки в форматах 5, 7 или 8 информационных бит; формирование и контроль бита паритета (четности или нечетности), а также работу без бита паритета. ИС включают 4 регистра и 2 источника адресов векторов прерывания. Адреса регистров и векторов сменные по группам. ИС содержат 5000 транзисторов. Корпус типа 429.42-5 и 2204.42-3, масса не более 5 г.



Условное графическое обозначение К1801ВР1-035



Структурная схема К1801ВР1-035

Назначение выводов: 1 - вход тактовой частоты CLC; 2 - выход прерывания по таймеру EVNT; 3...6 - входы выбора скорости обмена FR0...FR3; 7, 8 - входы выбора формата NBO, NB1; 9...16 - входы/выходы 0...7 разрядов адреса-данных системной магистрали  $\overline{AD0}...AD7$ ; 17...20 - входы 8...11 разрядов адреса-данных системной магистрали  $\overline{AD8}...AD11$ ; 21 - общий; 22 - вход (выход) двенадцатого разряда адреса-данных системной магистрали  $\overline{AD12}$ ; 23, 24 - входы выбора адреса ACL0, ACL1; 25 - выход пятнадцатого разряда адреса-данных системной магистрали  $\overline{AD15}$ ; 26 - вход сигнала выбора внешнего устройства системной магистрали  $\overline{BS}$ ; 27 - выход сигнала приемника  $\overline{TF}$ ; 28 - вход сигнала приемника  $\overline{IP}$ ; 29 - вход сигнала занятости последовательного канала  $\overline{BSYD}$ ; 30 - вход установки паритета NP; 31 - выход сигнала останова системной магистрали  $\overline{HALT}$ ; 32 - вход установки четности или нечетности PEV; 33 - вход сигнала разрешения прерывания системной магистрали  $\overline{IAKI}$ ; 34 - вход сигнала установки системной магистрали  $\overline{INIT}$ ; 35 - выход сигнала запроса на векторное прерывание системной магистрали  $\overline{VIRQ}$ ; 36 - выход сигнала разрешения прерывания системной магистрали  $\overline{IAKO}$ ; 37 - вход сигнала управления выводом данных системной магистрали  $\overline{DOUT}$ ; 38 - вход сигнала управления вводом данных системной магистрали  $\overline{DIN}$ ; 39 - выход сигнала ответа приемника информации системной магистрали  $\overline{RPLV}$ ; 40 - вход сигнала «авария источника питания» DCLO; 41 - вход сигнала синхронизации обмена системной магистрали  $\overline{SYNC}$ ; 42 - напряжение питания.

### Электрические параметры

Выходное напряжение низкого уровня .....	$\leq 0,4$ В
Выходное напряжение высокого уровня .....	$\geq 2,5$ В
Ток утечки низкого (высокого) уровня .....	$\leq 1$ мкА
Ток потребления, при $U_n = 5,25$ В .....	$\leq 180$ мА