

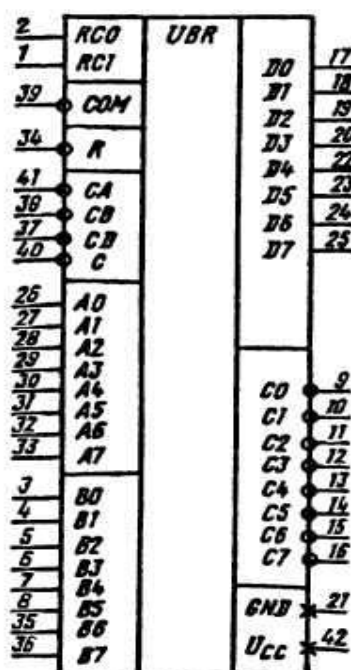
К1801ВП1-034, КР1801ВП1-034

Микросхемы представляют собой многофункциональное устройство и могут работать в режимах передачи информации, выдачи вектора прерывания и компаратора адреса, буферного регистра данных. ИС совместно с К1801ВП1-033 могут использоваться для организации интерфейсного устройства байтового параллельного ввода/вывода и интерфейсного устройства 16-разрядного программированного параллельного ввода/вывода, а также как самостоятельное устройство.

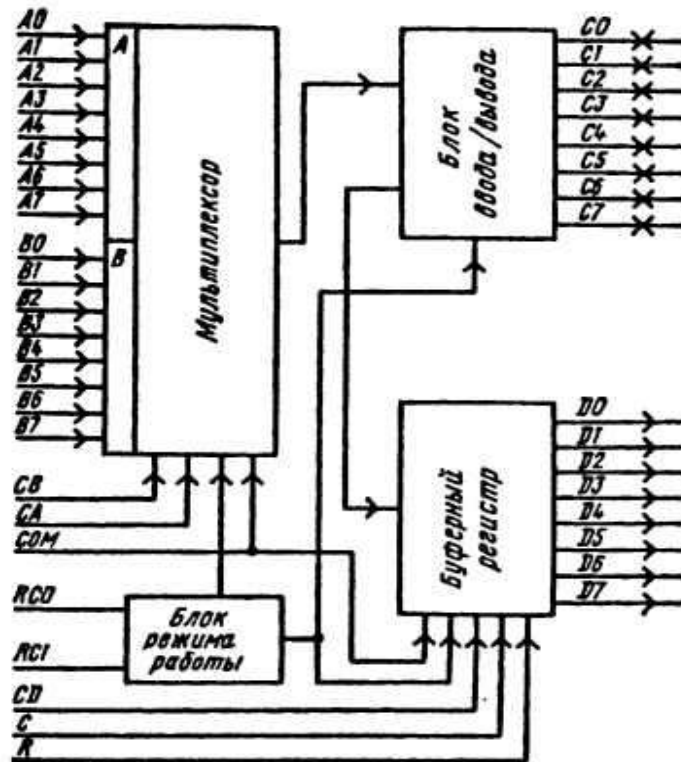
Установка ИС в режим-устройства передачи информации производится подачей на вывод RC0 напряжения высокого уровня, а на вывод RC1 - напряжения низкого уровня.

Установка ИС в режим устройства выдачи вектора прерывания и компаратора адреса производится подачей на выводы RC0 и RC1 напряжения высокого уровня. Старшие 6 разрядов требуемого адреса вектора прерывания устанавливаются на выводах S11...S16.

Установка ИС в режим буферного регистра данных производится подачей на вывод RC0 напряжения низкого уровня, а на вывод RC1 - напряжения высокого уровня. Входная информация с выводов $\overline{D0}... \overline{D15}$ сигналом С записывается в 16-разрядный буферный регистр. Сигнал \overline{DME} разрешает выдачу информации с буферного регистра на выводы AD0...AD15, которые при высоком уровне этого сигнала находятся в отключенном состоянии. Корпус типа 429.42-5, 2204.42-5, масса не более 5 г.

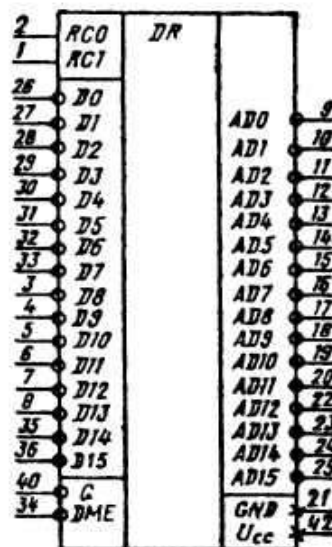


Условное графическое обозначение К1801ВП1-034 в режиме передачи информации

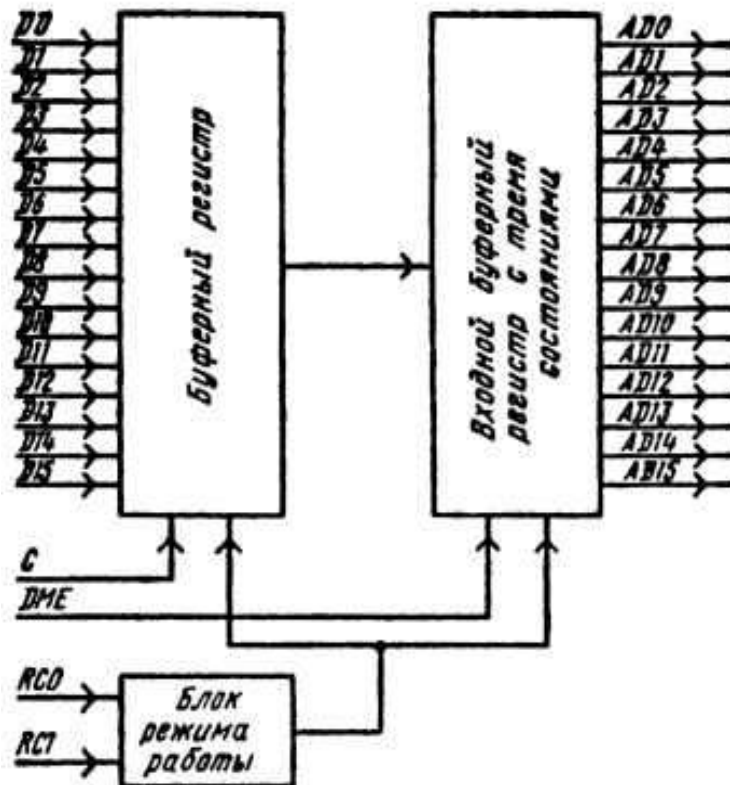


Структурная схема К1801ВР1-034 в режиме передачи информации

Назначение выводов в режиме передачи информации: 1 - вход выбора режима 1 RC1; 2 - вход выбора режима 0 RCO; 3...8 - входы данных B0...B5; 9...16 - входы/выходы данных каналов AD0...AD7, $\overline{C0}$... $\overline{C7}$; 17...20 - выходы данных D0...D3; 21 - общий; 22...25 - выходы данных D4...D7; 26...33 - входы данных A0...A7; 34 - вход сброса данных \overline{R} ; 35, 36 - входы данных B6, B7; 37 - вход разрешения выдачи данных D \overline{CD} ; 38 - вход разрешения выдачи данных B \overline{CB} ; 39 - вход инвертирования данных \overline{COM} ; 40 - вход записи данных \overline{C} ; 41 - вход разрешения выдачи данных A \overline{CA} ; 42 - напряжение питания.

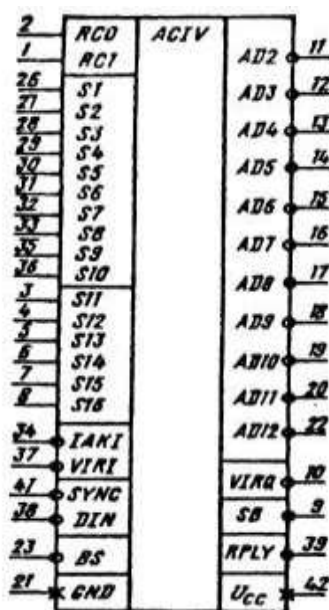


Условное графическое обозначение К1801ВР1-034 в режиме буферного регистра данных

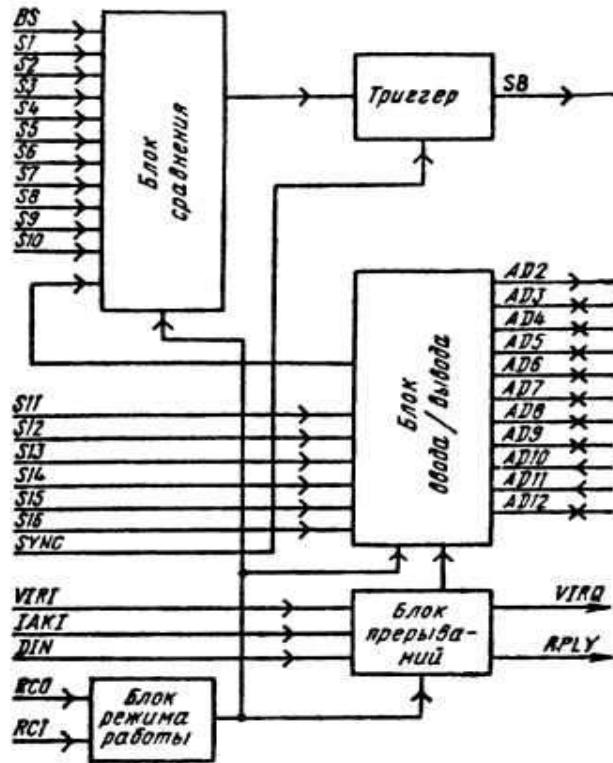


Структурная схема К1801ВП1-034 в режиме буферного регистра данных

Назначение выводов в режиме буферного регистра данных: 1 - вход выбора режима 1 RC1; 2 - вход выбора режима 0 RC0; 3...8 - входы данных 8...13 $\overline{D8}...D13$; 9...20 - выходы данных каналов AD0...AD11; 21 - общий; 22...25 - входы данных $\overline{AD12}...AD15$; 26...33 - входы данных $\overline{D0}...D7$; 34 - вход разрешения выдачи данных \overline{DME} ; 38 - вход данных $\overline{D14}$; 39 - вход данных $\overline{D15}$; 37...39, 41 - свободные; 40 - вход записи данных \overline{C} ; 42 - напряжение питания.



Условное графическое обозначение К1801ВП1-034 в режиме компаратора адреса



Структурная схема К1801ВР1-034 в режиме компаратора адреса

Назначение выводов в режиме компаратора адреса и выдачи вектора прерывания: 1 - вход выбора режима 1 RC1; 2 - вход выбора режима 0 RC0; 3...8 - входы зашивки вектора прерывания 2...7, S11...S16; 9 - выход «Устройство выбрано» \overline{SB} ; 10 - выход запроса на прерывание \overline{VIRQ} ; 11 - выход канала $\overline{AD2}$; 12...16 - входы-выходы каналов $\overline{AD3}...$ $\overline{AD7}$; 17...20 - входы каналов $\overline{AD8}...$ $\overline{AD11}$; 21 - общий; 22 - вход канала $\overline{AD12}$; 23 - вход «Внешнее устройство» \overline{BS} ; 24, 25, 40 - свободные; 26...33 - входы зашивки адресов 3...10, S1...S8; 34 - вход разрешения прерывания \overline{IAKI} ; 35, 36 - входы зашивки адресов 11, 12, S9, S10; 37 - вход запроса прерывания \overline{VIRI} ; 38 - вход «Чтение данных» \overline{DIN} ; 39 - выход «Ответ» \overline{RPLY} ; 41 - вход «Обмен» \overline{SYNC} ; 42 - напряжение питания.

Электрические параметры

Выходное напряжение низкого уровня $\leq 0,4$ В
 Выходное напряжение высокого уровня $\geq 2,5$ В
 Ток утечки низкого (высокого) уровня ≤ 1 мкА
 Ток потребления, при $U_n = 5,25$ В ≤ 180 мА