

- 1 -

С П Р А В О Ч Н И К  
-----

С Б О Р Н И К

ГРАФИЧЕСКОЙ ИНФОРМАЦИИ ПО РАЗВОДКАМ И НАЗНАЧЕНИЯМ

ВЫВОДОВ ЛОГИЧЕСКИХ БИПОЛЯРНЫХ ИС

Ч А С Т Ь 1

г. Москва, 1991 г.

О Г Л А В Л Е Н И Е

- I. Логические ИС биполярные ТТЛ, ..... Рис. 1-174  
ТТЛШ типа S, LS, FAST, ALS
  
- II. Логические ИС ЭСЛ типа F10K серия K500 ..... Рис. 175-214
  
- III. Логические ИС ЭСЛ типа F100K серия K1500 .... Рис. 215-246

СПИСОК МИКРОСХЕМ, ВКЛЮЧЕННЫХ В СБОРНИК

ТИПОНОМИНАЛ	№ РИСУНКА	ТИПОНОМИНАЛ	№ РИСУНКА
CDB400E	1	D121D	63
CDB403E	4	D126D	23
CDB404E	5	D130D	25
CDB405E	6	D140D	29
CDB406E	7	D150D	35
CDB407E	8	D151D	36
CDB408E	9	D153D	38
CDB409E	10	D154D	39
CDB410E	11	D160D	42
CDB413E	14	D172D	45
CDB416E	17	D174D	47
CDB417E	18	D175D	48
CDB420E	19	D191D	54
CDB430E	25	D192D	108
CDB440E	29	D193D	109
CDB442E	30	D195D	57
CDB446E	32	DL000D	1
CDB447E	33	DL002D	3
CDB448E	34	DL003D	4
CDB450E	35	DL004D	5
CDB451E	36	DL008D	9
CDB453E	38	DL010D	11
CDB454E	39	DL011D	12
CDB460E	42	DL014D	15
CDB472E	45	DL020D	19
CDB473E	46	DL021D	20
CDB474E	47	DL030D	25
CDB475E	48	DL032D	26
CDB476E	49	DL037D	27
CDB483E	50	DL038D	28
CDB486E	52	DL040D	29
CDB490E	53	DL051D	37
CDB492E	55	DL074D	47
CDB493E	56	DL083D	50

CDB495E	57	DL086D	52
CDB4121E	63	DL090D	53
CDB4122E	64	DL093D	56
CDB4123E	65	DL112D	60
CDB4151E	81	DL123D	65
CDB4153E	82	DL132D	69
CDB4157E	85	DL155D	84
CDB4180E	100	DL164D	91
CDB4192E	108	DL175D	99
CDB4193E	109	DL192D	108
		DL193D	109
		DL194D	110
D100D	1	DL251D	124
D103D	4	DL253D	125
D104D	5	DL257D	126
D108D	9	DL259D	128
D110D	11	DL295D	137
D120D	19	DL299D	139

ТИПОНОМИНАЛ	N РИСУНКА	ТИПОНОМИНАЛ	N РИСУНКА
DL374D	144	MC10124	191
DL540D	154	MC10125	192
DL541D	155	MC10128	193
DL8121D	173	MC10129	194
DL8127D	174	MC10130	195
		MC10131	196
		MC10133	197
F100101	215	MC10135	199
F100102	216	MC10141	200
F100107	217	MC10160	201
F100112	218	MC10161	202
F100114	219	MC10162	203
F100117	220	MC10164	204
F100118	221	MC10165	205
F100122	222	MC10173	206
F100123	223	MC10174	207
F100130	226	MC10179	208
F100131	227	MC10180	209
F100136	228	MC10181	210
F100141	229	MC10210	211
F100150	230	MC10211	212
F100151	231	MC10216	213
F100155	232	MC10231	214
F100156	233		
F100158	234		
F100160	235	MH7400	1
F100163	236	MH7403	4
F100164	237	MH7404	5
F100165	238	MH7405	6
F100166	239	MH7410	11
F100170	240	MH7420	19
F100171	241	MH7430	25
F100179	242	MH7437	27
F100181	244	MH7438	28
F100194	245	MH7440	29
		MH7442	30
		MH7450	35

MC10101	175	MH7451	36
MC10102	176	MH7453	38
MC10105	177	MH7454	39
MC10106	178	MH7460	42
MC10107	179	MH7472	45
MC10109	180	MH7474	47
MC10110	181	MH7475	48
MC10111	182	MH7490A	53
MC10114	183	MH7493A	56
MC10115	184	MH74141	76
MC10116	185	MH74150	80
MC10117	186	MH74151	81
MC10118	187	MH74154	83
MC10119	188	MH74164	91
MC10121	189	MH74192	108
MC10123	190	MH74193	109

ТИПОНОМИНАЛ	№ РИСУНКА	ТИПОНОМИНАЛ	№ РИСУНКА
MH74ALS00	1	UCY7416N	17
MH74ALS02	3	UCY7417N	18
MH74ALS03	4	UCY7420N	19
MH74ALS04	5	UCY7430N	25
MH74ALS05	6	UCY7437N	27
MH74ALS08	9	UCY7438N	28
MH74ALS10	11	UCY7440N	29
MH74ALS20	19	UCY7442N	30
MH74ALS30	25	UCY7447N	33
MH74ALS32	26	UCY7450N	35
MH74ALS37	27	UCY7451N	36
MH74ALS38	28	UCY7453N	38
MH74ALS40	29	UCY7454N	39
MH74ALS74	47	UCY7460N	42
MH74ALS86	52	UCY7472N	45
MH74ALS112	60	UCY7473N	46
MH74ALS151	81	UCY7474N	47
MH74ALS153	82	UCY7475N	48
MH74ALS157	85	UCY7476N	49
MH74ALS174	98	UCY7483N	50
MH74ALS175	99	UCY7485N	51
MH74ALS192	108	UCY7486N	52
MH74ALS193	109	UCY7490N	53
MH74ALS240	117	UCY7492N	55
MH74ALS241	118	UCY7493N	56
MH74S00	1	UCY7495N	57
MH74S03	4	UCY74107N	58
MH74S04	5	UCY74121N	63
MH74S10	11	UCY74123N	65
MH74S20	19	UCY74132N	69
MH74S37	27	UCY74145N	77
MH74S38	28	UCY74150N	80
MH74S40	29	UCY74151N	81
MH74S51	36	UCY74153N	82
MH74S64	43	UCY74154N	83
MH74S74	47	UCY74155N	84
MH74S112	60	UCY74157N	85



MHB1502	162	UCY74164N	91
MHB1504	160	UCY74165N	92
MHC1502	162	UCY74174N	98
MHC1504	160	UCY74175N	99
		UCY74180N	100
		UCY74181N	102
UCY7400N	1	UCY74182N	105
UCY7401N	2	UCY74192N	108
UCY7402N	3	UCY74193N	109
UCY7403N	4	UCY74194N	110
UCY7404N	5	UCY74198N	114
UCY7406N	7	UCY74LS00N	1
UCY7407N	8	UCY74LS02N	3
UCY7408N	9	UCY74LS03N	4
UCY7409N	10	UCY74LS04N	5
UCY7410N	11	UCY74LS05N	6

ТИПОНОМИНАЛІ	№ РИСУНКА	ТИПОНОМИНАЛІ	№ РИСУНКА
UCY74LS08N	9	1JH04ШМ	5
UCY74LS09N	10	1OI123ШМ	65
UCY74LS10N	11	1TM74ШМ	47
UCY74LS11N	12		
UCY74LS15N	16		
UCY74LS20N	19	7400PC	1
UCY74LS21N	20	7401PC	2
UCY74LS26N	23	7402PC	3
UCY74LS27N	24	7403PC	4
UCY74LS32N	26	7404PC	5
UCY74LS37N	27	7405PC	6
UCY74LS38N	28	7406PC	7
UCY74LS40N	29	7407PC	8
UCY74LS51N	37	7408PC	9
UCY74LS54N	40	7409PC	10
UCY74LS73N	46	7410PC	11
UCY74LS74N	47	7412PC	13
UCY74LS76N	49	7413PC	14
UCY74LS85N	51	7414PC	15
UCY74LS86N	52	7416PC	17
UCY74LS90N	53	7417PC	18
UCY74LS107N	58	7420PC	19
UCY74LS109N	59	7425PC	22
UCY74LS112N	60	7426PC	23
UCY74LS125N	67	7427PC	24
UCY74LS139N	74	7430PC	25
UCY74LS151N	81	7432PC	26
UCY74LS155N	84	7437PC	27
UCY74LS156N	84	7438PC	28
UCY74LS157N	85	7440PC	29
UCY74LS174N	98	7442PC	30
UCY74LS175N	99	7445PC	31
UCY74LS251N	124	7446PC	32
UCY74S00N	1	7447PC	33
UCY74S03N	4	7450PC	35
UCY74S10N	11	7451PC	36
UCY74S11N	12	7453PC	38

UCY74S15N	16	7454PC	39
UCY74S20N	19	7472PC	45
UCY74S22N	21	7473PC	46
UCY74S132N	69	7474PC	47
UCY74S135N	71	7475PC	48
UCY74S157N	85	7476PC	49
UCY74S158N	86	7483PC	50
UCY74S174N	98	7485PC	51
UCY74S175N	99	7486PC	52
		7490PC	53
		7492PC	55
1ИЕ90ИИМ	53	7493PC	56
1ИР95ИИМ	57	7495PC	57
1ЛБ00ИИМ	1	74107PC	58
1ЛБ10ИИМ	11	74121PC	63
1ЛБ40ИИМ	29	74123PC	65

ТИПОНОМИНАЛ	№ РИСУНКА	ТИПОНОМИНАЛ	№ РИСУНКА
74126PC	68	74LS03	4
74132PC	69	74LS04	5
74141PC	76	74LS05	6
74145PC	77	74LS08	9
74148PC	79	74LS10	11
74150PC	80	74LS11	12
74151PC	81	74LS12	13
74153PC	82	74LS20	19
74154PC	83	74LS22	21
74155PC	84	74LS30	25
74157PC	85	74LS32	26
74161PC	88	74LS40	29
74162PC	89	74LS51	37
74163PC	90	74LS54	40
74164PC	91	74LS55	41
74165PC	92	74LS74	47
74170PC	96	74LS86	52
74174PC	98	74LS161	88
74175PC	99		
74180PC	100		
74181PC	102		
74191PC	107		
74192PC	108		
74193PC	109		
74194PC	110		
74195PC	111		
74197PC	113		
74283PC	135		
74LS00PC	1		
74LS02PC	3		
74LS04PC	5		
74LS08PC	9		
74LS10PC	11		
74LS20PC	19		
74LS27PC	24		
74LS30PC	25		
74LS38PC	28		

74LS42PC	30
74LS74PC	47
74LS75PC	48
74LS138PC	73
74LS139PC	74
74LS155PC	84
74LS175PC	99
74LS191PC	107
74LS192PC	108
74LS193PC	109
74LS257PC	126
74LS258PC	127
74LS266PC	131
74LS298PC	138
74LS00	1
74LS02	3

ТИПОНОМИНАЛ	№ РИСУНКА	ТИПОНОМИНАЛ	№ РИСУНКА
К1500ВА123	223	КР1533ИД4	84
К1500ИВ165	238	КР1533ИЕ6	108
К1500ИД170	240	КР1533ИЕ7	109
К1500ИЕ136	228	КР1533ИЕ9	87
К1500ИЕ160	235	КР1533ИЕ10	88
К1500ИИ180	243	КР1533ИЕ11	89
К1500ИП156	233	КР1533ИЕ18	90
К1500ИП158	234	КР1533ИП4	105
К1500ИП179	242	КР1533ИП5	134
К1500ИП181	244	КР1533ИП6	119
К1500ИП194	245	КР1533ИП7	120
К1500ИР141	229	КР1533ИР23	144
К1500ИР150	230	КР1533ИР24	140
К1500ИР151	231	КР1533ИР33	156
К1500КП155	232	КР1533ИР37	157
К1500КП163	236	КР1533КП2	82
К1500КП164	237	КР1533КП7	81
К1500КП171	241	КР1533КП11А	126
К1500ЛА104	246	КР1533КП12	125
К1500ЛК117	220	КР1533КП13	138
К1500ЛК118	221	КР1533КП14А	127
К1500ЛМ101	215	КР1533КП15	124
К1500ЛМ102	216	КР1533КП16	85
К1500ЛП107	217	КР1533КП17	142
К1500ЛП112	218	КР1533КП19	141
К1500ЛП114	219	КР1533ЛА1	19
К1500ЛП122	222	КР1533ЛА2	25
К1500ПУ124	224	КР1533ЛА3	1
К1500ПУ125	225	КР1533ЛА4	11
К1500СП166	239	КР1533ЛА7	21
К1500ТМ130	226	КР1533ЛА8	2
К1500ТМ131	227	КР1533ЛА9	4
КР1531ИМ6	135	КР1533ЛЕ1	3
КР1531ИР22	143	КР1533ЛИ1	9
КР1531ИР23	144	КР1533ЛН1	5
КР1531ИР40	152	КР1533ЛН2	6
КР1531ИР41	153	КР1533ЛП5	52
КР1531КП16	85	КР1533ЛР4	41

КР1531КП18	86	КР1533ЛР11	37
КР1531ЛА1	19	КР1533ЛР13	40
КР1531ЛА3	1	КР1533СП1	51
КР1531ЛА4	11	КР1533ТВ15	59
КР1531ЛЕ1	3	КР1533ТМ2	47
КР1531ЛИ1	9	КР1533ТМ8	99
КР1531ЛИ3	12	КР1533ТМ9	98
КР1531ЛЛ1	26	КР1533ТР2	133
КР1531ЛН1	5	К155АГ1	63
КР1531ЛП5	52	К, КМ155АГ3	65
КР1531ТМ8	99	К155ИВ1	79
КР1531ТМ9	98	К155ИД1	76
КР1533АП3	117	К155ИД3	83
КР1533АП4	118	К, КМ155ИД4	84
КР1533АП5	121	К155ИД10	77
КР1533АП6	122	К155ИЕ2	53

ТИПОНОМИНАЛ	№ РИСУНКА	ТИПОНОМИНАЛ	№ РИСУНКА
К155ИЕ4	55	К500ИД162	203
К155ИЕ5	56	К500ИД164	204
К155ИЕ6	108	К500ИЕ160	201
К155ИЕ7	109	К500ИМ180	209
К155ИЕ9	87	К500ИП179	208
К155ИМ3	50	К500ИП181	210
К, КМ155ИП2	100	К500ИР141	200
К155ИП3	101	К500КП174	207
К, КМ155ИП4	105	К500ЛЕ106	178
К155ИР1	57	К500ЛЕ111	182
К155ИР13	114	К500ЛЕ123	190
К155ИР17	160	К500ЛЕ211	212
К155ИР32	96	К500ЛК117	186
К155КП1	80	К500ЛК121	189
К, КМ155КП2	82	К500ЛЛ110	181
К, КМ155КП7	81	К500ЛЛ210	211
К, КМ155ЛА1	19	К500ЛМ101	175
К, КМ155ЛА2	25	К500ЛМ102	176
К, КМ155ЛА3	1	К500ЛМ105	177
К, КМ155ЛА4	11	К500ЛМ109	180
К, КМ155ЛА6	29	К500ЛП107	179
К, КМ155ЛА7	21	К500ЛП114	183
К155ЛА8	2	К500ЛП115	184
К155ЛА10	13	К500ЛП116	185
К155ЛА11	23	К500ЛП128	193
К155ЛА12	27	К500ЛП129	194
К155ЛА13	28	К500ЛП216	213
К, КМ155ЛД1	42	К500ЛС118	187
К, КМ155ЛД3	161	К500ЛС119	188
К155ЛЕ1	3	К500ПУ124	191
К155ЛЕ3	22	К500ПУ125	192
К155ЛЕ4	24	К500ТВ135	199
К155ЛИ1	9	К500ТМ130	195
К155ЛЛ1	26	К500ТМ131	196
К155ЛН1	5	К500ТМ133	197
К155ЛН2	6	К500ТМ134	198
К155ЛН3	7	К500ТМ173	206
К155ЛН5	17	К500ТМ231	214



К155ЛП4	18	КР531АП2	170
К, КМ155ЛП5	52	КР531АП3	117
К155ЛП9	8	КР531АП4	118
К, КМ155ЛР1	35	КР531ВА1	116
К155ЛР3	163	КР531ВГ1	151
К, КМ155ЛР4	41	КР531ГГ1	66
К, КМ155ТВ1	45	КР531ИД7	73
К155ТВ15	59	КР531ИД14	74
К155ТЛ1	14	КР531ИЕ10	88
К155ТЛ2	15	КР531ИЕ11	89
К155ТЛ3	69	КР531ИЕ14	112
К, КМ155ТМ2	47	КР531ИЕ15	113
К155ТМ7	48	КР531ИЕ16	94
К155ТМ8	99	КР531ИЕ17	95
К500ИВ165	205	КР531ИЕ18	90
К500ИД161	202	КР531ИК1	164

ТИПОНОМИНАЛ	№ РИСУНКА	ТИПОНОМИНАЛ	№ РИСУНКА
КР531ИК2	146	К, КМ555АГ4	115
КР531ИП3	101	К555АП3	117
КР531ИП4	103	К555АП4	118
КР531ИП5	134	К555АП5	121
КР531ИП10	169	К555АП6	122
КР531ИР11	110	К555ВЖ1	158
КР531ИР12	111	К, КМ555ИВ1	79
КР531ИР22	143	К555ИВ3	78
КР531ИР23	144	К, КМ555ИД4	84
КР531ИР24	139	К555ИД5	84
КР531КП2	82	К, КМ555ИД6	30
КР531КП7	81	К555ИД7	73
КР531КП11	126	К, КМ555ИД10	77
КР531КП12	125	К, КМ555ИД18	123
КР531КП14	127	К555ИЕ2	53
КР531КП15	124	К555ИЕ5	56
КР531КП16	85	К555ИЕ6	108
КР531КП18	86	К555ИЕ7	109
КР531ЛИА1	19	КМ555ИЕ9	87
КР531ЛИА2	25	К, КМ555ИЕ10	88
КР531ЛИА3	1	К555ИЕ13	107
КР531ЛИА4	11	К555ИЕ14	112
КР531ЛИА7	21	К555ИЕ15	113
КР531ЛИА9	4	К, КМ555ИЕ17	95
КР531ЛИА13	28	К555ИЕ18	90
КР531ЛИА16	75	К, КМ555ИЕ19	150
КР531ЛИА17	171	К555ИЕ20	149
КР531ЛИА19	70	К555ИМ5	106
КР531ЛЕ1	3	К, КМ555ИМ6	135
КР531ЛЕ7	129	К555ИМ7	148
КР531ЛИ3	12	К555ИП3	101
КР531ЛЛ1	26	КМ555ИП4	104
КР531ЛН1	5	К555ИП5	134
КР531ЛН2	6	К, КМ555ИП6	119
КР531ЛП5	52	К, КМ555ИП7	120
КР531ЛР9	43	К555ИП8	130
КР531ЛР10	44	К555ИП9	147
КР531ЛР11	36	КМ555ИР8	91

КР531СП1	51	К, КМ555ИР9	92
КР531ТВ9	60	К, КМ555ИР10	93
КР531ТВ10	61	КМ555ИР11А	110
КР531ТВ11	62	К, КМ555ИР15	97
КР531ТЛ3	69	К555ИР16	137
КР531ТМ2	47	К555ИР22	143
КР531ТМ8	99	К555ИР23	144
КР531ТМ9	98	К, КМ555ИР26	159
КР531ХЛ1	172	К555ИР27	145
КС531ИР18	165	К555ИР30	128
КС531ИР19	166	К, КМ555ИР32	96
КС531ИР20	167	К555ИР35	132
КС531ИР21	168	К555КП2	82
КС531ЛА12	27	К555КП7	81
КС531ЛЛ1	9	К555КП11	126
К, КМ555АГ3	65	К555КП12	125

ТИПОНОМИНАЛ	№ РИСУНКА	ТИПОНОМИНАЛ	№ РИСУНКА
К555КП13	138		
К555КП14	127		
К, КМ555КП15	124		
К555КП16	85		
К, КМ555КП17	142		
К, КМ555ЛА1	19		
К, КМ555ЛА2	25		
К, КМ555ЛА3	1		
К, КМ555ЛА4	11		
К555ЛА6	29		
К555ЛА7	21		
К, КМ555ЛА9	4		
К555ЛА10	13		
К, КМ555ЛА11	23		
К, КМ555ЛА12	27		
К, КМ555ЛА13	28		
К, КМ555ЛЕ1	3		
К, КМ555ЛЕ4	24		
К, КМ555ЛИ1	9		
К555ЛИ2	10		
К, КМ555ЛИ3	12		
К, КМ555ЛИ4	16		
К, КМ555ЛИ6	20		
К, КМ555ЛЛ1	26		
К, КМ555ЛН1	5		
К, КМ555ЛН2	6		
К, КМ555ЛП5	52		
К555ЛП8	67		
К, КМ555ЛП12	72		
К555ЛП14	68		
К555ЛР4	41		
К, КМ555ЛР11	37		
К, КМ555ЛР13	40		
К555ПЦ1	136		
К555СП1	51		
К555ТВ6	58		
К555ТВ9	60		
К, КМ555ТЛ2	15		

K, KM555TM2	47
K, KM555TM7	48
K, KM555TM8	99
K, KM555TM9	98
K, KM555TP2	133

Условное обозначение стран Восточной Европы

- РБ - Республика Болгария
- ВР - Венгерская Республика
- ГДР - Германская Демократическая Республика
- ПР - Польская Республика
- РР - Республика Румыния
- СССР - Союз Советских Социалистических Республик
- ЧСФР - Чехо-Словацкая Федеративная Республика

Четыре логических элемента 2И-НЕ

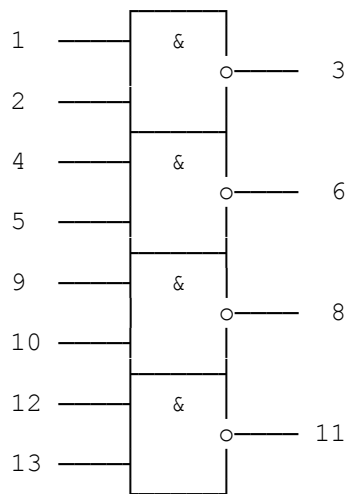


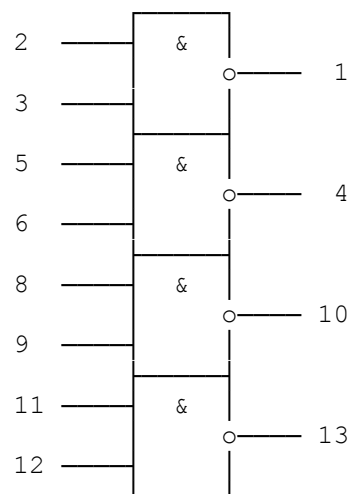
Рис. 1

N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X5
3	Выход Y1	10	Вход X6
4	Вход X3	11	Выход Y4
5	Вход X4	12	Вход X7
6	Выход Y2	13	Вход X8
7	Общий	14	Ucc

РБ - 1ЛБ00ШМ  
 ВР - 7400РС, 74LS00РС  
 ГДР\* - D100D, DL000D  
 ПР - УСУ7400N, УСУ74LS00N, УСУ74S00N  
 РР - СДВ400Е, 74LS00  
 СССР - К155ЛА3, КМ155ЛА3, КР531ЛА3, К555ЛА3,  
 КМ555ЛА3, КР1531ЛА3, КР1533ЛА3  
 ЧСФР - МН7400, МН74ALS00, МН74S00  
 США - SN7400, SN74S00, SN74LS00, 74F00,  
 SN74ALS00

\* Здесь и далее ИС производства бывшей ГДР

Четыре логических элемента 2И-НЕ с открытым коллекторным выходом (элементы контроля)



N выв.	Назначение	N выв.	Назначение
1	Выход У1	8	Вход информационный
2	Вход информационный	9	Вход информационный
3	Вход информационный	10	Выход У3
4	Выход У2	11	Вход информационный
5	Вход информационный	12	Вход информационный
6	Вход информационный	13	Выход У4
7	Общий	14	Ucc

ВР - 7401PC  
 ПР - УСУ7401N  
 СССР - К155ЛА8, КР1533ЛА8  
 США - SN7401, SN74ALS01

Рис. 2



Четыре логических элемента 2ИЛИ-НЕ

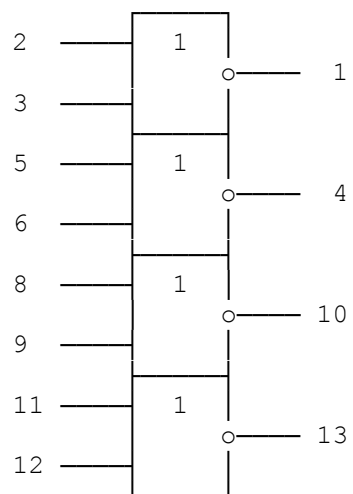


Рис. 3

N выв.	Назначение	N выв.	Назначение
1	Выход У1	8	Вход Х5
2	Вход Х1	9	Вход Х6
3	Вход Х2	10	Выход У3
4	Выход У2	11	Вход Х7
5	Вход Х3	12	Вход Х8
6	Вход Х4	13	Выход У4
7	Общий	14	Ucc

ВР - 7402PC, 74LS02PC  
 ГДР - DL002D  
 ПНР - УСУ7402N, УСУ74LS02N  
 РР - 74LS02  
 СССР - К155ЛЕ1, КР1531ЛЕ1, К555ЛЕ1,  
 КМ555ЛЕ1, КР531ЛЕ1, КР1533ЛЕ1  
 ЧСФР - МН74ALS02  
 США - SN7402, SN74S02, SN74LS02, 74F02,  
 SN74ALS02

Четыре логических элемента 2И-НЕ с открытым коллекторным выходом

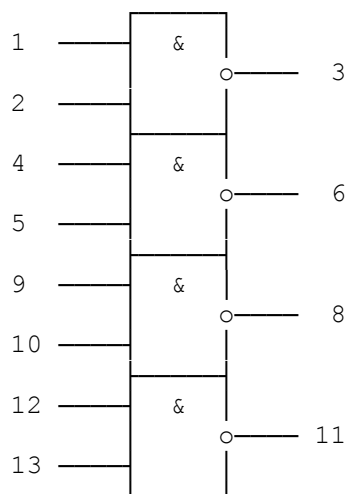


Рис. 4

N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X5
3	Выход Y1	10	Вход X6
4	Вход X3	11	Выход Y4
5	Вход X4	12	Вход X7
6	Выход Y2	13	Вход X8
7	Общий	14	Ucc

ВР - 7403PC  
 ГДР - D103D, DL003D  
 ПР - UCY7403N, UCY74LS03N, UCY74S03N  
 РР - CDB403E, 74LS03  
 СССР - К555ЛA9, КМ555ЛA9, КР531ЛA9, КР1533ЛA9  
 ЧСФР - МН7403, МН74ALS03, МН74S03  
 США - SN7403, SN74S03, SN74LS03, SN74ALS03

Шесть инверторов

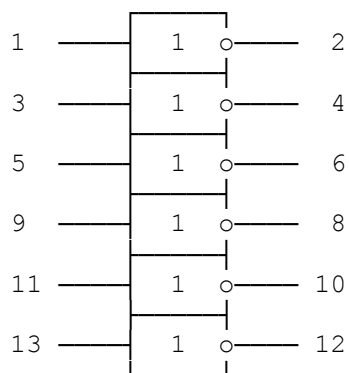
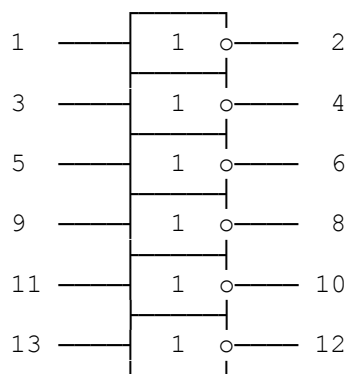


Рис. 5

N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y4
2	Выход Y1	9	Вход X4
3	Вход X2	10	Выход Y5
4	Выход Y2	11	Вход X5
5	Вход X3	12	Выход Y6
6	Выход Y3	13	Вход X6
7	Общий	14	Ucc

- РБ - 1ЛН04ШМ
- ВР - 7404РС, 74LS04РС
- ГДР - D104D, DL004D
- ПР - УСУ7404N, УСУ74LS04N
- РР - СДВ404Е, 74LS04
- СССР - К155ЛН1, КР1533ЛН1, КР1531ЛН1,  
К555ЛН1, КМ555ЛН1, КР531ЛН1
- ЧСФР - МН7404, МН74АLS04, МН74S04
- США - SN7404, SN74S04, SN74LS04, 74F04,  
SN74ALS04

Шесть инверторов с открытым коллекторным выходом

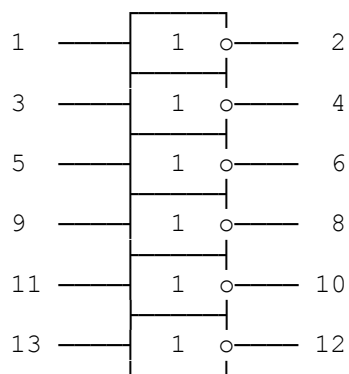


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y4
2	Выход Y1	9	Вход X4
3	Вход X2	10	Выход Y5
4	Выход Y2	11	Вход X5
5	Вход X3	12	Выход Y6
6	Выход Y3	13	Вход X6
7	Общий	14	Ucc

Рис. 6

- ВР - 7405PC
- ПР - УСУ74LS05N
- РР - СДВ405Е, 74LS05
- СССР - К155ЛН2, К555ЛН2, КМ555ЛН2,  
КР531ЛН2, КР1533ЛН2
- ЧСФР - МН7405, МН74ALS05
- США - SN7405, SN74S05, SN74LS05, SN74ALS05

Шесть буферных инверторов с повышенным коллекторным напряжением

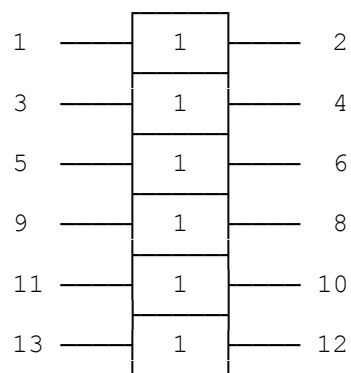


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y4
2	Выход Y1	9	Вход X4
3	Вход X2	10	Выход Y5
4	Выход Y2	11	Вход X5
5	Вход X3	12	Выход Y6
6	Выход Y3	13	Вход X6
7	Общий	14	Ucc

Рис. 7

ВР - 7406PC  
 ПР - УСУ7406N  
 РР - СДВ406Е  
 СССР - К155ЛН3  
 США - SN7406

Шесть буферных формирователей с открытым коллекторным выходом



N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y4
2	Выход Y1	9	Вход X4
3	Вход X2	10	Выход Y5
4	Выход Y2	11	Вход X5
5	Вход X3	12	Выход Y6
6	Выход Y3	13	Вход X6
7	Общий	14	Ucc

Рис. 8

ВР - 7407РС  
 ПР - УСУ7407N  
 РР - СДВ407Е  
 СССР - К155ЛП9  
 США - SN7407

Четыре логических элемента 2И

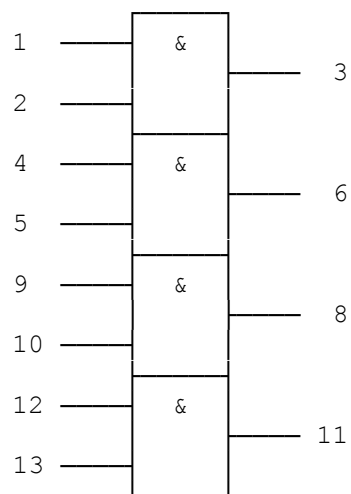
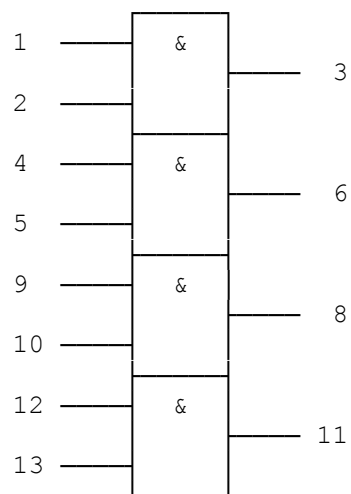


Рис. 9

N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X5
3	Выход Y1	10	Вход X6
4	Вход X3	11	Выход Y4
5	Вход X4	12	Вход X7
6	Выход Y2	13	Вход X8
7	Общий	14	Усс

- ВР - 7408PC, 74LS08PC
- ГДР - D108D, DL008D
- ПР - UCY7408N, UCY74LS08N
- РР - CDB408E, 74LS08
- СССР - К155ЛИ1, КР1531ЛИ1, К555ЛИ1,  
КМ555ЛИ1, КС531ЛИ1, КР1533ЛИ1
- ЧСФР - МН74ALS08
- США - SN7408, SN74S08, SN74LS08, 74F08,  
SN74ALS08

Четыре логических элемента 2И с открытым коллекторным выходом



N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X5
3	Выход Y1	10	Вход X6
4	Вход X3	11	Выход Y4
5	Вход X4	12	Вход X7
6	Выход Y2	13	Вход X8
7	Общий	14	Ucc

ВР - 7409PC  
 ПР - UCY7409N, UCY74LS09N  
 РР - CDB409E  
 СССР - К555ЛИ2  
 США - SN7409, SN74LS09

Рис. 10



Три логических элемента ЗИ-НЕ

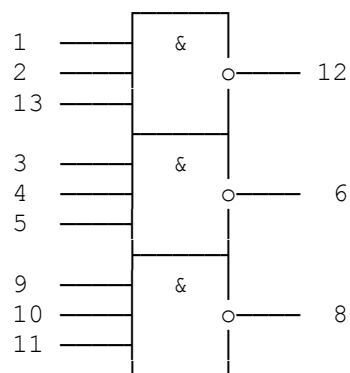
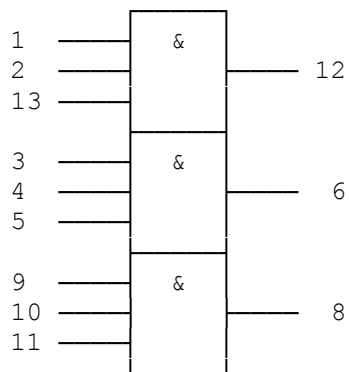


Рис. 11

N выв.	Назначение	N выв.	Назначение
1	Вход информационный	8	Выход
2	Вход информационный	9	Вход информационный
3	Вход информационный	10	Вход информационный
4	Вход информационный	11	Вход информационный
5	Вход информационный	12	Выход
6	Выход	13	Вход информационный
7	Общий	14	Ucc

- РБ - 1ЛБ10ШМ
- ВР - 7410РС, 74LS10РС
- ГДР - D110D, DL010D
- ПР - УСУ7410N, УСУ74LS10N, УСУ74S10N
- РР - CDB410E, 74LS10
- СССР - K155ЛА4, KM155ЛА4, KP1533ЛА4, KP1531ЛА4, K555ЛА4, KM555ЛА4, KP531ЛА4
- ЧСФР - МН7410, МН74ALS10, МН74S10
- США - SN7410, SN74S10, SN74LS10, 74F10, SN74ALS10

Три логических элемента 3И

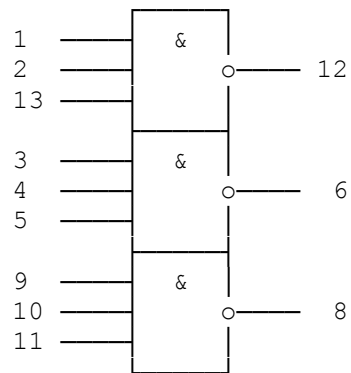


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X7
3	Вход X4	10	Вход X8
4	Вход X5	11	Вход X9
5	Вход X6	12	Выход Y1
6	Выход Y2	13	Вход X3
7	Общий	14	Ucc

Рис. 12

- ГДР - DL011D
- ПР - УСУ74LS11N, УСУ74S11N
- РР - 74LS11
- СССР - КР531ЛИЗ, К555ЛИЗ, КМ555ЛИЗ, КР1531ЛИЗ
- США - SN74S11, SN74LS11, 74F11

Три логических элемента 3И-НЕ с открытым коллекторным выходом

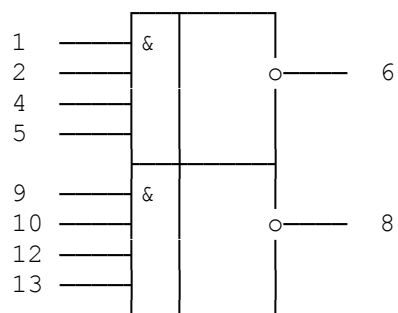


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X7
3	Вход X4	10	Вход X8
4	Вход X5	11	Вход X9
5	Вход X6	12	Выход Y1
6	Выход Y2	13	Вход X3
7	Общий	14	Ucc

Рис. 13

ВР - 7412PC  
 РР - 74LS12  
 СССР - К155ЛА10, К555ЛА10  
 США - SN7412, SN74LS12

Два триггера Шмитта с логическим элементом на входе

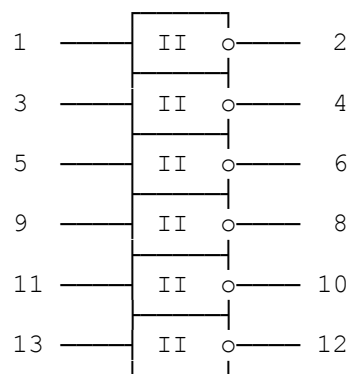


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y2
2	Вход X2	9	Вход X5
3	Свободный	10	Вход X6
4	Вход X3	11	Свободный
5	Вход X4	12	Вход X7
6	Выход Y1	13	Вход X8
7	Общий	14	Ucc

Рис. 14

ВР - 7413PC  
 РР - CDB413E  
 СССР - К155ТЛ1  
 США - SN7413

Шесть триггеров Шмитта - инверторов

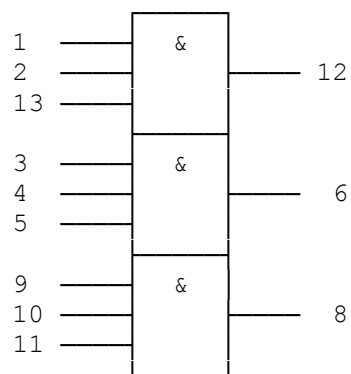


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y4
2	Выход Y1	9	Вход X4
3	Вход X2	10	Выход Y5
4	Выход Y2	11	Вход X5
5	Вход X3	12	Выход Y6
6	Выход Y3	13	Вход X6
7	Общий	14	Ucc

Рис. 15

ВР - 7414PC  
 ГДР - DL014D  
 СССР - К155ТЛ2, К555ТЛ2, КМ555ТЛ2  
 США - SN7414, SN74LS14

Три логических элемента 3И с открытым коллекторным выходом

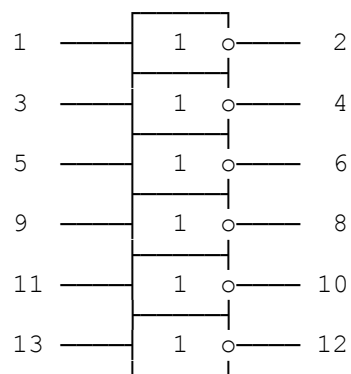


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X7
3	Вход X4	10	Вход X8
4	Вход X5	11	Вход X9
5	Вход X6	12	Выход Y1
6	Выход Y2	13	Вход X3
7	Общий	14	Ucc

Рис. 16

ПР - UCY74S15N, UCY74LS15N  
 СССР - К555ЛИ4, КМ555ЛИ4  
 США - SN74S15, SN74LS15

Шесть буферных инверторов

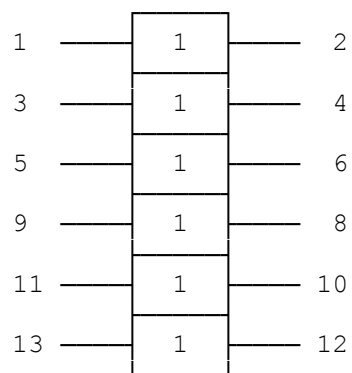


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y4
2	Выход Y1	9	Вход X4
3	Вход X2	10	Выход Y5
4	Выход Y2	11	Вход X5
5	Вход X3	12	Выход Y6
6	Выход Y3	13	Вход X6
7	Общий	14	Ucc

Рис. 17

ВР - 7416PC  
 ПР - УСУ7416N  
 РР - СДВ416Е  
 СССР - К155ЛН5  
 США - SN7416

Шесть буферных формирователей с открытым коллекторным выходом



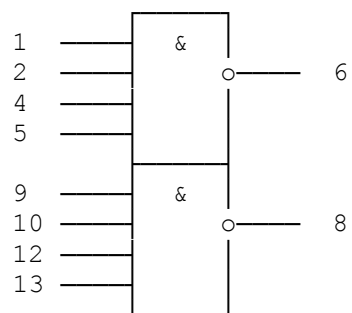
N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y4
2	Выход Y1	9	Вход X4
3	Вход X2	10	Выход Y5
4	Выход Y2	11	Вход X5
5	Вход X3	12	Выход Y6
6	Выход Y3	13	Вход X6
7	Общий	14	Ucc

Рис. 18

ВР - 7417PC  
 ПР - UCY7417N  
 РР - CDB417E  
 СССР - K155ЛП4  
 США - SN7417



Два логических элемента 4И-НЕ



N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y2
2	Вход X2	9	Вход X5
3	Свободный	10	Вход X6
4	Вход X3	11	Свободный
5	Вход X4	12	Вход X7
6	Выход Y1	13	Вход X8
7	Общий	14	Усс

Рис. 19

ВР - 7420PC, 74LS20PC  
 ГДР - D120D, DL020D  
 ПР - UCY7420N, UCY74LS20N, UCY74S20N  
 РР - CDB420E, 74LS20  
 СССР - K155JA1, KM155JA1, KP1533JA1, KP1531JA1,  
 K555JA1, KM555JA1, KP531JA1  
 ЧСФР - MH7420, MH74ALS20, MH74S20  
 США - SN7420, SN74S20, SN74LS20, 74F20,  
 SN74ALS20

Два логических элемента 4И

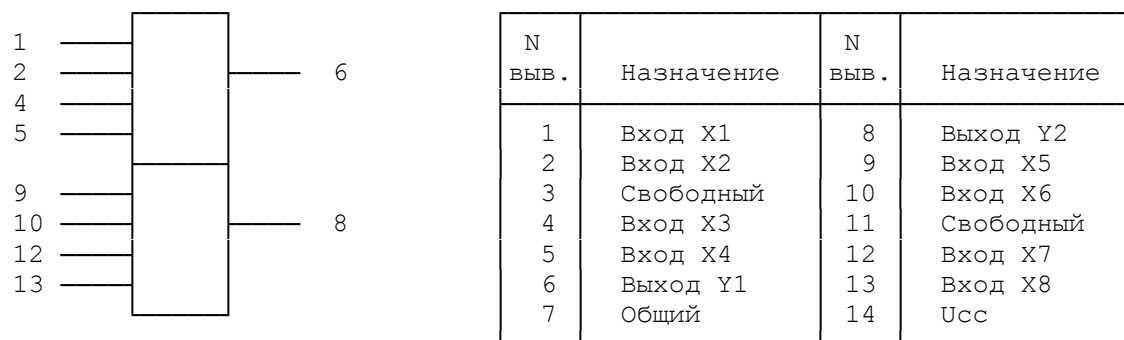
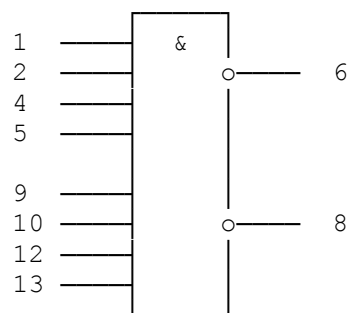


Рис. 20

ГДР - DL021D  
 ПР - UCY74LS21N  
 СССР - К555ЛИ6, КМ555ЛИ6  
 США - SN74LS21

Два логических элемента 4И-НЕ с открытым коллекторным выходом

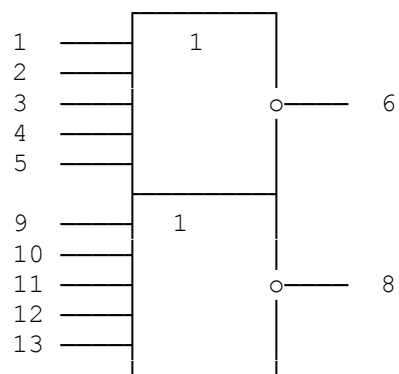


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y2
2	Вход X2	9	Вход X5
3	Свободный	10	Вход X6
4	Вход X3	11	Свободный
5	Вход X4	12	Вход X7
6	Выход Y1	13	Вход X8
7	Общий	14	Ucc

Рис. 21

ПР - UCY74S22N  
 РР - 74LS22  
 СССР - К155ЛА7, КМ155ЛА7, К555ЛА7, КР531ЛА7,  
 КР1533ЛА7  
 США - SN7422, SN74S22, SN74LS22, SN74ALS22

Два логических элемента 4И-НЕ со стробированием

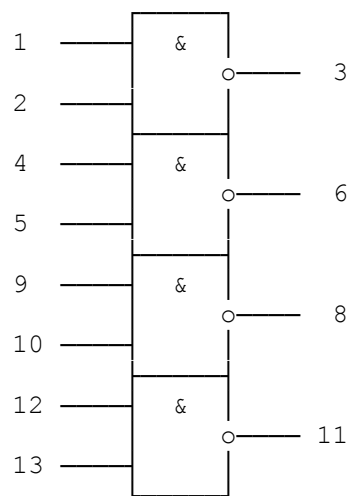


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y2
2	Вход X2	9	Вход X6
3	Вход X3	10	Вход X7
4	Вход X4	11	Вход X8
5	Вход X5	12	Вход X9
6	Выход Y1	13	Вход X10
7	Общий	14	Ucc

Рис. 22

ВР - 7425PC  
 СССР - К155ЛЕ3  
 США - SN7425

Четыре логических элемента 2И-НЕ с открытым коллекторным выходом

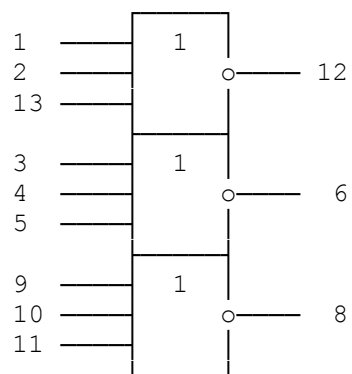


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X5
3	Выход Y1	10	Вход X6
4	Вход X3	11	Выход Y4
5	Вход X4	12	Вход X7
6	Выход Y2	13	Вход X8
7	Общий	14	Ucc

ВР - 7426PC  
 ГДР - D126D  
 ПР - UCY74LS26N  
 СССР - K155JA11, K555JA11, KM555JA11  
 США - SN7426, SN74LS26

Рис. 23

Три логических элемента ЗИЛИ-НЕ



N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X7
3	Вход X4	10	Вход X8
4	Вход X5	11	Вход X9
5	Вход X6	12	Выход Y1
6	Выход Y2	13	Вход X3
7	Общий	14	Ucc

Рис. 24

ВР - 7427PC, 74LS27PC  
 ПР - UCY74LS27N  
 СССР - K155ЛЕ4, K555ЛЕ4, KM555ЛЕ4  
 США - SN7427, SN74LS27

Логический элемент 8И-НЕ

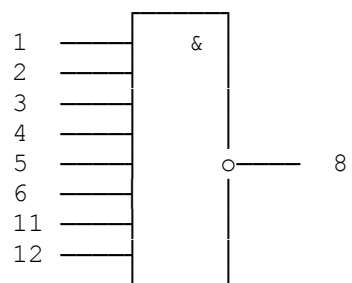


Рис. 25

N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y
2	Вход X2	9	Свободный
3	Вход X3	10	Свободный
4	Вход X4	11	Вход X7
5	Вход X5	12	Вход X8
6	Вход X6	13	Свободный
7	Общий	14	Ucc

ВР - 7430PC, 74LS30PC  
 ГДР - D130D, DL030D  
 ПР - УСУ7430N  
 РР - СДВ430Е, 74LS30  
 СССР - К155ЛА2, КМ155ЛА2, КР1533ЛА2,  
 К555ЛА2, КМ555ЛА2, КР531ЛА2  
 ЧСФР - МН7430, МН74АLS30  
 США - SN7430, SN74S30, SN74LS30, SN74АLS30

Четыре логических элемента 2ИЛИ

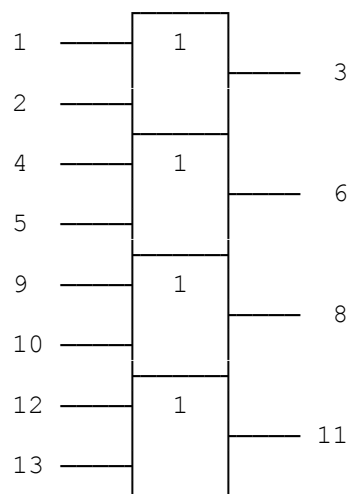


Рис. 26

N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X5
3	Выход Y1	10	Вход X6
4	Вход X3	11	Выход Y4
5	Вход X4	12	Вход X7
6	Выход Y2	13	Вход X8
7	Общий	14	Ucc

ВР - 7432PC  
 ГДР - DL032D  
 ПР - UCY74LS32N  
 РР - 74LS32  
 СССР - К155ЛЛ1, КР1531ЛЛ1, К555ЛЛ1,  
 КМ555ЛЛ1, КР531ЛЛ1  
 ЧСФР - МН74АLS32  
 США - SN7432, SN74S32, SN74LS32, 74F32,  
 SN74ALS32



Четыре логических элемента 2И-НЕ с повышенной нагрузочной способностью

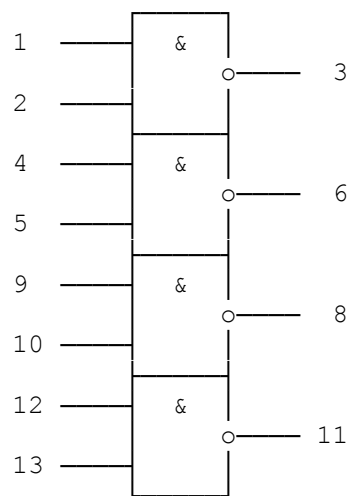
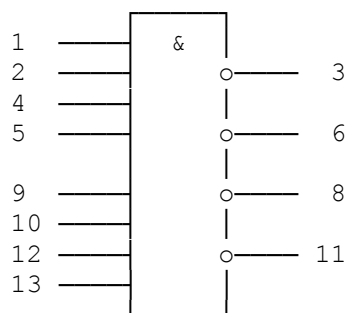


Рис. 27

N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X5
3	Выход Y1	10	Вход X6
4	Вход X3	11	Выход Y4
5	Вход X4	12	Вход X7
6	Выход Y2	13	Вход X8
7	Общий	14	Ucc

ВР - 7437PC  
 ГДР - DL037D  
 ПР - UCY7437N, UCY74LS37N  
 СССР - K155JA12, K555JA12, KM555JA12,  
 KC531JA12  
 ЧСФР - МН7437, МН74ALS37, МН74S37  
 США - SN7437, SN74S37, SN74LS37, SN74ALS37

Четыре логических элемента 2И-НЕ с открытым коллекторным выходом и повышенной нагрузочной способностью

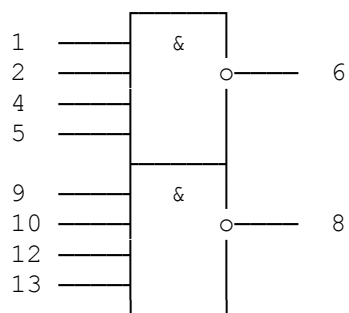


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X5
3	Выход Y1	10	Вход X6
4	Вход X3	11	Выход Y4
5	Вход X4	12	Вход X7
6	Выход Y2	13	Вход X8
7	Общий	14	Ucc

Рис. 28

ВР - 7438PC, 74LS38PC  
 ГДР - DL038D  
 ПР - UCY7438N, UCY74LS38N  
 СССР - K155JA13, K555JA13, KM555JA13,  
 KP531JA13  
 ЧСФР - MH7438, MH74ALS38, MH74S38  
 США - SN7438, SN74S38, SN74LS38, SN74ALS38

Два логических элемента 4И-НЕ с повышенной нагрузочной способностью

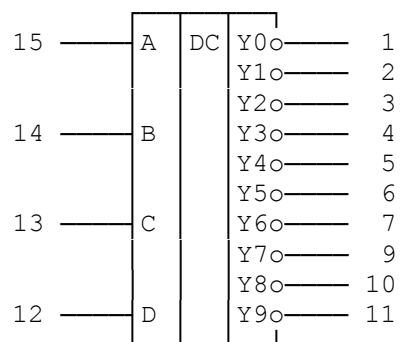


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y2
2	Вход X2	9	Вход X5
3	Свободный	10	Вход X6
4	Вход X3	11	Свободный
5	Вход X4	12	Вход X7
6	Выход Y1	13	Вход X8
7	Общий	14	Ucc

Рис. 29

РБ - 1ЛБ40ШМ  
 ВР - 7440РС  
 ГДР - D140D, DL040D  
 ПР - УСУ7440N, УСУ74LS40N  
 РР - СДВ440Е, 74LS40  
 СССР - К155ЛА6, КМ155ЛА6, К555ЛА6  
 ЧСФР - МН7440, МН74ALS40, МН74S40  
 США - SN7440, SN74S40, SN74LS40, SN74ALS40

Преобразователь двоичного кода в десятичный

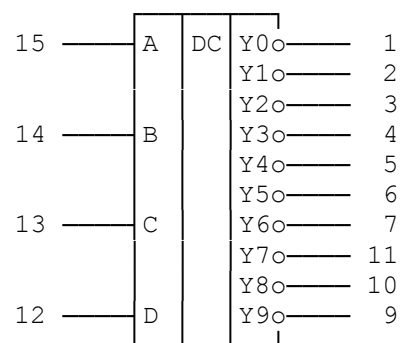


N выв.	Назначение	N выв.	Назначение
1	Выход Y0	9	Выход Y7
2	Выход Y1	10	Выход Y8
3	Выход Y2	11	Выход Y9
4	Выход Y3	12	Вход D
5	Выход Y4	13	Вход C
6	Выход Y5	14	Вход B
7	Выход Y6	15	Вход A
8	Общий	16	Ucc

Рис. 30

- BP - 7442PC, 74LS42PC
- ПР - UCY7442N
- РР - CDB442E
- СССР - К555ИД6, КМ555ИД6
- ЧСФР - МН7442
- США - SN7442, SN74LS42

Преобразователь двоичного кода в десятичный с открытым коллекторным выходом



N выв.	Назначение	N выв.	Назначение
1	Выход Y0	9	Выход Y9
2	Выход Y1	10	Выход Y8
3	Выход Y2	11	Выход Y7
4	Выход Y3	12	Вход D
5	Выход Y4	13	Вход C
6	Выход Y5	14	Вход B
7	Выход Y6	15	Вход A
8	Общий	16	Uсс

Рис. 31

ВР - 7445PC  
США - SN7445

Преобразователь двоичного кода в семисегментный, 30В

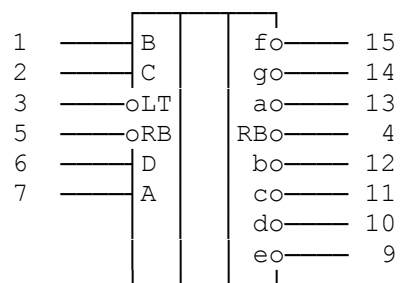


Рис. 32

N выв.	Назначение	N выв.	Назначение
1	Вход B	9	Выход e
2	Вход C	10	Выход d
3	LT-lamp test	11	Выход c
4	Выход RB	12	Выход b
5	Вход RB	13	Выход a
6	Вход D	14	Выход g
7	Вход A	15	Выход f
8	Общий	16	Ucc

BP - 7446PC  
 PP - CDB446E  
 США - SN7446

Преобразователь двоичного кода в семисегментный, 15В

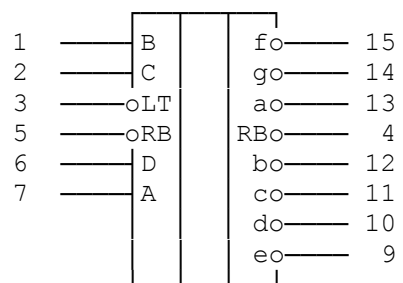


Рис. 33

N выв.	Назначение	N выв.	Назначение
1	Вход B	9	Выход e
2	Вход C	10	Выход d
3	LT-lamp test	11	Выход c
4	Выход RB	12	Выход b
5	Вход RB	13	Выход a
6	Вход D	14	Выход g
7	Вход A	15	Выход f
8	Общий	16	Ucc

BP - 7447PC  
 ПР - UCY7447N  
 РР - CDB447E  
 США - SN7447

Преобразователь двоичного кода в семисегментный, 5В

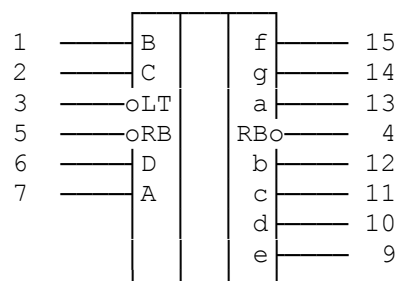


Рис. 34

N выв.	Назначение	N выв.	Назначение
1	Вход B	9	Выход e
2	Вход C	10	Выход d
3	LT-lamp test	11	Выход c
4	Выход RB	12	Выход b
5	Вход RB	13	Выход a
6	Вход D	14	Выход g
7	Вход A	15	Выход f
8	Общий	16	Ucc

PP - CDB448E  
 США - SN7448



Два логических элемента 2-2И-2ИЛИ-НЕ, один расширяемый по ИЛИ

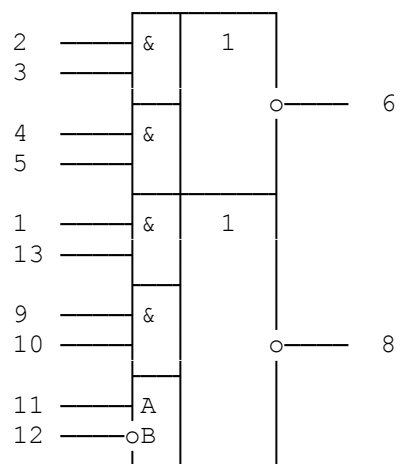
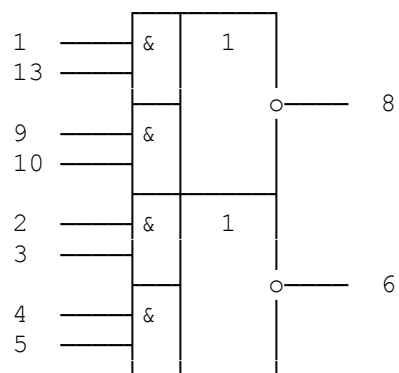


Рис. 35

N выв.	Назначение	N выв.	Назначение
1	Вход X5	8	Выход Y2
2	Вход X1	9	Вход X7
3	Вход X2	10	Вход X8
4	Вход X3	11	Вход А
5	Вход X4	12	Вход В
6	Выход Y1	13	Вход X6
7	Общий	14	Ucc

ВР - 7450РС  
 ГДР - D150D  
 ПР - УСУ7450N  
 РР - СДВ450Е  
 СССР - К155ЛР1, КМ155ЛР1  
 ЧСФР - МН7450  
 США - SN7450

Два логических элемента 2-2И-2ИЛИ-НЕ



N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y1
2	Вход X5	9	Вход X3
3	Вход X6	10	Вход X4
4	Вход X7	11	Свободный
5	Вход X8	12	Свободный
6	Выход Y2	13	Вход X2
7	Общий	14	Ucc

Рис. 36

ВР - 7451PC  
 ГДР - D151D  
 ПР - UCY7451N  
 РР - CDB451E  
 СССР - КР531ЛР11  
 ЧСФР - МН7451, МН74S51  
 США - SN7451, SN74S51

Два логических элемента 2-2И-2ИЛИ-НЕ, 2-3И-2ИЛИ-НЕ

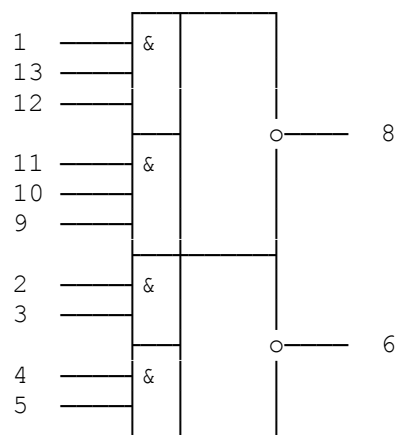


Рис. 37

N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y1
2	Вход X7	9	Вход X6
3	Вход X8	10	Вход X5
4	Вход X9	11	Вход X4
5	Вход X10	12	Вход X3
6	Выход Y2	13	Вход X2
7	Общий	14	Ucc

ГДР - DL051D

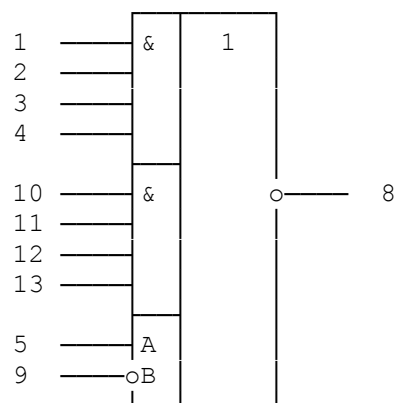
ПР - UCY74LS51N

РР - 74LS51

СССР - К555ЛР11, КМ555ЛР11, КР1533ЛР11

США - SN74LS51, SN74ALS51

Логический элемент 2И-4ИЛИ-НЕ с возможностью расширения по ИЛИ



N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y
2	Вход X2	9	Вход В
3	Вход X3	10	Вход X5
4	Вход X4	11	Вход X6
5	Вход А	12	Вход X7
6	Свободный	13	Вход X8
7	Общий	14	Ucc

Рис. 38

ВР - 7453PC  
 ГДР - D153D  
 ПР - UCY7453N  
 РР - CDB453E  
 ЧСФР - МН7453  
 США - SN7453

Логический элемент 2И-4ИЛИ-НЕ

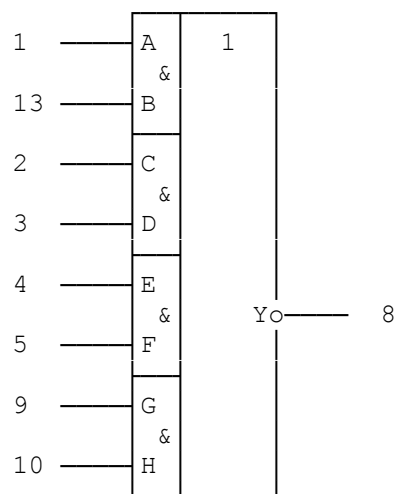
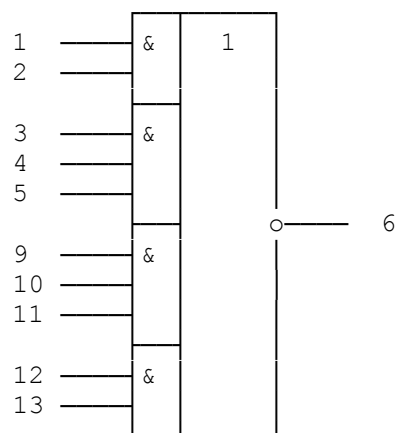


Рис. 39

N выв.	Назначение	N выв.	Назначение
1	Вход А	8	Выход Y
2	Вход С	9	Вход G
3	Вход D	10	Вход H
4	Вход E	11	Свободный
5	Вход F	12	Свободный
6	Свободный	13	Вход B
7	Общий	14	Ucc

- ВР - 7454PC
- ГДР - D154D
- ПР - UCY7454N
- РР - CDB454E
- ЧСФР - МН7454
- США - SN7454

Логический элемент 2-3-3-2И-4ИЛИ-НЕ

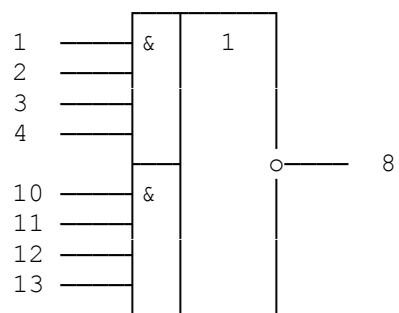


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Свободный
2	Вход X2	9	Вход X6
3	Вход X3	10	Вход X7
4	Вход X4	11	Вход X8
5	Вход X5	12	Вход X9
6	Выход Y	13	Вход X10
7	Общий	14	Ucc

ПР - UCY74LS54N  
 РР - 74LS54  
 СССР - К555ЛР13, КМ555ЛР13, КР1533ЛР13  
 США - SN74LS54, SN74ALS54

Рис. 40

Логический элемент 2-4И-2ИЛИ-НЕ



N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y
2	Вход X2	9	Свободный
3	Вход X3	10	Вход X5
4	Вход X4	11	Вход X6
5	Свободный	12	Вход X7
6	Свободный	13	Вход X8
7	Общий	14	Ucc

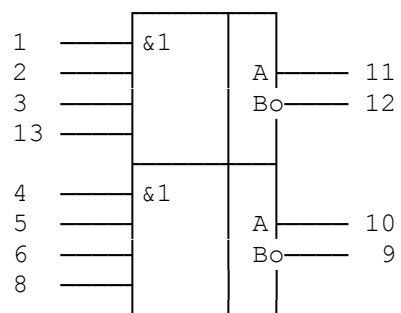
Рис. 41

РР - 74LS55

СССР - К155ЛР4, КМ155ЛР4, К555ЛР4, КР1533ЛР4

США - SN7455, SN74LS55, SN74ALS55

Два четырехходовых логических расширителя по ИЛИ



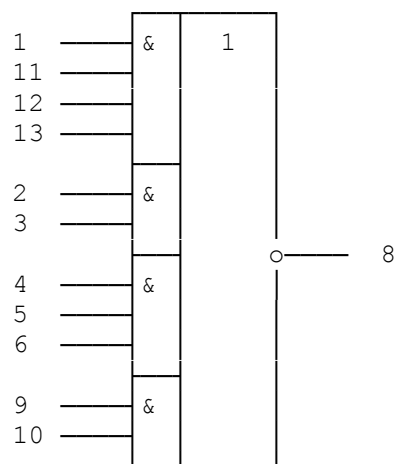
N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Вход X8
2	Вход X2	9	Выход YB
3	Вход X3	10	Выход YA
4	Вход X5	11	Выход YA
5	Вход X6	12	Выход YB
6	Вход X7	13	Вход X4
7	Общий	14	Ucc

Рис. 42

ГДР - D160D  
 ПР - УСУ7460N  
 РР - СДВ460Е  
 СССР - К155ЛД1, КМ155ЛД1  
 ЧСФР - МН7460  
 США - SN7460



Логический элемент 4-2-3-2И-4ИЛИ-НЕ

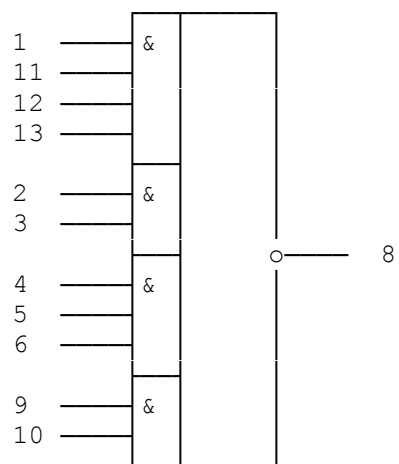


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y
2	Вход X5	9	Вход X10
3	Вход X6	10	Вход X11
4	Вход X7	11	Вход X2
5	Вход X8	12	Вход X3
6	Вход X9	13	Вход X4
7	Общий	14	Ucc

СССР - КР531ЛР9  
 ЧСФР - МН74S64  
 США - SN74S64

Рис. 43

Логический элемент 4-2-3-2И-4ИЛИ-НЕ с открытым коллекторным выходом



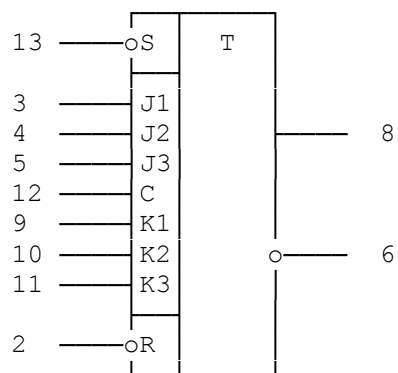
N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y1
2	Вход X5	9	Вход X10
3	Вход X6	10	Вход X11
4	Вход X7	11	Вход X2
5	Вход X8	12	Вход X3
6	Вход X9	13	Вход X4
7	Общий	14	Ucc

СССР - КР531ЛР10

США - SN74S65

Рис. 44

JK-триггер с логикой 3И на входе

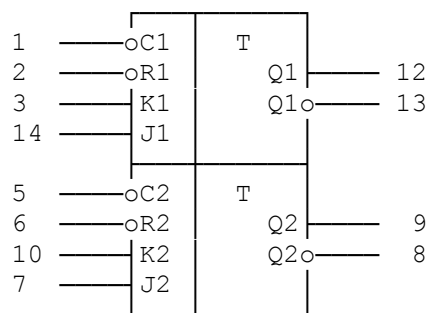


N выв.	Назначение	N выв.	Назначение
1	Свободный	8	Выход Y1
2	Вход R	9	Вход K1
3	Вход J1	10	Вход K2
4	Вход J2	11	Вход K3
5	Вход J3	12	Вход C
6	Выход Y2	13	Вход S
7	Общий	14	Ucc

Рис. 45

ВР - 7472PC  
 ГДР - D172D  
 ПР - УСУ7472N  
 РР - СДВ472Е  
 СССР - К155ТВ1, КМ155ТВ1  
 ЧСФР - МН7472  
 США - SN7472

Два синхронных J-K-триггера с отдельной установкой в "0"



N выв.	Назначение	N выв.	Назначение
1	Вход C1	8	Выход Q2
2	Вход R1	9	Выход Q2
3	Вход K1	10	Вход K2
4	Ucc	11	Общий
5	Вход C2	12	Выход Q1
6	Вход R2	13	Выход Q1
7	Вход J2	14	Вход J1

Рис. 46

ВР - 7473PC  
 ПР - UCY7473N, UCY74LS73N  
 РР - CDB473E  
 США - SN7473, SN74LS73

Два D-триггера

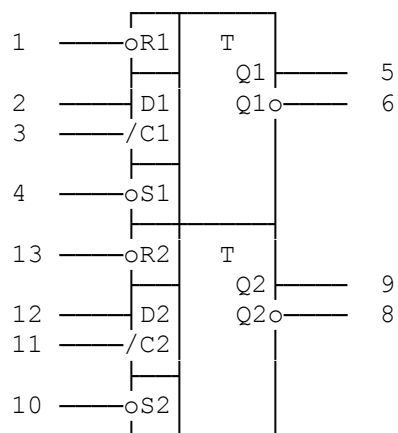
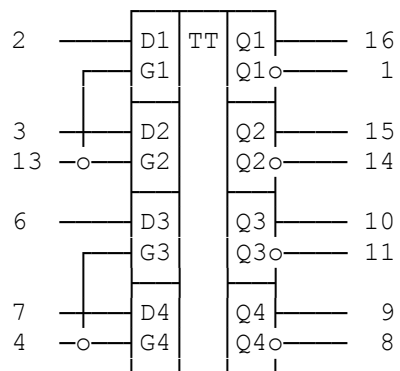


Рис. 47

N выв.	Назначение	N выв.	Назначение
1	Вход R1	8	Выход Q2
2	Вход D1	9	Выход Q2
3	Вход C1	10	Вход S2
4	Вход S1	11	Вход C2
5	Выход Q1	12	Вход D2
6	Выход Q1	13	Вход R2
7	Общий	14	Ucc

- РБ - 1ТМ74ШМ
- ВР - 7474РС, 74LS74РС
- ГДР - D174D, DL074D
- ПР - УСY7474N, УСY74LS74N
- РР - СDB474Е, 74LS74
- СССР - K155ТМ2, КМ155ТМ2, КР1533ТМ2,  
K555ТМ2, КМ555ТМ2, КР531ТМ2
- ЧСФР - МН7474, МН74АLS74, МН74S74
- США - SN7474, SN74S74, SN74LS74, SN74ALS74

Четыре D-триггера с прямыми и инверсными выходами

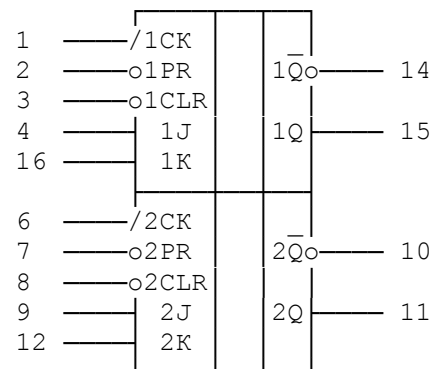


N выв.	Назначение	N выв.	Назначение
1	Выход Q1	9	Выход Q4
2	Вход D1	10	Выход Q3
3	Вход D2	11	Выход Q3
4	Вход G3 - G4	12	Общий
5	Ucc	13	Вход G1 - G2
6	Вход D3	14	Выход Q2
7	Вход D4	15	Выход Q2
8	Выход Q4	16	Выход Q1

Рис. 48

- ВР - 7475PC, 74LS75PC
- ГДР - D175D
- ПР - УСУ7475N
- РР - СДВ475Е
- СССР - К155ТМ7, К555ТМ7, КМ555ТМ7
- ЧСФР - МН7475
- США - SN7475, SN74LS75

Два синхронных JK-триггера

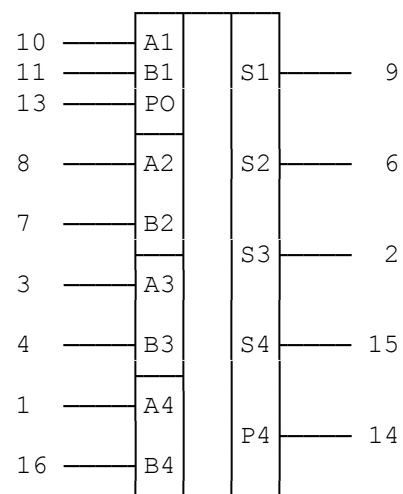


N выв.	Назначение	N выв.	Назначение
1	Вход 1CK	9	Вход 2J
2	Вход 1PR	10	Выход 2Q
3	Вход 1CLR	11	Выход 2Q
4	Вход 1J	12	Вход 2K
5	Ucc	13	Общий
6	Вход 2CK	14	Выход 1Q
7	Вход 2PR	15	Выход 1Q
8	Вход 2CLR	16	Вход 1K

Рис. 49

- BP - 7476PC
- ПР - UCY7476N, UCY74LS76N
- PP - CDB476E
- США - SN7476, SN74LS76

4-разрядный двоичный сумматор



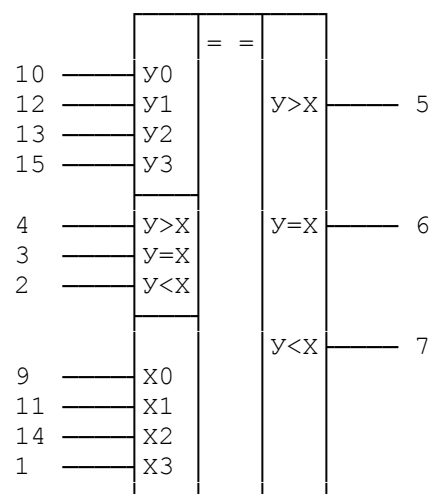
N выв.	Назначение	N выв.	Назначение
1	Вход А4	9	Выход S1
2	Выход S3	10	Вход А1
3	Вход А3	11	Вход В1
4	Вход В3	12	Общий
5	Ucc	13	Вход PO
6	Выход S2	14	Выход P4
7	Вход В2	15	Выход S4
8	Вход А2	16	Вход В4

Рис. 50

ВР - 7483PC  
 ГДР - DL083D  
 ПР - УСУ7483N  
 РР - СДВ483Е  
 СССР - К155ИМ3  
 США - SN7483, SN74LS83



Схема сравнения двух 4-разрядных чисел



N выв.	Назначение	N выв.	Назначение
1	Вход X3	9	Вход X0
2	Вход переноса	10	Вход Y0
3	Вход переноса	11	Вход X1
4	Вход переноса	12	Вход Y1
5	Выход Y>X	13	Вход Y2
6	Выход Y=X	14	Вход X2
7	Выход Y<X	15	Вход Y3
8	Общий	16	Ucc

ВР - 7485PC  
 ПР - UCY7485N, UCY74LS85N  
 СССР - К555СП1, КР531СП1, КР1533СП1  
 США - SN7485, SN74S85, SN74LS85, SN74ALS85

Рис. 51

Четыре двухвходовых логических элемента ИСКЛЮЧАЮЩЕЕ ИЛИ

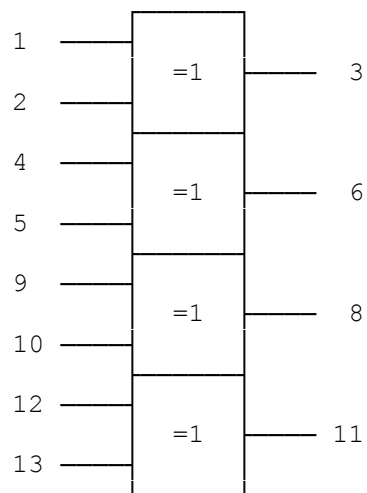
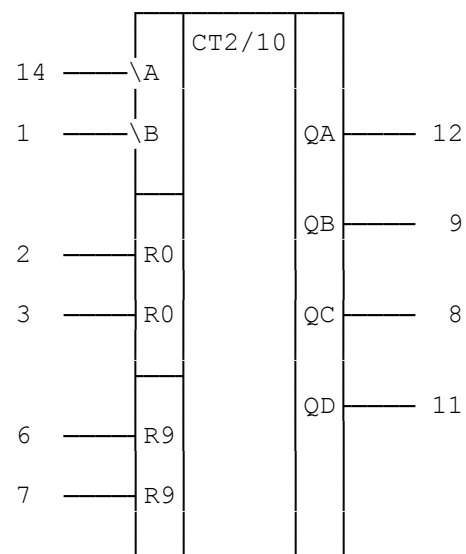


Рис. 52

N выв.	Назначение	N выв.	Назначение
1	Вход	8	Выход
2	Вход	9	Вход
3	Выход	10	Вход
4	Вход	11	Выход
5	Вход	12	Вход
6	Выход	13	Вход
7	Общий	14	Усс

ВР - 7486С  
 ГДР - DL086D  
 ПР - УСУ7486N, УСУ74LS86N  
 РР - СДВ486Е, 74LS86  
 СССР - К155ЛП5, КМ155ЛП5, К555ЛП5, КМ555ЛП5,  
 КР531ЛП5, КР1533ЛП5, КР1531ЛП5  
 ЧСФР - МН74АLS86  
 США - SN7486, SN74S86, SN74LS86, 74F86  
 SN74ALS86

Двоично-десятичный 4-разрядный счетчик

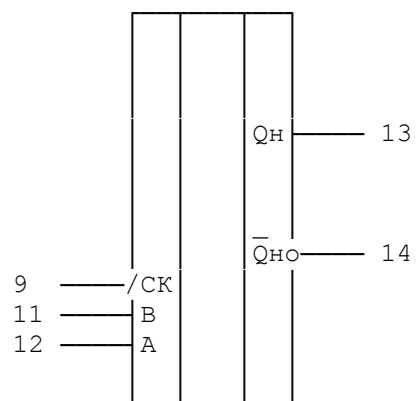


N выв.	Назначение	N выв.	Назначение
1	Вход счетный	8	Выход разряда
2	Вход установки	9	Выход разряда
3	Вход установки	10	Общий
4	Свободный	11	Выход разряда
5	Ucc	12	Выход разряда
6	Вход установки	13	Свободный
7	Вход установки	14	Вход счетный

- РБ - 1ИЕ90ШМ
- ВР - 7490РС
- ГДР - DL090D
- ПР - УСУ7490N, УСУ74LS90N
- РР - CDB490E
- СССР - К155ИЕ2, К555ИЕ2
- ЧСФР - МН7490А
- США - SN7490, SN74LS90

Рис. 53

Регистр сдвига 8-разрядный, с последовательным входом и выходом



N выв.	Назначение	N выв.	Назначение
1	Свободный	8	Свободный
2	Свободный	9	Вход СК
3	Свободный	10	Общий
4	Свободный	11	Вход В
5	Ucc	12	Вход А
6	Свободный	13	Выход QН
7	Свободный	14	Выход QН

ГДР - D191D  
США - SN7491

Рис. 54

Счетчик-делитель на 12

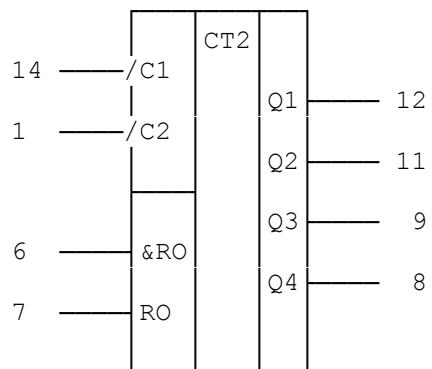


Рис. 55

N выв.	Назначение	N выв.	Назначение
1	Вход счетный	8	Выход
2	Свободный	9	Выход
3	Свободный	10	Общий
4	Свободный	11	Выход
5	Uсс	12	Выход
6	Вход установки "0"	13	Свободный
7	Вход установки "0"	14	Вход счетный

ВР - 7492PC  
 ПР - УСУ7492N  
 РР - СДВ492Е  
 СССР - К155ИЕ4  
 США - SN7492

Двоичный 4-разрядный счетчик

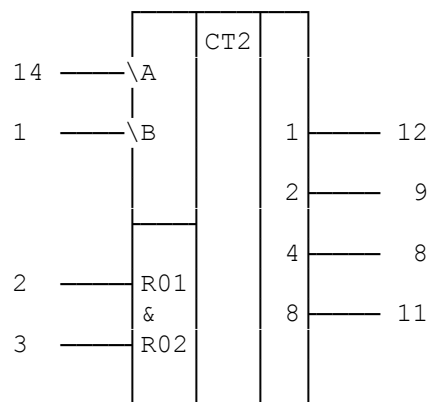
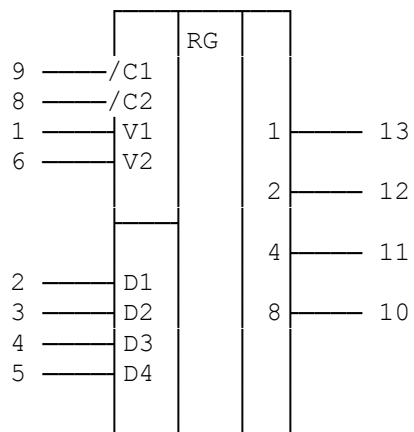


Рис. 56

N выв.	Назначение	N выв.	Назначение
1	Вход счетный	8	Выход 2-разряда
2	Вход установки "0"	9	Выход 1-разряда
3	Вход установки "0"	10	Общий
4	Свободный	11	Выход 3-разряда
5	Ucc	12	Выход 0-разряда
6	Свободный	13	Свободный
7	Свободный	14	Вход счетный

- BP - 7493PC
- ГДР - DL093D
- ПР - UCY7493N
- РР - CDB493E
- СССР - K555IE5, K155IE5
- ЧСФР - МН7493А
- США - SN7493, SN74LS93

4-разрядный универсальный регистр сдвига



N выв.	Назначение	N выв.	Назначение
1	Вход информ. V1	8	Вход синхр. C2
2	Вход разр. D1	9	Вход синхр. C1
3	Вход разр. D2	10	Выход разр. 8
4	Вход разр. D3	11	Выход разр. 4
5	Вход разр. D4	12	Выход разр. 2
6	Вход выбора режимов V2	13	Выход разр. 1
7	Общий	14	Ucc

Рис. 57

- РБ - 1ИР95ШМ
- ВР - 7495РС
- ГДР - D195D
- ПР - УСУ7495N
- РР - СДВ495Е
- СССР - К155ИР1
- США - SN7495, SN74LS95

Два JK-триггера со сбросом

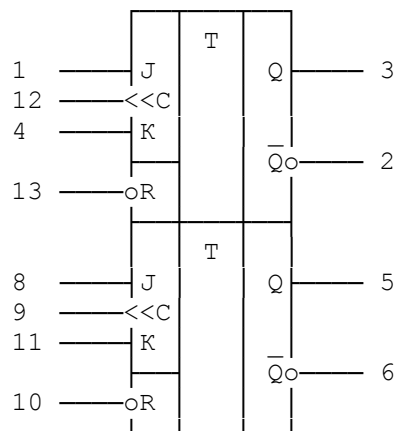


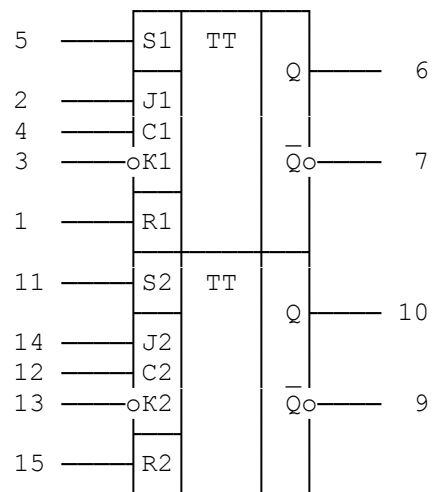
Рис. 58

N выв.	Назначение	N выв.	Назначение
1	Вход J	8	Вход J
2	Выход Q	9	Вход C
3	Выход Q	10	Вход R
4	Вход K	11	Вход K
5	Выход Q	12	Вход C
6	Выход Q	13	Вход R
7	Общий	14	Ucc

ВР - 74107PC  
 ПР - UCY74107N, UCY74LS107N  
 СССР - K555TB6  
 США - SN74107, SN74LS107



Два JK-триггера



N выв.	Назначение	N выв.	Назначение
1	Вход установки "0"	9	Выход Q
2	Вход J1	10	Выход Q
3	Вход K1	11	Вход установки "1"
4	Вход синхронизации	12	Вход синхронизации
5	Вход установки "1"	13	Вход K2
6	Выход Q	14	Вход J2
7	Выход Q	15	Вход установки "0"
8	Общий	16	Ucc

ПР - UCY74LS109N  
 СССР - K155TB15, KP1533TB15  
 США - SN74109, SN74LS109, SN74ALS109

Рис. 59

Двойной JK-триггер с предварительной установкой

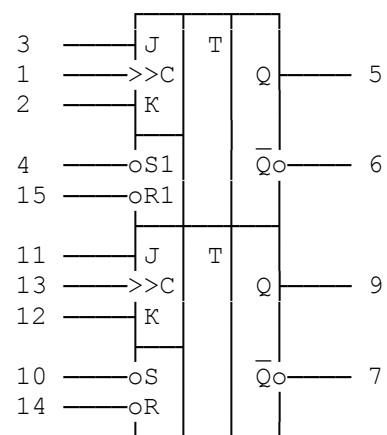
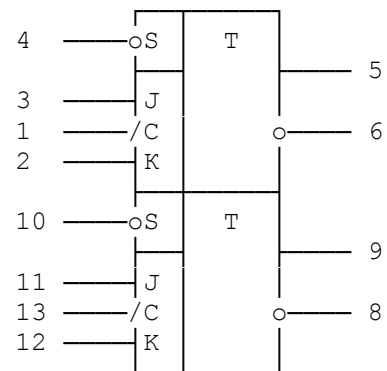


Рис. 60

N выв.	Назначение	N выв.	Назначение
1	Вход С	9	Выход Q
2	Вход К	10	Вход S
3	Вход J	11	Вход J
4	Вход S1	12	Вход К
5	Выход Q	13	Вход С
6	Выход Q	14	Вход R
7	Выход Q	15	Вход R1
8	Общий	16	Ucc

ГДР - DL112D  
 ПР - UCY74LS112N  
 СССР - K555TB9, KP531TB9  
 ЧСФР - МН74S112, МН74ALS112  
 США - SN74S112, SN74LS112, SN74ALS112

Двойной JK-триггер с установкой единицы

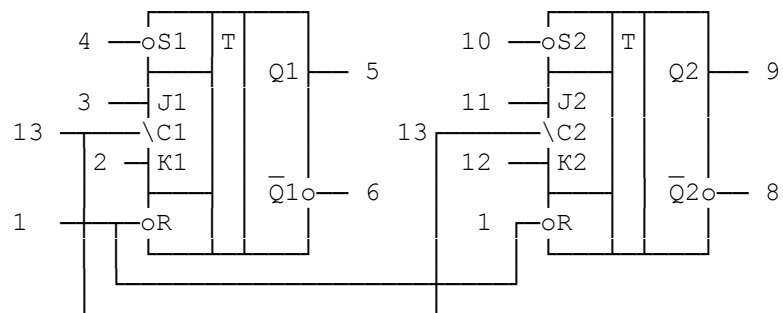


N выв.	Назначение	N выв.	Назначение
1	Вход С	8	Выход
2	Вход К	9	Выход
3	Вход J	10	Вход S
4	Вход S	11	Вход J
5	Выход	12	Вход К
6	Выход	13	Вход С
7	Общий	14	Ucc

Рис. 61

СССР - КР531ТВ10  
США - SN74S113

Двойной JK-триггер с установкой единицы и общей установкой нуля и синхронизацией

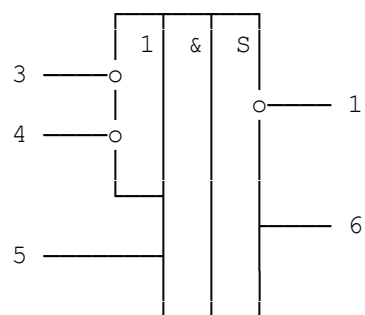


N выв.	Назначение	N выв.	Назначение
1	Вход R	8	Выход Q2
2	Вход K1	9	Выход Q2
3	Вход J1	10	Вход S2
4	Вход S1	11	Вход J2
5	Выход Q1	12	Вход K2
6	Выход Q1	13	Вход C1, C2
7	Общий	14	Ucc

Рис. 62

СССР - КР531ТВ11  
США - SN74S114

Одновибратор с логическим элементом на входе

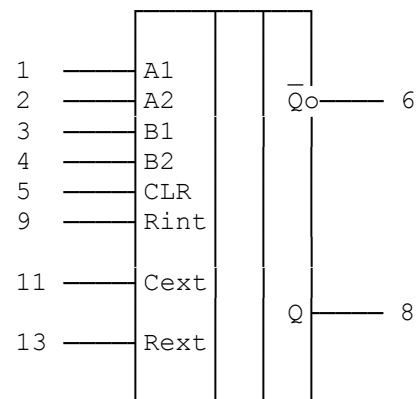


N выв.	Назначение	N выв.	Назначение
1	Выход	8	Свободный
2	Свободный	9	Для подключения
3	Вход	10	вреязадающей
4	Вход	11	цепи
5	Вход	12	Свободный
6	Выход	13	Свободный
7	Общий	14	Ucc

Рис. 63

ВР - 74121PC  
 ГДР - D121D  
 ПР - УСУ74121N  
 РР - СДВ4121Е  
 СССР - К155АГ1  
 США - SN74121

Мультивибратор моностабильный со сбросом

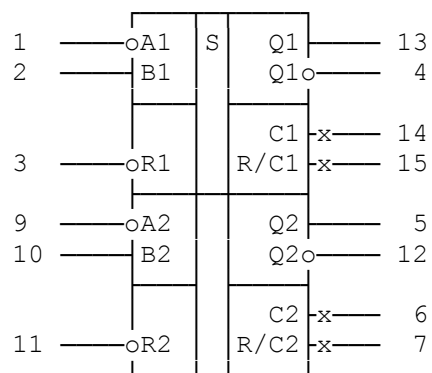


N выв.	Назначение	N выв.	Назначение
1	Вход A1	8	Выход Q
2	Вход A2	9	Rint
3	Вход B1	10	Свободный
4	Вход B2	11	Cext
5	Вход стирание	12	Свободный
6	Выход Q	13	Rext
7	Общий	14	Ucc

РР - CDB4122E  
 США - SN74122

Рис. 64

Два одновибратора с повторным запуском

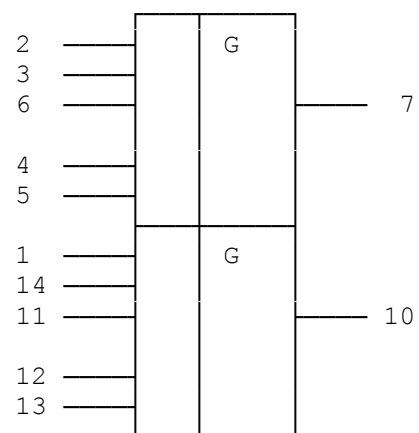


N выв.	Назначение	N выв.	Назначение
1	Вход информационный	9	Вход информационный
2	Вход информационный	10	Вход информационный
3	Вход "сброс"	11	Вход "сброс"
4	Выход Q1	12	Выход Q2
5	Выход Q2	13	Выход Q1
6	Внешняя емкость C2	14	Внешняя емкость C1
7	Внешний компонент R/C2	15	Внешний компонент R/C1
8	Общий	16	Ucc

Рис. 65

- РВ - 10И123ШМ
- ВР - 74123РС
- ГДР - DL123D
- ПР - УСУ74123N
- РР - СДВ4123Е
- СССР - К155АП3, КМ155АП3, К555АП3, КМ555АП3
- США - SN74123, SN74LS123

Два управляемых напряжением генератора



N выв.	Назначение	N выв.	Назначение
1	Вход U пл.	9	Общий 2
2	Вход U пл.	10	Выход
3	Вход U диап.	11	Вход разрешения
4	Вход подключения Свн. (резонатора)	12	Вход подключения Свн. (резонатора)
5	Вход подключения Свн. (резонатора)	13	Вход подключения Свн. (резонатора)
6	Вход разрешения	14	Вход U диап.
7	Выход	15	Усс 1
8	Общий 1	16	Усс 2

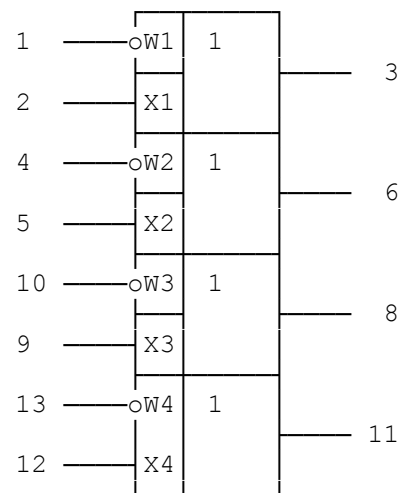
Рис. 66

СССР - КР531ГГ1

США - SN74S124



Четыре буферных элемента с тремя состояниями на выходе

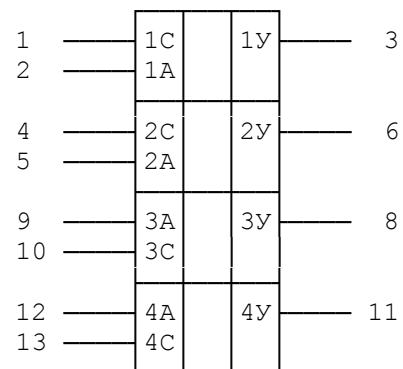


N выв.	Назначение	N выв.	Назначение
1	Вход W1	8	Выход
2	Вход X1	9	Вход X3
3	Выход	10	Вход W3
4	Вход W2	11	Выход
5	Вход X2	12	Вход X4
6	Выход	13	Вход W4
7	Общий	14	Ucc

ПР - UCY74LS125N  
 СССР - К555ЛП8  
 США - SN74LS125

Рис. 67

Четыре буферных формирователя с тремя состояниями на выходе

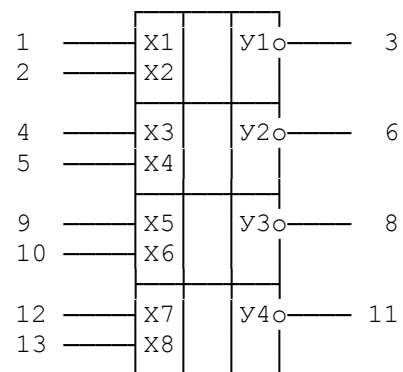


N выв.	Назначение	N выв.	Назначение
1	Вход 1С	8	Выход 3У
2	Вход 1А	9	Вход 3А
3	Выход 1У	10	Вход 3С
4	Вход 2С	11	Выход 4У
5	Вход 2А	12	Вход 4А
6	Выход 2У	13	Вход 4С
7	Общий	14	Ucc

Рис. 68

ВР - 74126С  
 СССР - К555ЛП14  
 США - SN74126, SN74LS126

Четыре двухвходовых триггера Шмитта

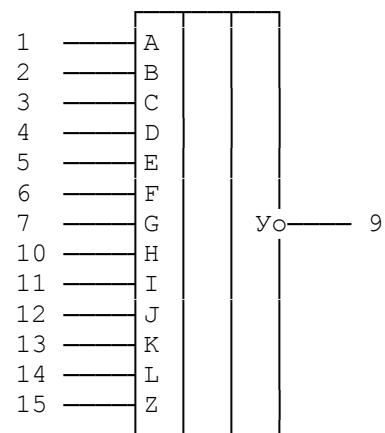


N выв.	Назначение	N выв.	Назначение
1	Вход X1	8	Выход Y3
2	Вход X2	9	Вход X5
3	Выход Y1	10	Вход X6
4	Вход X3	11	Выход Y4
5	Вход X4	12	Вход X7
6	Выход Y2	13	Вход X8
7	Общий	14	Ucc

Рис. 69

ВР - 74132PC  
 ГДР - DL132D  
 ПР - UCY74132N, UCY74S132N  
 СССР - K155ТЛ3, КР531ТЛ3  
 США - SN74132, SN74S132, SN74LS132

Логический элемент 12И-НЕ с тремя состояниями на выходе

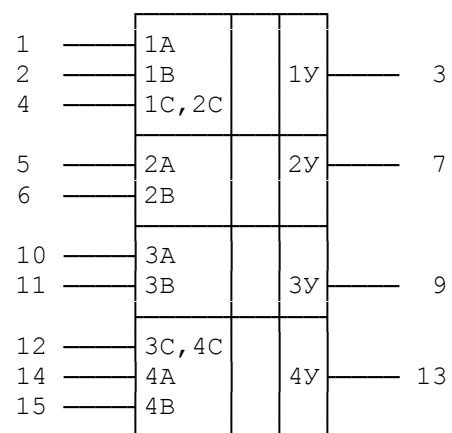


N выв.	Назначение	N выв.	Назначение
1	Вход	9	Выход
2	Вход	10	Вход
3	Вход	11	Вход
4	Вход	12	Вход
5	Вход	13	Вход
6	Вход	14	Вход
7	Вход	15	Вход
8	Общий	16	Усс

СССР - КР531ЛА19  
США - SN74S134

Рис. 70

Два логических элемента 2ИСКЛЮЧАЮЩЕЕ ИЛИ/ИЛИ-НЕ

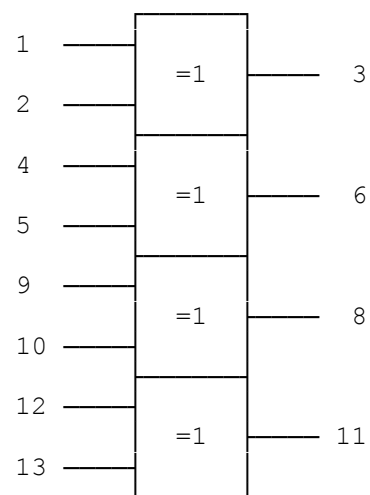


N выв.	Назначение	N выв.	Назначение
1	Вход 1А	9	Выход 3У
2	Вход 1В	10	Вход 3А
3	Выход 1У	11	Вход 3В
4	Вход 1С;2С	12	Вход 3С;4С
5	Вход 2А	13	Выход 4У
6	Вход 2В	14	Вход 4А
7	Выход 2У	15	Вход 4В
8	Общий	16	Ucc

ПР - UCY74S135N  
 США - SN74S135

Рис. 71

Четыре двухвходовых логических элемента ИСКЛЮЧАЮЩЕЕ ИЛИ с открытым коллекторным выходом

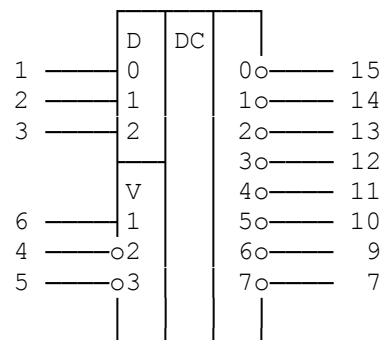


N выв.	Назначение	N выв.	Назначение
1	Вход	8	Выход
2	Вход	9	Вход
3	Выход	10	Вход
4	Вход	11	Выход
5	Вход	12	Вход
6	Выход	13	Вход
7	Общий	14	Ucc

СССР - К555ЛП12, КМ555ЛП12  
США - SN74LS136

Рис. 72

Двоичный дешифратор на 8 направлений



N выв.	Назначение	N выв.	Назначение
1	Вход 0	9	Выход 6
2	Вход 1	10	Выход 5
3	Вход 2	11	Выход 4
4	Вход разрешения 2	12	Выход 3
5	Вход разрешения 3	13	Выход 2
6	Вход разрешения 1	14	Выход 1
7	Выход 7	15	Выход 0
8	Общий	16	Ucc

Рис. 73

ВР - 74LS138PC  
 СССР - К555ИД7, КР531ИД7  
 США - SN74S138, SN74LS138

Два дешифратора-демультиплексора 2-4

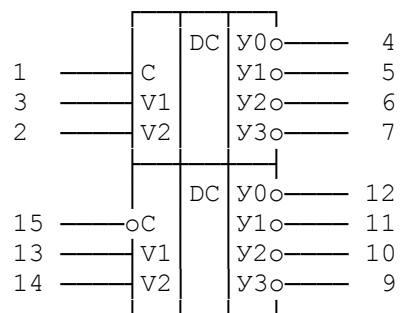


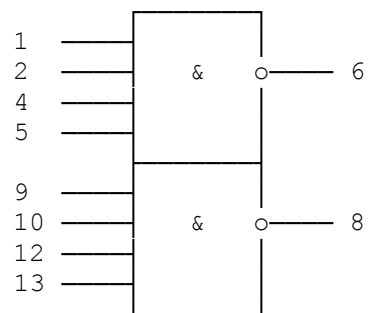
Рис. 74

N выв.	Назначение	N выв.	Назначение
1	Вход стробирующий C	9	Выход Y3
2	Вход кодирующий V2	10	Выход Y2
3	Вход кодирующий V1	11	Выход Y1
4	Выход Y0	12	Выход Y0
5	Выход Y1	13	Вход кодирующий V1
6	Выход Y2	14	Вход кодирующий V2
7	Выход Y3	15	Вход стробирующий $\bar{C}$
8	Общий	16	Ucc

ВР - 74LS139PC  
 ПР - UCY74LS139N  
 СССР - КР531ИД14  
 США - SN74S139, SN74LS139



Два логических элемента 4И-НЕ (магистральный усилитель)

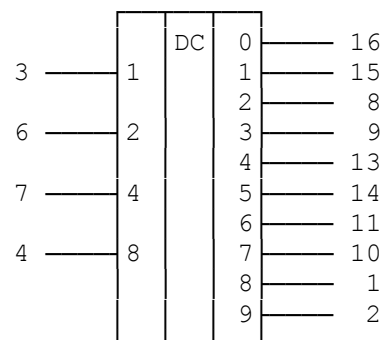


N выв.	Назначение	N выв.	Назначение
1	Вход	8	Выход
2	Вход	9	Вход
3	Свободный	10	Вход
4	Вход	11	Свободный
5	Вход	12	Вход
6	Выход	13	Вход
7	Общий	14	Ucc

Рис. 75

СССР - КР531ЛА16  
США - SN74S140

Двоично-десятичный дешифратор с высоковольтным выходом

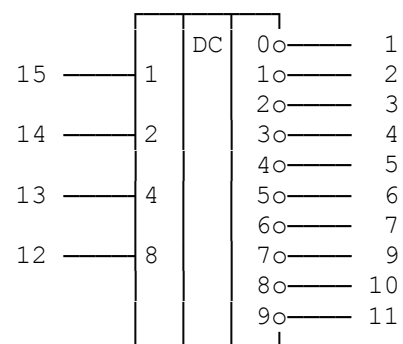


N выв.	Назначение	N выв.	Назначение
1	Выход 8	9	Выход 3
2	Выход 9	10	Выход 7
3	Вход 1	11	Выход 6
4	Вход 8	12	Общий
5	Ucc	13	Выход 4
6	Вход 2	14	Выход 5
7	Вход 4	15	Выход 1
8	Выход 2	16	Выход 0

Рис. 76

ВР - 74141PC  
 СССР - КМ155ИД1, К155ИД1  
 ЧСФР - МН74141  
 США - SN74141

Двоично-десятичный дешифратор



N выв.	Назначение	N выв.	Назначение
1	Выход 0	9	Выход 7
2	Выход 1	10	Выход 8
3	Выход 2	11	Выход 9
4	Выход 3	12	Вход 8
5	Выход 4	13	Вход 4
6	Выход 5	14	Вход 2
7	Выход 6	15	Вход 1
8	Общий	16	Ucc

Рис. 77

ВР - 74145PC  
 ПР - УСУ74145N  
 СССР - К555ИД10, КМ555ИД10, К155ИД10  
 США - SN74145, SN74LS145

Шифратор приоритетов 10-4

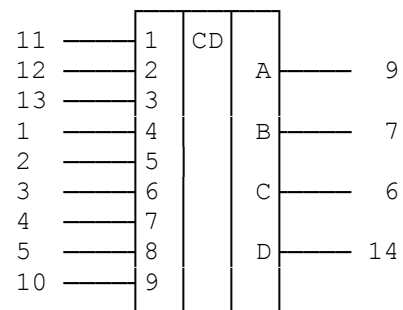
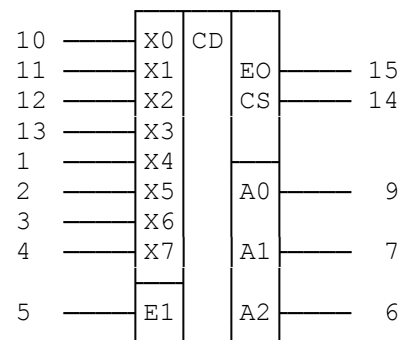


Рис. 78

N выв.	Назначение	N выв.	Назначение
1	Вход 4	9	Выход А
2	Вход 5	10	Вход 9
3	Вход 6	11	Вход 1
4	Вход 7	12	Вход 2
5	Вход 8	13	Вход 3
6	Выход С	14	Выход D
7	Выход В	15	Свободный
8	Земля	16	Ucc

СССР - К555ИВ3  
 США - SN74LS147

Приоритетный шифратор 8 каналов в 3

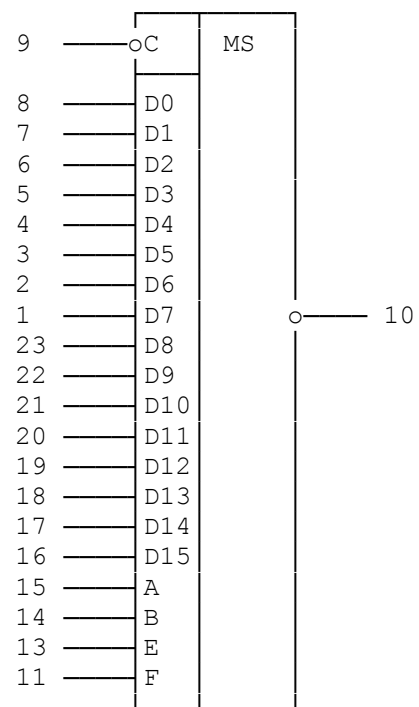


N выв.	Назначение	N выв.	Назначение
1	Вход X4	9	Выход A0
2	Вход X5	10	Вход X0
3	Вход X6	11	Вход X1
4	Вход X7	12	Вход X2
5	Вход E1	13	Вход X3
6	Выход A2	14	Выход CS
7	Выход A1	15	Выход EO
8	Общий	16	Ucc

Рис. 79

ВР - 74148PC  
 СССР - К555ИВ1, КМ555ИВ1, К155ИВ1  
 США - SN74148, SN74LS148

Селектор-мультиплексор данных на 16 каналов со стробированием



N выв.	Назначение	N выв.	Назначение
1	Вход D7	13	Вход E
2	Вход D6	14	Вход B
3	Вход D5	15	Вход A
4	Вход D4	16	Вход D15
5	Вход D3	17	Вход D14
6	Вход D2	18	Вход D13
7	Вход D1	19	Вход D12
8	Вход D0	20	Вход D11
9	Вход C	21	Вход D10
10	Выход	22	Вход D9
11	Вход F	23	Вход D8
12	Общий	24	Ucc

ВР - 74150PC  
 ПР - УСУ74150N  
 СССР - К155КП1  
 ЧСФР - МН74150  
 США - SN74150

Рис. 80

Селектор-мультиплексор на 8 каналов со стробированием

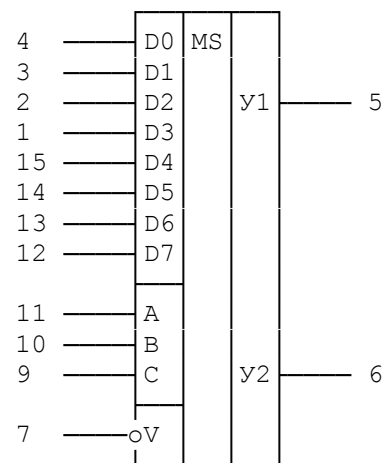
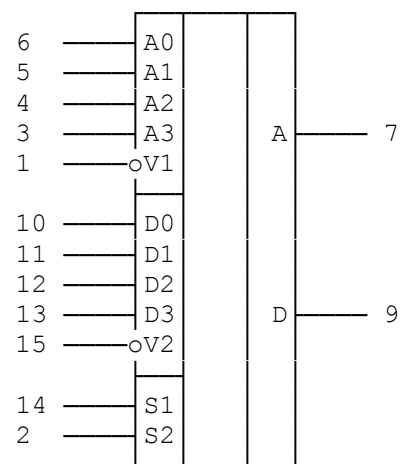


Рис. 81

N выв.	Назначение	N выв.	Назначение
1	Вход информационный	9	Вход С
2	Вход информационный	10	Вход В
3	Вход информационный	11	Вход А
4	Вход информационный	12	Вход информационный
5	Выход Y1	13	Вход информационный
6	Выход Y2	14	Вход информационный
7	Вход разрешения	15	Вход информационный
8	Общий	16	Ucc

- BP - 74151PC
- ПР - UCY74151N, UCY74LS151N
- РР - CDB4151E
- СССР - К555КП7, КР531КП7, КР1533КП7,  
К155КП7, КМ155КП7
- ЧСФР - МН74151, МН74ALS151
- США - SN74151, SN74S151, SN74LS151, SN74ALS151

Сдвоенный цифровой селектор-мультиплексор 4-1



N выв.	Назначение	N выв.	Назначение
1	Вход разрешения V1	9	Выход D
2	Вход выборки раз- ряда S2	10	Вход D0
3	Вход A3	11	Вход D1
4	Вход A2	12	Вход D2
5	Вход A1	13	Вход D3
6	Вход A0	14	Вход выборки разряда S1
7	Выход A	15	Вход разр.V2
8	Общий	16	Ucc

Рис. 82

- BP - 74153PC
- ПР - УСУ74153N
- РР - СДВ4153Е
- СССР - КР531КП2, К555КП2, КМ155КП2, К155КП2,  
КР1533КП2
- ЧСФР - МН74АLS153
- США - SN74153, SN74S153, SN74LS153, SN74ALS153



Дешифратор-демультиплексор 4 линии на 16

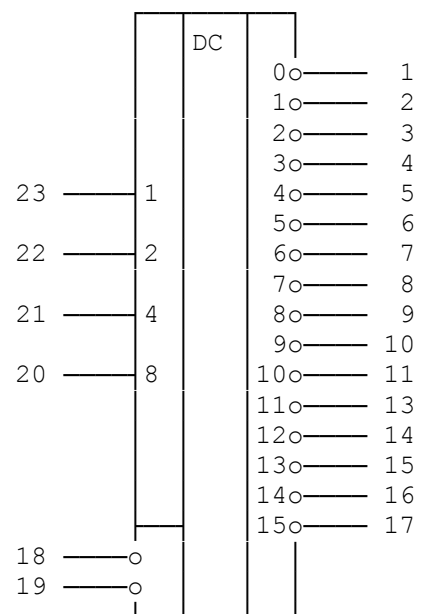
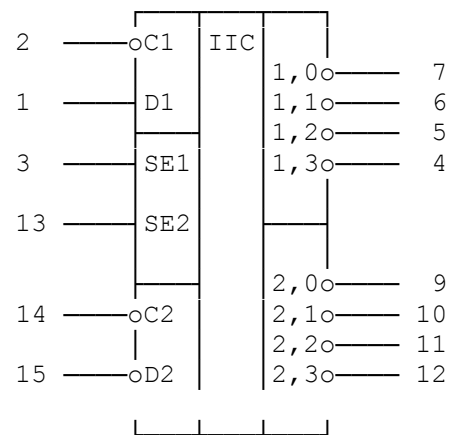


Рис. 83

N выв.	Назначение	N выв.	Назначение
1	Выход 0	13	Выход 11
2	Выход 1	14	Выход 12
3	Выход 2	15	Выход 13
4	Выход 3	16	Выход 14
5	Выход 4	17	Выход 15
6	Выход 5	18	Вход стробирующий
7	Выход 6	19	Вход стробирующий
8	Выход 7	20	Вход информационный
9	Выход 8	21	Вход информационный
10	Выход 9	22	Вход информационный
11	Выход 10	23	Вход информационный
12	Общий	24	Ucc

ВР - 74154PC  
 ПР - УСУ74154N  
 СССР - К155ИД3  
 ЧСФР - МН74154  
 США - SN74154

Сдвоенный дешифратор-демультиплексор 2-4

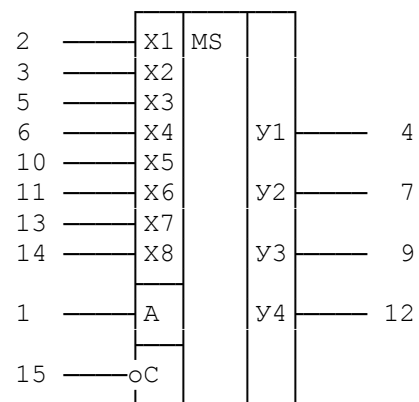


N выв.	Назначение	N выв.	Назначение
1	Вход информационный	9	Выход 2,0
2	Вход стробирующий	10	Выход 2,1
3	Вход выбора данных	11	Выход 2,2
4	Выход 1,3	12	Выход 2,3
5	Выход 1,2	13	Вход выбора данных
6	Выход 1,1	14	Вход стробирующий
7	Выход 1,0	15	Вход информационный
8	Общий	16	Ucc

Рис. 84

- BP - 74155PC, 74LS155PC
- ГДР - DL155D
- ПР - UCY74155N, UCY7LS155N, UCY74LS156N
- СССР - КР1533ИД4, К555ИД4, КМ555ИД4, К155ИД4,  
КМ155ИД4, К555ИД5
- США - SN74155, SN74LS155, SN74ALS155

4-разрядный селектор-мультиплексор 2-1

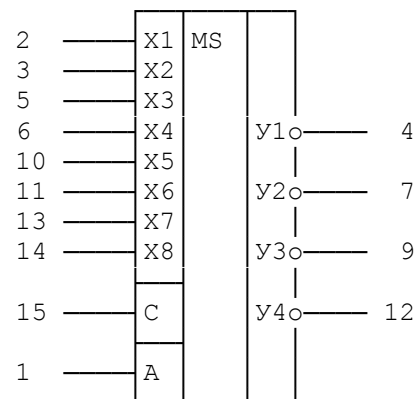


N ВЫВ.	Назначение	N ВЫВ.	Назначение
1	Вход адресный	9	Выход Y3
2	Вход информационный	10	Вход информационный
3	Вход информационный	11	Вход информационный
4	Выход Y1	12	Выход Y4
5	Вход информационный	13	Вход информационный
6	Вход информационный	14	Вход информационный
7	Выход Y2	15	Вход стробирующий
8	Общий	16	Ucc

Рис. 85

ВР - 74157PC  
 ПР - UCY74157N, UCY74S157N, UCY74LS157N  
 ПР - CDB4157E  
 СССР - К555КП16, КР531КП16, КР1531КП16,  
 КР1533КП16  
 ЧСФР - МН74ALS157  
 США - SN74157, SN74S157, SN74LS157, 74F157,  
 SN74ALS157

4-разрядный селектор-мультиплексор 2-1 с инверсными выходами

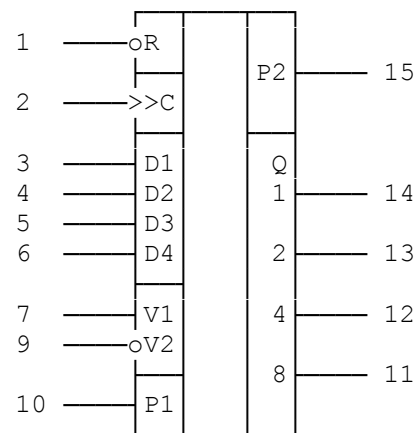


N выв.	Назначение	N выв.	Назначение
1	Вход адресный	9	Выход Y3
2	Вход информационный	10	Вход информационный
3	Вход информационный	11	Вход информационный
4	Выход Y1	12	Выход Y4
5	Вход информационный	13	Вход информационный
6	Вход информационный	14	Вход информационный
7	Выход Y2	15	Вход стробирующий
8	Общий	16	Ucc

Рис. 86

ПР - UCY74S158  
 СССР - КР531КП18, КР1531КП18  
 США - SN74S158, 74F158

Синхронный 4-разрядный двоично-десятичный счетчик

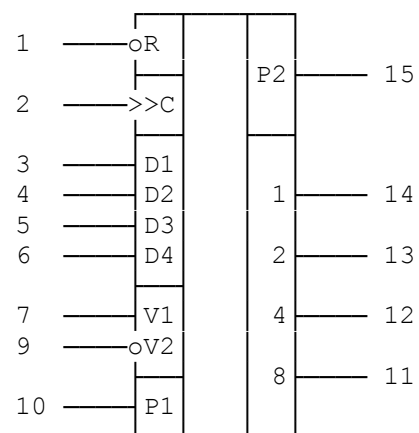


N выв.	Назначение	N выв.	Назначение
1	Вход установки	9	Вход разрешения за- писи V2
2	Вход синхронизации	10	Вход разрешения пе- реноса P1
3	Вход информационный	11	Выход 4 разряда
4	Вход информационный	12	Выход 3 разряда
5	Вход информационный	13	Выход 2 разряда
6	Вход информационный	14	Выход 1 разряда
7	Вход разрешения счета V1	15	Выход переноса
8	Общий	16	Ucc

Рис. 87

СССР - КМ555ИЕ9, КР1533ИЕ9, К155ИЕ9  
США - SN74LS160

Синхронный 4-разрядный двоичный счетчик

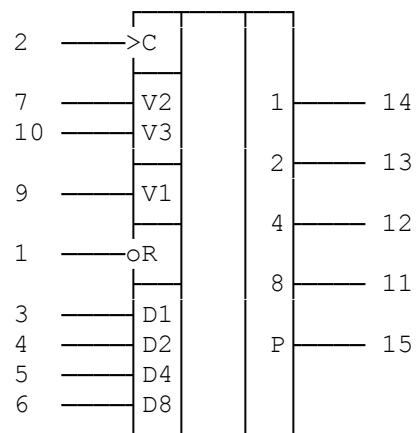


N выв.	Назначение	N выв.	Назначение
1	Вход установки	9	Вход разрешения записи
2	Вход синхронизации	10	Вход разрешения переноса
3	Вход информационный	11	Выход 4 разряда
4	Вход информационный	12	Выход 3 разряда
5	Вход информационный	13	Выход 2 разряда
6	Вход информационный	14	Выход 1 разряда
7	Вход разрешения счета	15	Выход переноса
8	Общий	16	Ucc

Рис. 88

- BP - 74161PC
- PP - 74LS161
- СССР - КР1533ИЕ10, К555ИЕ10, КМ555ИЕ10, КР531ИЕ10
- США - SN74161, SN74S161, SN74LS161, SN74ALS161

Синхронный 4-разрядный двоично-десятичный счетчик

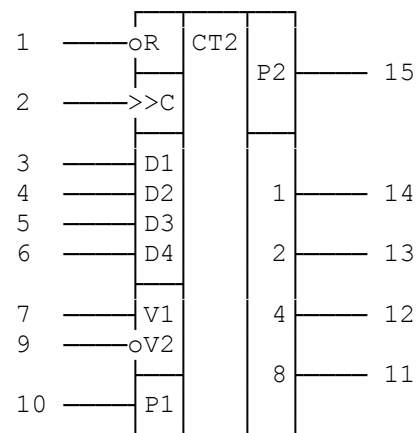


N выв.	Назначение	N выв.	Назначение
1	Вход синхронного обнуления	9	Вход разрешения записи
2	Вход тактовый	10	Вход разрешения переноса и счета
3	Вход записи	11	Выход
4	Вход записи	12	Выход
5	Вход записи	13	Выход
6	Вход записи	14	Выход
7	Вход разрешения счета	15	Выход переноса
8	Общий	16	Ucc

Рис. 89

ВР - 74162PC  
 СССР - КР1533ИЕ11, КР531ИЕ11  
 США - SN74162, SN74S162, SN74ALS162

Синхронный 4-разрядный двоичный счетчик



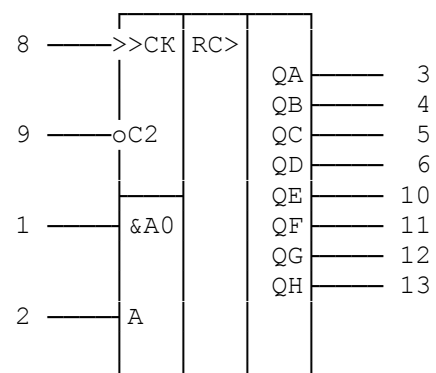
N выв.	Назначение	N выв.	Назначение
1	Вход установки "0"	9	Вход разрешения предварительной записи
2	Вход синхронизации	10	Вход разрешения переноса
3	Вход информационный	11	Выход разряда
4	Вход информационный	12	Выход разряда
5	Вход информационный	13	Выход разряда
6	Вход информационный	14	Выход разряда
7	Вход информационный	15	Выход переноса
8	Общий	16	Ucc

Рис. 90

ВР - 74163PC  
 СССР - К555ИЕ18, КР1533ИЕ18,  
 КР531ИЕ18 вывод 9 без инверсии  
 США - SN74163, SN74S163, SN74LS163, SN74ALS163



8-разрядный последовательный регистр сдвига с параллельными выходами и установкой в "0"

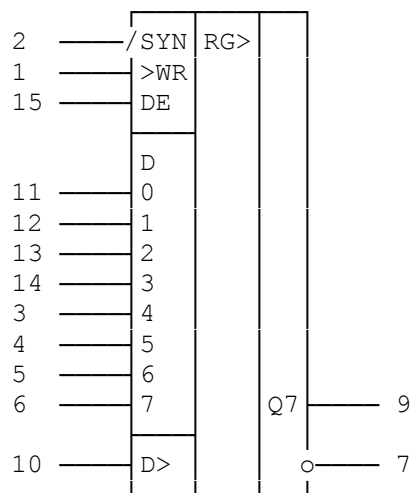


N выв.	Назначение	N выв.	Назначение
1	Вход информационный	8	Вход (такт)
2	Вход информационный	9	Вход (сброс)
3	Выход QA	10	Выход QE
4	Выход QB	11	Выход QF
5	Выход QC	12	Выход QG
6	Выход QD	13	Выход QH
7	Земля	14	Ucc

Рис. 91

ВР - 74164PC  
 ГДР - DL164D  
 ПР - УСУ74164N  
 СССР - КМ555ИР8 вывод 9 без инверсии  
 ЧСФР - МН74164  
 США - SN74164, SN74LS164

8-разрядный регистр сдвига с параллельным вводом информации

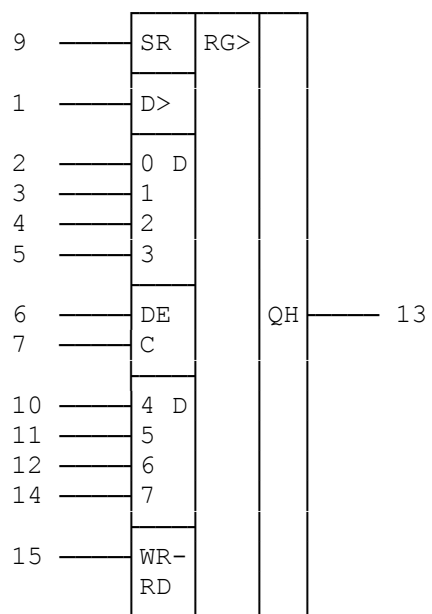


N выв.	Назначение	N выв.	Назначение
1	Сдвиг/загрузка	9	Выход Q7
2	Вход тактовый	10	Вход последовательный
3	Вход 4	11	Вход 0
4	Вход 5	12	Вход 1
5	Вход 6	13	Вход 2
6	Вход 7	14	Вход 3
7	Выход	15	Задержка такта
8	Общий	16	Ucc

ВР - 74165PC вывод 1 с инверсией  
 ПР - UCY74165N вывод 1 с инверсией  
 СССР - К555ИР9, КМ555ИР9  
 США - SN74165, SN74LS165

Рис. 92

8-разрядный регистр сдвига

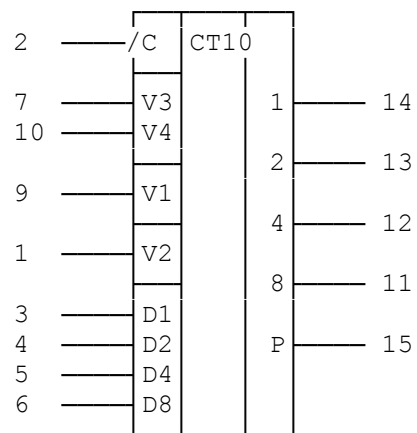


N выв.	Назначение	N выв.	Назначение
1	Вход последовательный	9	Сброс
2	Вход 0	10	Вход 4
3	Вход 1	11	Вход 5
4	Вход 2	12	Вход 6
5	Вход 3	13	Выход QH
6	Задержка тактового импульса	14	Вход 7
7	Вход тактовый	15	Запись-чтение
8	Общий	16	Ucc

СССР - К555ИР10, КМ555ИР10  
 США - SN74LS166

Рис. 93

4-разрядный синхронный двоично-десятичный реверсивный счетчик

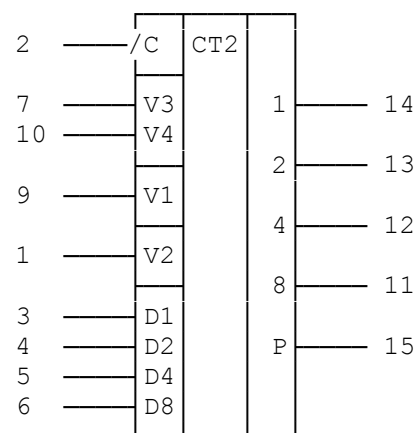


N выв.	Назначение	N выв.	Назначение
1	Вход направления счета	9	Вход разрешения записи
2	Вход тактовый	10	Вход разрешения переноса
3	Вход записи D1	11	Выход 8
4	Вход записи D2	12	Выход 4
5	Вход записи D4	13	Выход 2
6	Вход записи D8	14	Выход 1
7	Вход разрешения счета	15	Выход переноса
8	Общий	16	Ucc

Рис. 94

СССР - КР531ИЕ16  
США - SN74S168

4-разрядный синхронный двоичный реверсивный счетчик

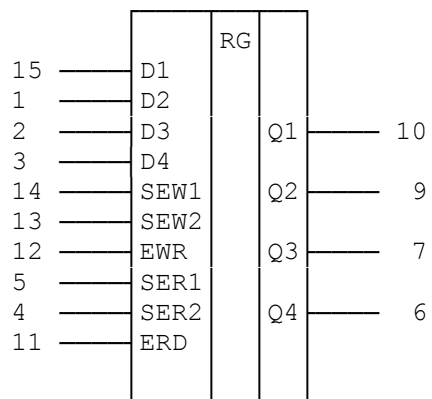


N выв.	Назначение	N выв.	Назначение
1	Вход направления счета	9	Вход разрешения записи
2	Вход тактовый	10	Вход разрешения переноса
3	Вход записи D1	11	Выход 8
4	Вход записи D2	12	Выход 4
5	Вход записи D4	13	Выход 2
6	Вход записи D8	14	Выход 1
7	Вход разрешения счета	15	Выход переноса
8	Общий	16	Ucc

Рис. 95

СССР - КР531ИЕ17, К555ИЕ17, КМ555ИЕ17  
США - SN74S169

Четыре 4-разрядных регистра с открытым коллекторным выходом

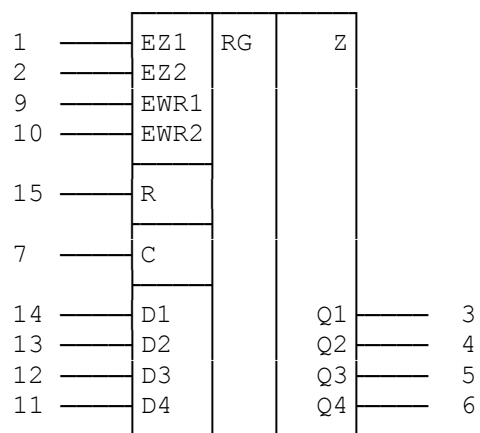


N выв.	Назначение	N выв.	Назначение
1	Вход информационный	9	Выход Q2
2	Вход информационный	10	Выход Q1
3	Вход информационный	11	Разрешение чтения
4	Выборка чтения	12	Разрешение записи
5	Выборка чтения	13	Выборка записи
6	Выход Q4	14	Выборка записи
7	Выход Q3	15	Вход информационный
8	Общий	16	Ucc

Рис. 96

BP - 74170PC  
 СССР - K555IP32, KM555IP32, K155IP32  
 США - SN74170, SN74LS170

4-разрядный регистр с буферной шиной

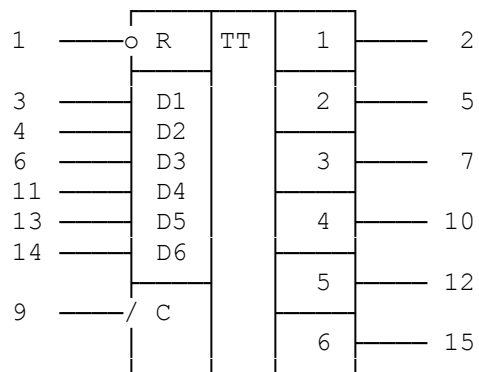


N выв.	Назначение	N выв.	Назначение
1	Разрешение состояния высокого импеданса	9	Разрешение записи
2	Разрешение состояния высокого импеданса	10	Разрешение записи
3	Выход 1 разряда	11	Вход 4 разряда
4	Выход 2 разряда	12	Вход 3 разряда
5	Выход 3 разряда	13	Вход 2 разряда
6	Выход 4 разряда	14	Вход 1 разряда
7	Тактовый вход С	15	Установка в состояние "низкий уровень"
8	Общий	16	Ucc

Рис. 97

СССР - К555ИР15, КМ555ИР15  
США - SN74LS173

Шесть синхронных D-триггеров



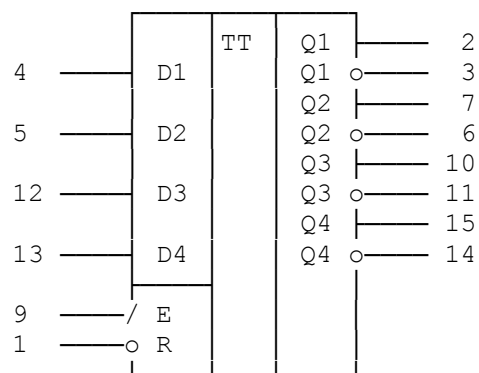
N выв.	Назначение	N выв.	Назначение
1	Вход "Сброс"	9	Вход синхронизации
2	Выход 1	10	Выход 4
3	Вход D1	11	Вход D4
4	Вход D2	12	Выход 5
5	Выход 2	13	Вход D5
6	Вход D3	14	Вход D6
7	Выход 3	15	Выход 6
8	Общий	16	Ucc

Рис. 98

ВР - 74174PC  
 ПР - UCY74LS174N, USY74S174N, UCY74174N  
 СССР - K555TM9, KM555TM9, KP1531TM9,  
 KP531TM9, KP1533TM9  
 ЧСФР - МН74ALS174  
 США - SN74174, SN74S174, SN74LS174,  
 74F174, SN74ALS174



Четыре синхронных D-триггера

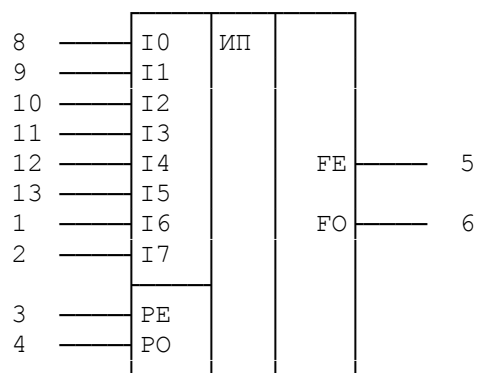


N выв.	Назначение	N выв.	Назначение
1	Вход "сброс"	9	Вход синхронизации
2	Выход Q1	10	Выход Q3
3	Выход Q1	11	Выход Q3
4	Вход D1	12	Вход D3
5	Вход D2	13	Вход D4
6	Выход Q2	14	Выход Q4
7	Выход Q2	15	Выход Q4
8	Общий	16	Ucc

Рис. 99

ВР - 74175PC, 74LS175PC  
 ГДР - DL175D  
 ПР - UCY74175N, UCY74LS175N, UCY74S175N  
 СССР - K155TM8, KP1531TM8, K555TM8, KM555TM8,  
 KP531TM8, KP1533TM8  
 ЧСФР - МН74ALS175  
 США - SN74175, SN74S175, SN74LS175,  
 74F175, SN74ALS175

8-разрядная схема контроля четности

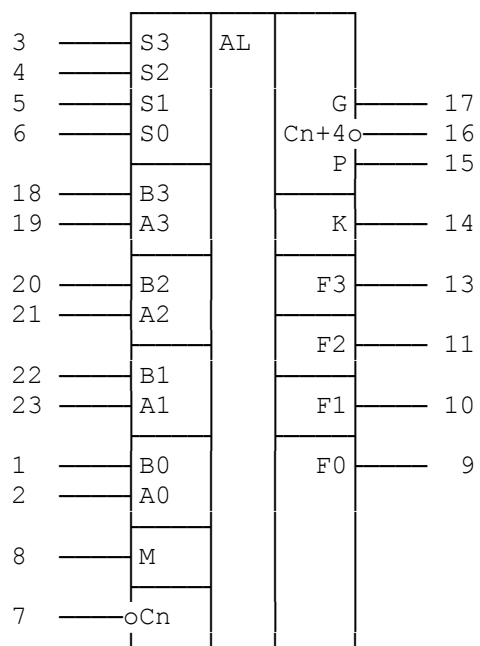


N выв.	Назначение	N выв.	Назначение
1	Вход I6	8	Вход I0
2	Вход I7	9	Вход I1
3	Вход PE	10	Вход I2
4	Вход PO	11	Вход I3
5	Выход FE	12	Вход I4
6	Выход FO	13	Вход I5
7	Общий	14	Ucc

Рис. 100

ВР - 74180PC  
 ПР - УСУ74180N  
 РР - СДВ4180Е  
 СССР - К155ИП2, КМ155ИП2  
 США - SN74180

4-разрядное арифметическо-логическое устройство



N выв.	Назначение	N выв.	Назначение
1	Информационный вход	13	Выход "Образование функции"
2	Информационный вход	14	Выход "Сравнение A=B"
3	Вход "Выбор функции"	15	Выход "Распространение переноса"
4	Вход "Выбор функции"	16	Выход "Перенос"
5	Вход "Выбор функции"	17	Выход "Образование переноса"
6	Вход "Выбор функции"	18	Информационный вход
7	Вход "Перенос"	19	Информационный вход
8	Вход "Режим работы"	20	Информационный вход
9	Выход "Образование функции"	21	Информационный вход
10	Выход "Образование функции"	22	Информационный вход
11	Выход "Образование функции"	23	Информационный вход
12	Общий	24	Ucc

Рис. 101

CIII A - SN74181, SN74S181, SN74LS181

4-разрядное арифметическо-логическое устройство

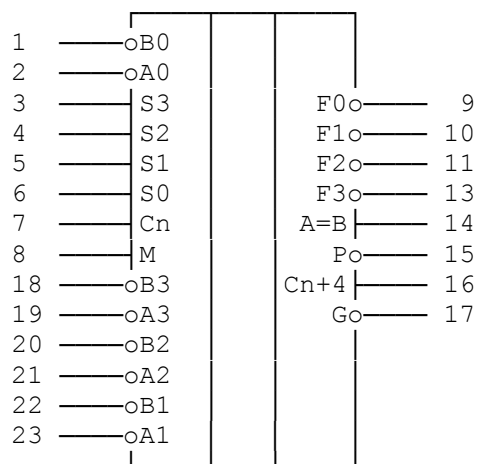


Рис. 102

N выв.	Назначение	N выв.	Назначение
1	Информационный вход	13	Выход "Образование функции"
2	Информационный вход	14	Выход "Сравнение A=B"
3	Вход "Выбор функции"	15	Выход "Распространение переноса"
4	Вход "Выбор функции"	16	Выход "Перенос"
5	Вход "Выбор функции"	17	Выход "Образование переноса"
6	Вход "Выбор функции"	18	Информационный вход
7	Вход "Перенос"	19	Информационный вход
8	Вход "Режим работы"	20	Информационный вход
9	Выход "Образование функции"	21	Информационный вход
10	Выход "Образование функции"	22	Информационный вход
11	Выход "Образование функции"	23	Информационный вход
12	Общий	24	Ucc

ИП - UCY74181N  
США - SN74181

Схема ускоренного переноса для АЛУ (4-разрядная)

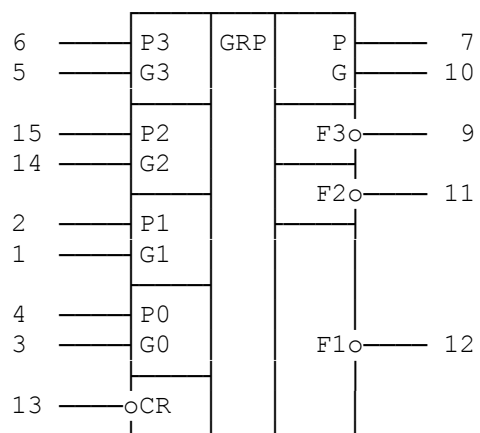


Рис. 103

N выв.	Назначение	N выв.	Назначение
1	Вход образования переноса	9	Выход переноса
2	Вход распространения переноса	10	Выход образования переноса
3	Вход образования переноса	11	Выход переноса
4	Вход распространения переноса	12	Выход переноса
5	Вход образования переноса	13	Вход переноса
6	Вход распространения переноса	14	Вход образования переноса
7	Выход распространения переноса	15	Вход распространения переноса
8	Общий	16	Uсс

СССР - КР531ИП4  
США - SN74S182

Схема ускоренного переноса для АЛУ (4-разрядная)

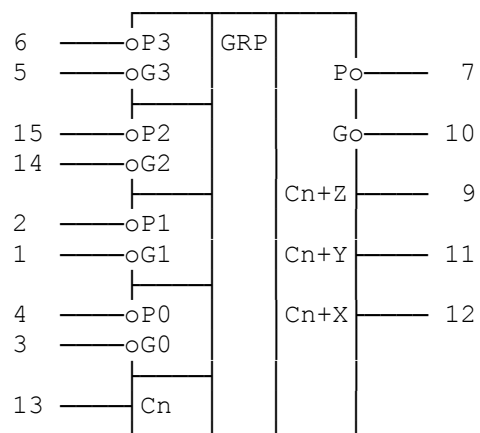


Рис. 104

N выв.	Назначение	N выв.	Назначение
1	Вход образования переноса	9	Выход переноса
2	Вход распространения переноса	10	Выход образования переноса
3	Вход образования переноса	11	Выход переноса
4	Вход распространения переноса	12	Выход переноса
5	Вход образования переноса	13	Вход переноса
6	Вход распространения переноса	14	Вход образования переноса
7	Выход распространения переноса	15	Вход распространения переноса
8	Общий	16	Ucc

СССР - КМ555ИП4  
США - SN74LS182



Схема ускоренного переноса для АЛУ (4-разрядная)

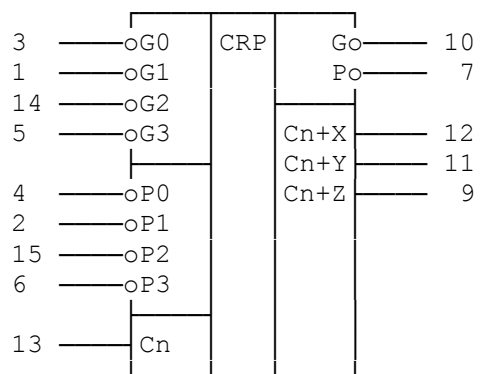
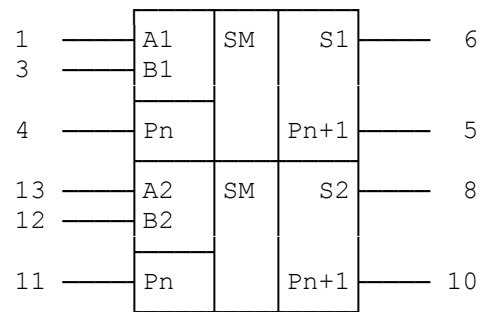


Рис. 105

N выв.	Назначение	N выв.	Назначение
1	Вход образования переноса	9	Выход переноса
2	Вход распространения переноса	10	Выход образования переноса
3	Вход образования переноса	11	Выход переноса
4	Вход распространения переноса	12	Выход переноса
5	Вход образования переноса	13	Вход переноса
6	Вход распространения переноса	14	Вход образования переноса
7	Выход распространения переноса	15	Вход распространения переноса
8	Общий	16	Ucc

ПР - UCY74182N  
 СССР - К155ИП4, КМ155ИП4, КР1533ИП4  
 США - SN74182, SN74ALS182

Два 1-разрядных полных сумматора

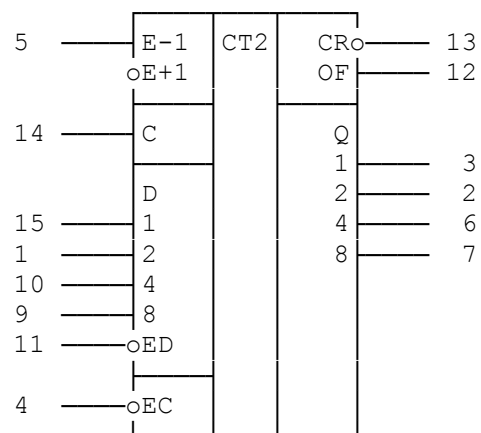


N выв.	Назначение	N выв.	Назначение
1	Вход A1	8	Выход S2
2	Свободный	9	Свободный
3	Вход B1	10	Выход Pn+1
4	Вход Pn	11	Вход Pn
5	Выход Pn+1	12	Вход B2
6	Выход S1	13	Вход A2
7	Общий	14	Ucc

Рис. 106

СССР - К555ИМ5  
США - SN74LS183

Параллельный реверсивный двоичный счетчик



N выв.	Назначение	N выв.	Назначение
1	Вход разряда	9	Вход разряда
2	Выход разряда	10	Вход разряда
3	Выход разряда	11	Вход разрешения предустановки
4	Вход разрешения счета	12	Выход переполнения
5	Вход направления счета	13	Выход переноса
6	Выход разряда	14	Вход синхронизации
7	Выход разряда	15	Вход разряда
8	Общий	16	Ucc

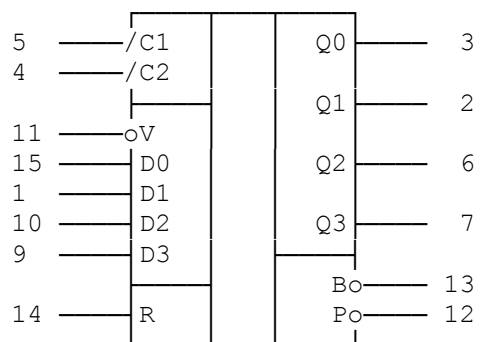
Рис. 107

ВР - 74191PC, 74LS191PC

СССР - К555ИЕ13

США - SN74191, SN74LS191

Двоично-десятичный реверсивный счетчик (4-разрядный)

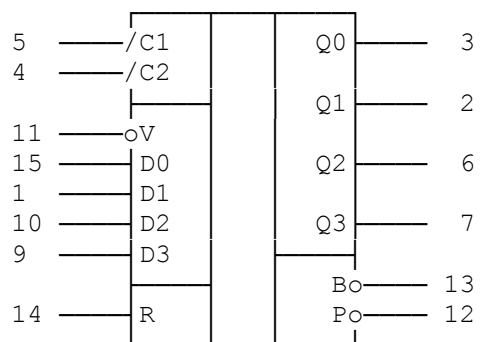


N выв.	Назначение	N выв.	Назначение
1	Информационный вход	9	Информационный вход
2	Выход Q1	10	Информационный вход
3	Выход Q0	11	Вход разрешения записи информации
4	Вход счетный	12	Выход переноса
5	Вход счетный	13	Выход заема
6	Выход Q2	14	Вход установки
7	Выход Q3	15	Информационный вход
8	Общий	16	Ucc

Рис. 108

- ВР - 74192PC, 74LS192PC
- ГДР - D192D, DL192D
- ПР - UCY74192N
- ПР - CDB4192E
- СССР - K155ИЕ6, K555ИЕ6, КР1533ИЕ6
- ЧСФР - МН74192, МН74ALS192
- США - SN74192, SN74LS192, SN74ALS192

Реверсивный 4-разрядный двоичный счетчик

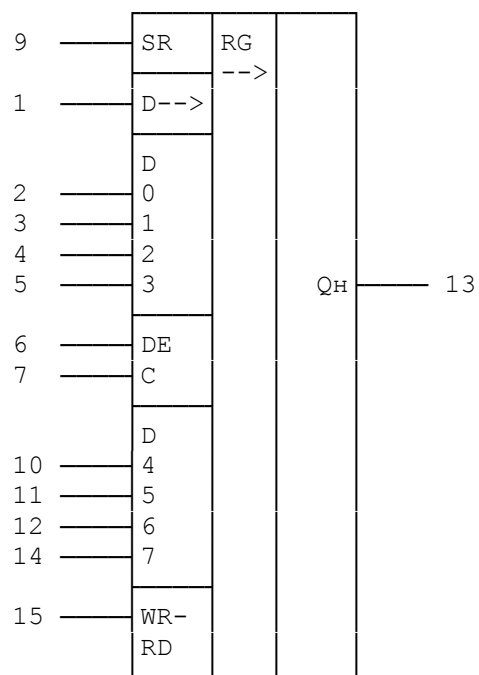


N выв.	Назначение	N выв.	Назначение
1	Информационный вход	9	Информационный вход
2	Выход Q1	10	Информационный вход
3	Выход Q0	11	Вход разрешения записи информации
4	Вход счетный	12	Выход переноса
5	Вход счетный	13	Выход заема
6	Выход Q2	14	Вход установки
7	Выход Q3	15	Информационный вход
8	Общий	16	Ucc

Рис. 109

- ВР - 74193PC, 74LS193PC
- ГДР - DL193D (вывод 11 без инверсии), D193D
- ПР - УСУ74193N
- РР - СДВ4193Е
- СССР - К555ИЕ7 (вывод 11 без инверсии), КР1533ИЕ7, К155ИЕ7
- ЧСФР - МН74193, МН74АLS193
- США - SN74193, SN74LS193, SN74АLS193

Универсальный 4-разрядный регистр сдвига

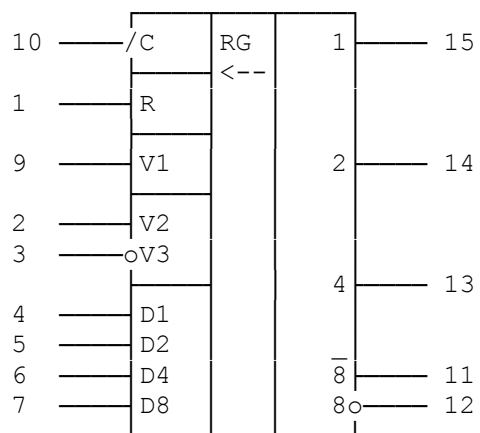


N выв.	Назначение	N выв.	Назначение
1	Последователь- ный вход	9	Сброс
2	Вход	10	Вход
3	Вход	11	Вход
4	Вход	12	Вход
5	Вход	13	Выход
6	Задержка такто- вого импульса	14	Вход
7	Тактовый вход	15	Запись-чтение
8	Общий	16	Усс

ВР - 74194PC  
 ГДР - DL194D  
 ПР - UCY74194N  
 СССР - KM555IP11A, KP531IP11  
 США - SN74194, SN74S194, SN74LS194

Рис. 110

4-разрядный регистр сдвига с параллельным выводом информации

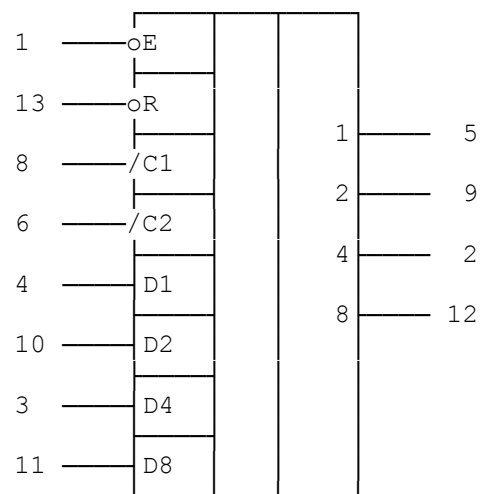


N выв.	Назначение	N выв.	Назначение
1	Вход установки в "0"	9	Вход сдвиг/загрузки
2	Подготовительный вход	10	Вход синхронизации
3	Подготовительный вход	11	Выход
4	Информационный вход	12	Выход
5	Информационный вход	13	Выход
6	Информационный вход	14	Выход
7	Информационный вход	15	Выход
8	Общий	16	Ucc

Рис. 111

ВР - 74195PC  
 СССР - КР531ИР12  
 США - SN74195, SN74S195

Десятичный счетчик с предварительной установкой



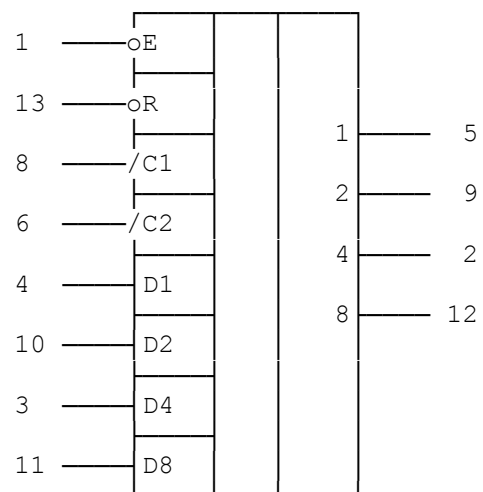
N выв.	Назначение	N выв.	Назначение
1	Вход разрешения предварительной установки	8	Вход счетный
2	Выход 3-го разряда	9	Выход 2-го разряда
3	Вход 3-го разряда	10	Вход 2-го разряда
4	Вход 1-го разряда	11	Вход 4-го разряда
5	Выход 1-го разряда	12	Выход 4-го разряда
6	Вход счетный	13	Вход установки в "0"
7	Общий	14	Ucc

СССР - К555ИЕ14, КР531ИЕ14  
США - SN74S196, SN74LS196

Рис. 112



Двоичный 4-разрядный счетчик с предварительной установкой

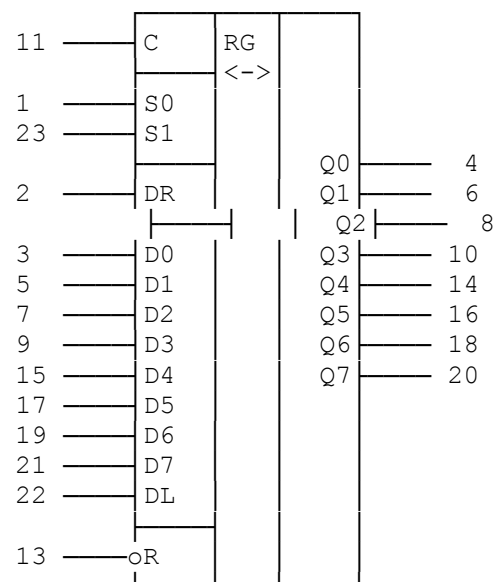


N выв.	Назначение	N выв.	Назначение
1	Вход разрешения предварительной установки	8	Вход счетный
2	Выход 3-го разряда	9	Выход 2-го разряда
3	Вход 3-го разряда	10	Вход 2-го разряда
4	Вход 1-го разряда	11	Вход 4-го разряда
5	Выход 1-го разряда	12	Выход 4-го разряда
6	Вход счетный	13	Вход установки в "0"
7	Общий	14	Ucc

ВР - 74197PC  
 СССР - К555ИЕ15, КР531ИЕ15  
 США - SN74197, SN74S197, SN74LS197

Рис. 113

8-разрядный реверсивный регистр сдвига

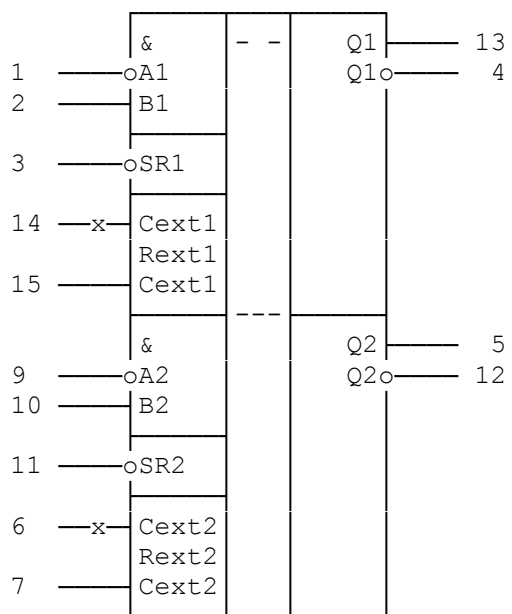


N выв.	Назначение	N выв.	Назначение
1	Режимный вход	13	Сброс
2	Вход последовательного ввода информации	14	Выход
3	Информационный вход	15	Информационный вход
4	Выход	16	Выход
5	Информационный вход	17	Информационный вход
6	Выход	18	Выход
7	Информационный вход	19	Информационный вход
8	Выход	20	Выход
9	Информационный вход	21	Информационный вход
10	Выход	22	Вход последовательного ввода информации
11	Вход синхронизации	23	Режимный вход
12	Общий	24	Ucc

Рис. 114

ПР - UCY74198N  
 СССР - К155ИР13  
 США - SN74198

Сдвоенный моностабильный мультивибратор с триггером Шмитта на выходах

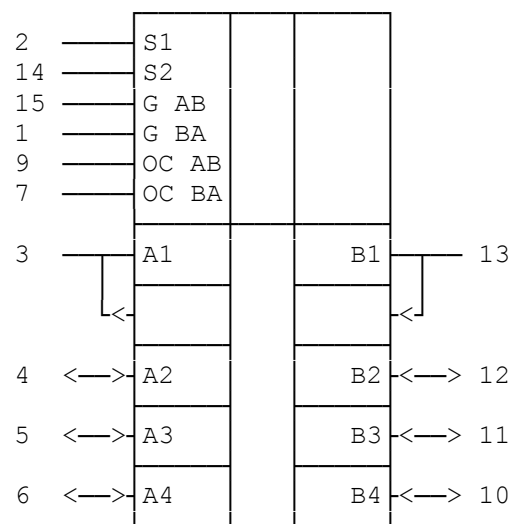


N выв.	Назначение	N выв.	Назначение
1	Вход A1	9	Вход A2
2	Вход B1	10	Вход B2
3	Вход "Сброс"	11	Вход "Сброс"
4	Выход Q1	12	Выход Q2
5	Выход Q2	13	Выход Q1
6	Внешняя ем- кость	14	Внешняя ем- кость
7	Внешний ком- понент	15	Внешний ком- понент
8	Общий	16	Ucc

СССР - К555АГ4, КМ555АГ4  
 США - SN74LS221

Рис. 115

Схема сопряжения с магистралью

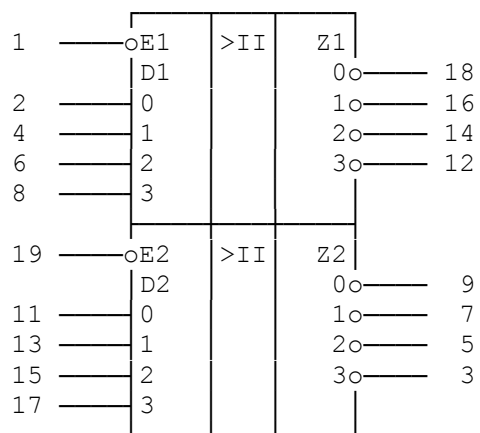


N выв.	Назначение	N выв.	Назначение
1	Вход управления каналом ВА	9	Вход
2	Вход выбора направления передачи	10	Выход/вход
3	Вход/выход	11	Выход/вход
4	Вход/выход	12	Выход/вход
5	Вход/выход	13	Выход/вход
6	Вход/выход	14	Вход выбора направления передачи
7	Вход	15	Вход управления каналом АВ
8	Общий	16	Усс

Рис. 116

СССР - KP531BA1  
США - SN74S226

Два четырехканальных формирователя с тремя состояниями на выходе, с инверсией сигнала

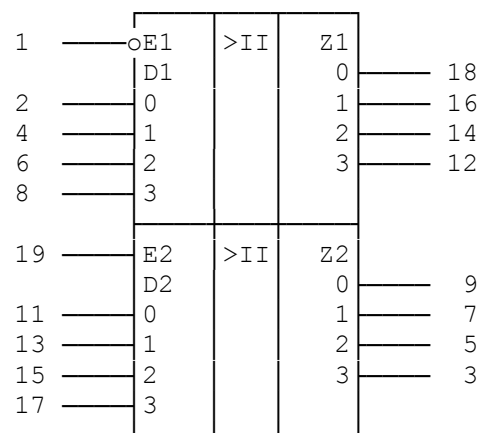


N выв.	Назначение	N выв.	Назначение
1	Вход разрешения передачи информации	11	Вход 0 разряда
2	Вход 0 разряда	12	Выход 3 разряда
3	Выход 3 разряда	13	Вход 1 разряда
4	Вход 1 разряда	14	Выход 2 разряда
5	Выход 2 разряда	15	Вход 2 разряда
6	Вход 2 разряда	16	Выход 1 разряда
7	Выход 1 разряда	17	Вход 3 разряда
8	Вход 3 разряда	18	Выход 0 разряда
9	Выход 0 разряда	19	Вход разрешения передачи информации
10	Общий	20	Ucc

Рис. 117

СССР - КР531АП3, К555АП3, КР1533АП3  
 ЧСФР - МН74АLS240  
 США - SN74S240, SN74LS240, SN74ALS240

Два четырехканальных формирователя с тремя состояниями на выходе, с прямым и инверсным управлением

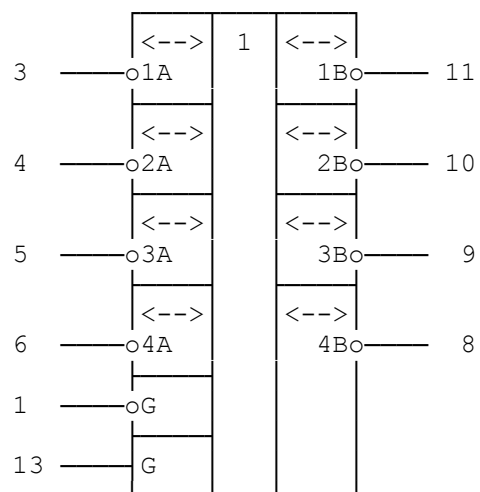


N выв.	Назначение	N выв.	Назначение
1	Вход разрешения передачи информации	11	Вход 0 разряда
2	Вход 0 разряда	12	Выход 3 разряда
3	Выход 3 разряда	13	Вход 1 разряда
4	Вход 1 разряда	14	Выход 2 разряда
5	Выход 2 разряда	15	Вход 2 разряда
6	Вход 2 разряда	16	Выход 1 разряда
7	Выход 1 разряда	17	Вход 3 разряда
8	Вход 3 разряда	18	Выход 0 разряда
9	Выход 0 разряда	19	Вход разрешения передачи информации
10	Общий	20	Ucc

Рис. 118

СССР - КР531АП4, К555АП4, КР1533АП4  
 ЧСФР - МН74АLS241  
 США - SN74S241, SN74LS241, SN74ALS241

Четырехшинный приемо-передатчик с инверсными выходами

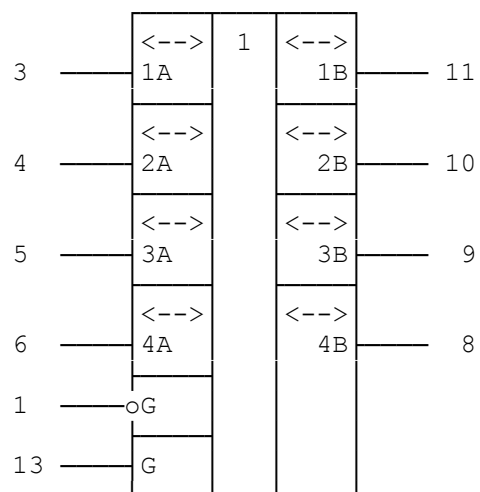


N выв.	Назначение	N выв.	Назначение
1	Вход G	8	Выход/вход
2	Свободный	9	Выход/вход
3	Вход/выход	10	Выход/вход
4	Вход/выход	11	Выход/вход
5	Вход/выход	12	Свободный
6	Вход/выход	13	Вход G
7	Общий	14	Ucc

СССР - К555ИП6, КМ555ИП6, КР1533ИП6  
 США - SN74LS242, SN74ALS242

Рис. 119

Четырехшинный приемо-передатчик с инверсными выходами



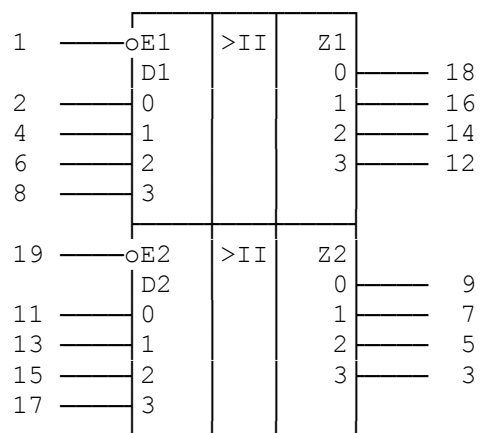
N выв.	Назначение	N выв.	Назначение
1	Вход G	8	Выход/вход
2	Свободный	9	Выход/вход
3	Вход/выход	10	Выход/вход
4	Вход/выход	11	Выход/вход
5	Вход/выход	12	Свободный
6	Вход/выход	13	Вход G
7	Общий	14	Ucc

СССР - К555ИП7, КМ555ИП7, КР153ЗИП7  
США - SN74LS243, SN74ALS243

Рис. 120



Два четырехканальных формирователя с тремя состояниями на выходе, и инверсным управлением

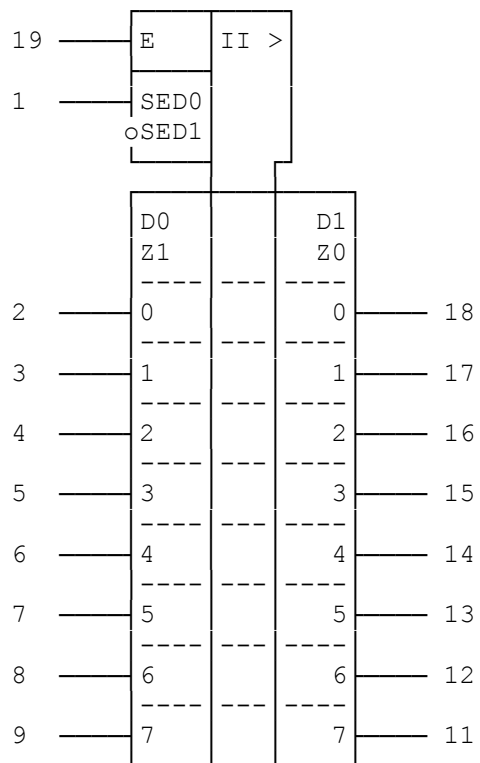


N выв.	Назначение	N выв.	Назначение
1	Вход разрешения передачи информации	11	Вход 0 разряда
2	Вход 0 разряда	12	Выход 3 разряда
3	Выход 3 разряда	13	Вход 1 разряда
4	Вход 1 разряда	14	Выход 2 разряда
5	Выход 2 разряда	15	Вход 2 разряда
6	Вход 2 разряда	16	Выход 1 разряда
7	Выход 1 разряда	17	Вход 3 разряда
8	Вход 3 разряда	18	Выход 0 разряда
9	Выход 0 разряда	19	Вход разрешения передачи информации
10	Общий	20	Ucc

Рис. 121

СССР - К555АП5, КР1533АП5  
 США - SN74LS244, SN74ALS244

Восьмиканальный двунаправленный формирователь с тремя состояниями на выходе

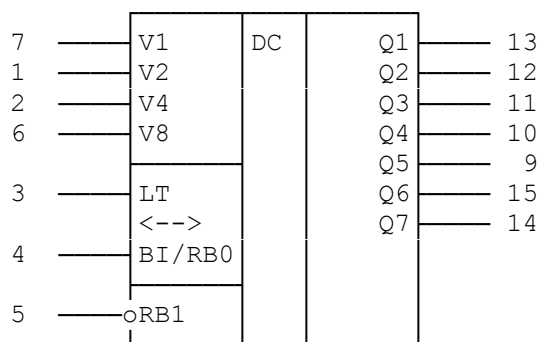


N выв.	Назначение	N выв.	Назначение
1	Вход выбора направления передачи данных	11	Вход/выход 7 канала (три состояния)
2	Вход/выход 0 канала (три состояния)	12	Вход/выход 6 канала (три состояния)
3	Вход/выход 1 канала (три состояния)	13	Вход/выход 5 канала (три состояния)
4	Вход/выход 2 канала (три состояния)	14	Вход/выход 4 канала (три состояния)
5	Вход/выход 3 канала (три состояния)	15	Вход/выход 3 канала (три состояния)
6	Вход/выход 4 канала (три состояния)	16	Вход/выход 2 канала (три состояния)
7	Вход/выход 5 канала (три состояния)	17	Вход/выход 1 канала (три состояния)
8	Вход/выход 6 канала (три состояния)	18	Вход/выход 0 канала (три состояния)
9	Вход/выход 7 канала (три состояния)	19	Вход разрешения состояния высокого импеданса
10	Общий	20	Ucc

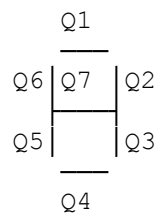
Рис. 122

СССР - К555АП6, КР1533АП6  
США - SN74LS245, SN74ALS245

Дешифратор двоично-десятичного кода в семисегментный



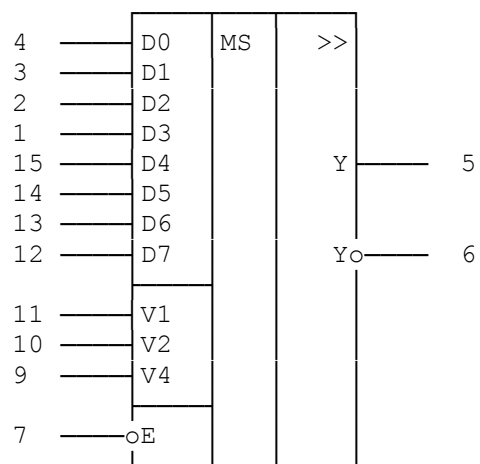
N выв.	Назначение	N выв.	Назначение
1	Вход V2	9	Выход Q5
2	Вход V4	10	Выход Q4
3	Вход LT	11	Выход Q3
4	Вход/выход	12	Выход Q2
5	Вход RB1	13	Выход Q1
6	Вход V8	14	Выход Q7
7	Вход V1	15	Выход Q6
8	Общий	16	Ucc



СССР - К555ИД18, КМ555ИД18  
США - SN74LS247

Рис. 123

Восьмивходовый селектор-мультиплексор с тремя устойчивыми состояниями

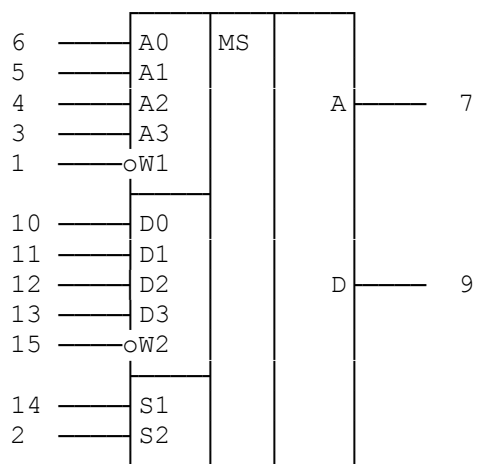


N выв.	Назначение	N выв.	Назначение
1	Информационный вход	9	Вход дешифратора
2	Информационный вход	10	Вход дешифратора
3	Информационный вход	11	Вход дешифратора
4	Информационный вход	12	Информационный вход
5	Выход Y	13	Информационный вход
6	Выход Y	14	Информационный вход
7	Вход разрешения	15	Информационный вход
8	Общий	16	Ucc

Рис. 124

ГДР - DL251D  
 ПР - UCY74LS251N  
 СССР - K555КП15, KM555КП15, KP531КП15, KP1533КП15  
 США - SN74S251, SN74LS251, SN74ALS251

2-разрядный четырехканальный коммутатор с тремя устойчивыми состояниями по выходу

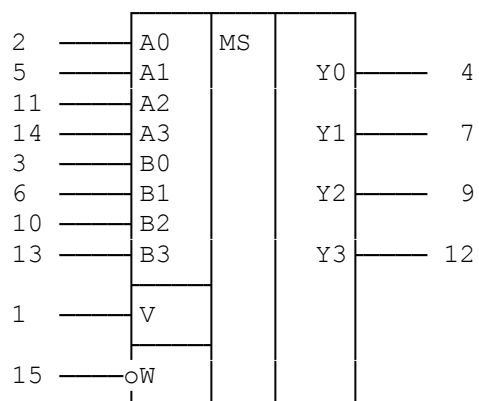


N выв.	Назначение	N выв.	Назначение
1	Вход разрешения разряда	9	Выход D
2	Вход выборки разряда	10	Вход D0
3	Вход A3	11	Вход D1
4	Вход A2	12	Вход D2
5	Вход A1	13	Вход D3
6	Вход A0	14	Вход выборки разряда
7	Выход A	15	Вход разрешения разряда
8	Общий	16	Ucc

Рис. 125

ГДР - DL253D  
 СССР - К555КП12, КР531КП12, КР1533КП12  
 США - SN74S253, SN74LS253, SN74ALS253

4-разрядный селектор 2-1 с тремя устойчивыми состояниями

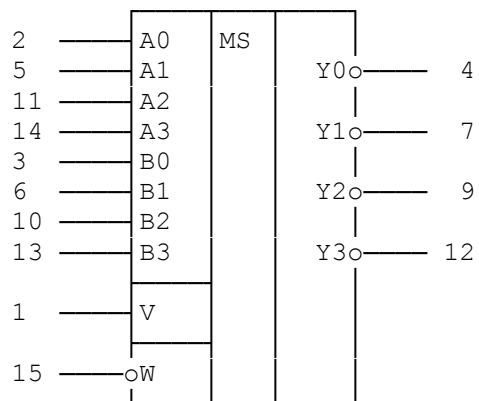


N выв.	Назначение	N выв.	Назначение
1	Вход V	9	Выход Y2
2	Вход A0	10	Вход B2
3	Вход B0	11	Вход A2
4	Выход Y0	12	Выход Y3
5	Вход A1	13	Вход B3
6	Вход B1	14	Вход A3
7	Выход Y1	15	Вход W
8	Общий	16	Ucc

Рис. 126

ВР - 74LS257PC  
 ГДР - DL257D  
 СССР - К555КП11, КР531КП11, КР1533КП11А  
 США - SN74S257, SN74LS257, SN74ALS257

4-разрядный селектор 2-1 с тремя устойчивыми состояниями и инверсными выходами



N выв.	Назначение	N выв.	Назначение
1	Вход V	9	Выход Y2
2	Вход A0	10	Вход B2
3	Вход B0	11	Вход A2
4	Выход Y0	12	Выход Y3
5	Вход A1	13	Вход B3
6	Вход B1	14	Вход A3
7	Выход Y1	15	Вход W
8	Общий	16	Ucc

Рис. 127

BP - 74LS258PC  
 СССР - К555КП14, КР531КП14, КР1533КП14А  
 США - SN74S258, SN74LS258, SN74ALS258



8-разрядный регистр хранения с адресацией

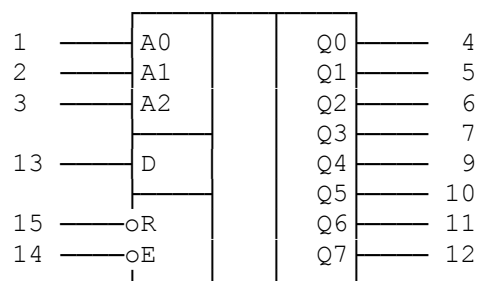
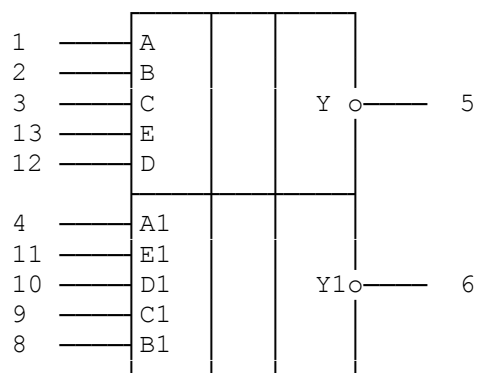


Рис. 128

N выв.	Назначение	N выв.	Назначение
1	Адресный вход	9	Выход 4 разряда
2	Адресный вход	10	Выход 5 разряда
3	Адресный вход	11	Выход 6 разряда
4	Выход 0 разряда	12	Выход 7 разряда
5	Выход 1 разряда	13	Вход информаци- онный
6	Выход 2 разряда	14	Вход разрешения
7	Выход 3 разряда	15	Вход установки в "0"
8	Общий	16	Uсс

ГДР - DL259D  
 СССР - К555ИР30  
 США - SN74LS259

Два логических элемента 5ИЛИ-НЕ



N выв.	Назначение	N выв.	Назначение
1	Вход А	8	Вход В1
2	Вход В	9	Вход С1
3	Вход С	10	Вход D1
4	Вход А1	11	Вход E1
5	Выход Y	12	Вход D
6	Выход Y1	13	Вход E
7	Общий	14	Ucc

Рис. 129

СССР - КР531ЛЕ7  
США - SN74S260

Параллельный двоичный умножитель 2x4 разряда

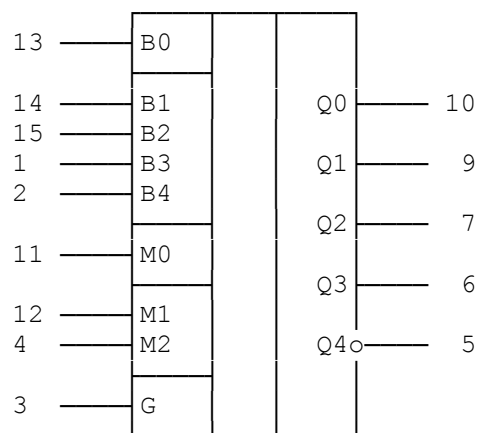
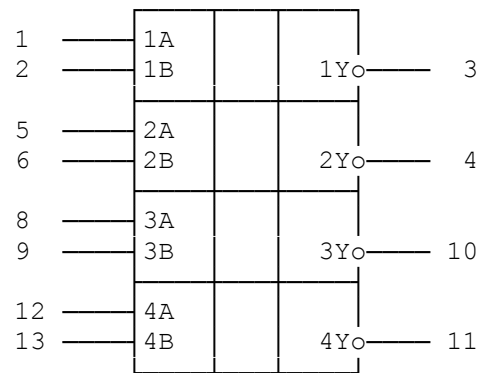


Рис. 130

N выв.	Назначение	N выв.	Назначение
1	Вход множимого 1 разряда	9	Выход произведения разряда
2	Вход множимого 2 разряда	10	Выход произведения разряда
3	Вход разрешения умножения	11	Вход переноса предыдущего разряда
4	Вход множителя 2 разряда	12	Вход множителя 1 разряда
5	Выход переноса	13	Вход переноса предыдущего разряда множимого
6	Выход произведения разряда	14	Вход множимого 3 разряда
7	Выход произведения разряда	15	Вход множимого 4 разряда
8	Общий	16	Ucc

СССР - К555ИП8  
США - SN74LS261

Четыре логических элемента 2-исключающее ИЛИ-НЕ

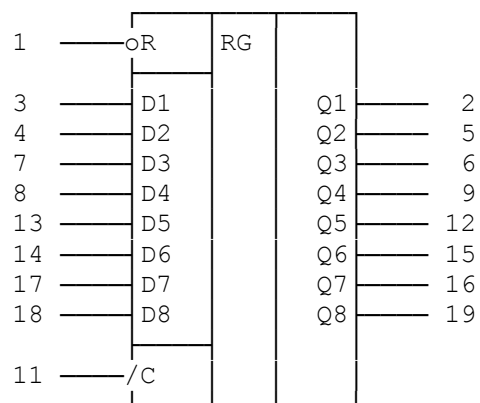


N выв.	Назначение	N выв.	Назначение
1	Вход 1А	8	Вход 3А
2	Вход 1В	9	Вход 3В
3	Выход 1У	10	Выход 3У
4	Выход 2У	11	Выход 4У
5	Вход 2А	12	Вход 4А
6	Вход 2В	13	Вход 4В
7	Общий	14	Ucc

Рис. 131

ВР - 74LS266PC  
США - SN74LS266

8-разрядный регистр с установкой в "0"

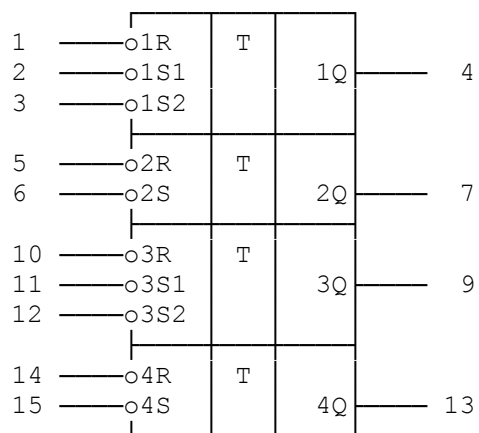


N ВЫВ.	Назначение	N ВЫВ.	Назначение
1	Вход установки в "0"	11	Вход синхронизации
2	Выход 1 разряда	12	Выход 5 разряда
3	Вход 1 разряда	13	Вход 5 разряда
4	Вход 2 разряда	14	Вход 6 разряда
5	Выход 2 разряда	15	Выход 6 разряда
6	Выход 3 разряда	16	Выход 7 разряда
7	Вход 3 разряда	17	Вход 7 разряда
8	Вход 4 разряда	18	Вход 8 разряда
9	Выход 4 разряда	19	Выход 8 разряда
10	Общий	20	Ucc

Рис. 132

СССР - К555ИР35  
США - SN74LS273

Четыре R-S триггера

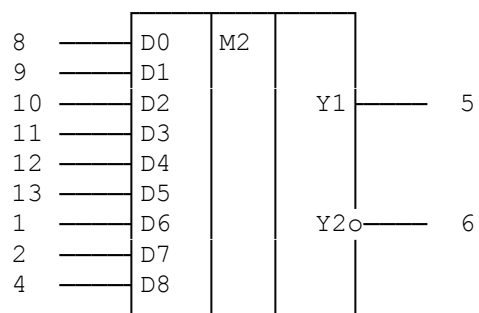


N выв.	Назначение	N выв.	Назначение
1	Вход 1R	9	Выход Q3
2	Вход 1S1	10	Вход 3R
3	Вход 1S2	11	Вход 3S1
4	Выход 1Q	12	Вход 3S2
5	Вход 2R	13	Выход 4Q
6	Вход 2S	14	Вход 4R
7	Выход 2Q	15	Вход 4S
8	Общий	16	Ucc

СССР - K555TP2, KM555TP2, KP1533TP2  
 США - SN74LS279, SN74ALS279

Рис. 133

9-разрядная схема контроля четности/нечетности

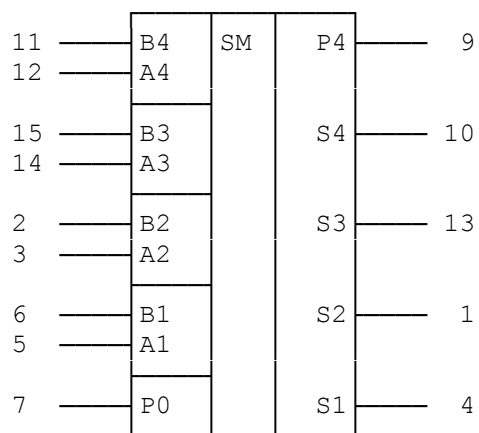


N выв.	Назначение	N выв.	Назначение
1	Вход D6	8	Вход D0
2	Вход D7	9	Вход D1
3	Свободный	10	Вход D2
4	Вход D8	11	Вход D3
5	Выход Y1	12	Вход D4
6	Выход Y2	13	Вход D5
7	Общий	15	Ucc

Рис. 134

СССР - К555ИП5 (выход Y2 без инверсии),  
 КР531ИП5, КР1533ИП5  
 США - SN74S280, SN74LS280, SN74ALS280

4-разрядный двоичный сумматор с ускоренным переносом



N выв.	Назначение	N выв.	Назначение
1	Выход S2	9	Выход P4
2	Вход B2	10	Выход S4
3	Вход A2	11	Вход B4
4	Выход S1	12	Вход A4
5	Вход A1	13	Выход S3
6	Вход B1	14	Вход A3
7	Вход P0	15	Вход B3
8	Общий	16	Ucc

Рис. 135

ВР - 74283PC  
 СССР - К555ИМ6, КМ555ИМ6, КР1531ИМ6  
 США - SN74283, SN74LS283, 74F283



Программируемый делитель частоты

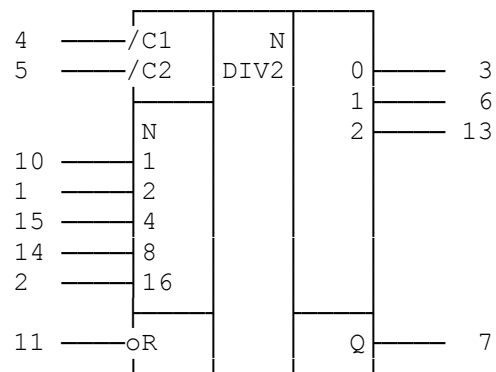
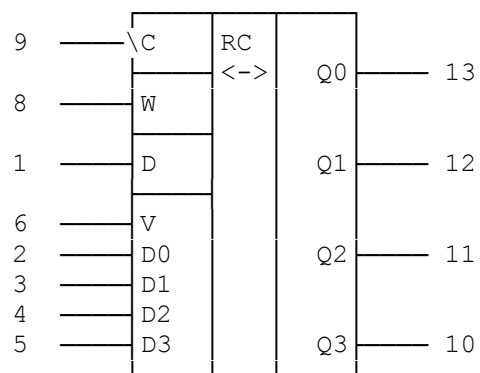


Рис. 136

N выв.	Назначение	N выв.	Назначение
1	Вход выбора	9	Свободный
2	Вход выбора	10	Вход выбора
3	Выход тестовый	11	Вход установки в состояние низкого уровня
4	Вход синхронизации	12	Свободный
5	Вход синхронизации	13	Выход тестовый
6	Выход тестовый	14	Вход выбора
7	Выход делителя частоты	15	Вход выбора
8	Общий	16	Ucc

СССР - К555ПЦ1  
 США - SN74LS292

4-разрядный универсальный регистр сдвига

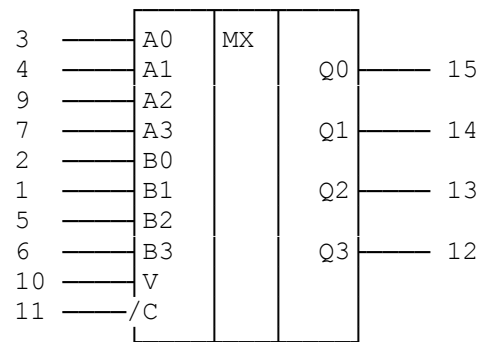


N выв.	Назначение	N выв.	Назначение
1	Вход информационный	8	Вход разрешения вы- хода
2	Вход информационный	9	Вход синхронизации
3	Вход информационный	10	Выход Q3
4	Вход информационный	11	Выход Q2
5	Вход информационный	12	Выход Q1
6	Вход выборки режима	13	Выход Q0
7	Общий	14	Ucc

Рис. 137

ГДР - DL295D  
 СССР - К555ИР16  
 США - SN74LS295

Четыре двухвходовых мультиплексора с запоминанием



N выв.	Назначение	N выв.	Назначение
1	Вход В1	9	Вход А2
2	Вход В0	10	Вход V
3	Вход А0	11	Вход С
4	Вход А1	12	Выход Q3
5	Вход В2	13	Выход Q2
6	Вход В3	14	Выход Q1
7	Вход А3	15	Выход Q0
8	Общий	16	Ucc

Рис. 138

ВР - 74LS298PC  
 СССР - К555КП13, КР1533КП13  
 США - SN74LS298, SN74ALS298

8-разрядный универсальный регистр сдвига

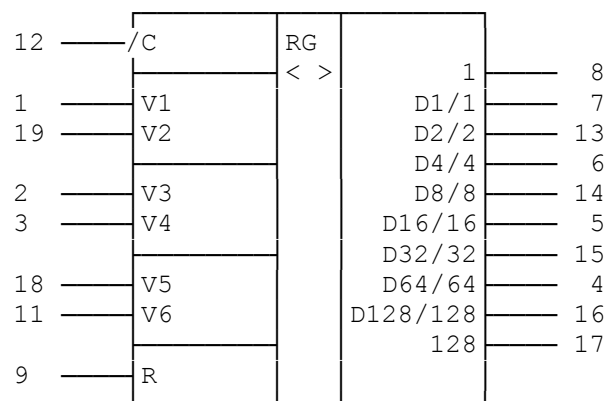


Рис. 139

N выв.	Назначение	N выв.	Назначение
1	Вход управления V1	11	Вход сдвига вправо
2	Вход разрешения вы- вода информации V3	12	Тактовый вход
3	Вход разрешения вы- вода информации V4	13	Вход/выход
4	Выход/выход	14	Вход/выход
5	Вход/выход	15	Вход/выход
6	Вход/выход	16	Вход/выход
7	Выход/выход	17	Выход
8	Выход	18	Вход сдвига влево
9	Вход сброса	19	Вход управления V2
10	Общий	20	Ucc

ГДР - DL299D  
 СССР - KP531ИР24  
 США - SN74S299, SN74LS299

8-разрядный универсальный регистр сдвига

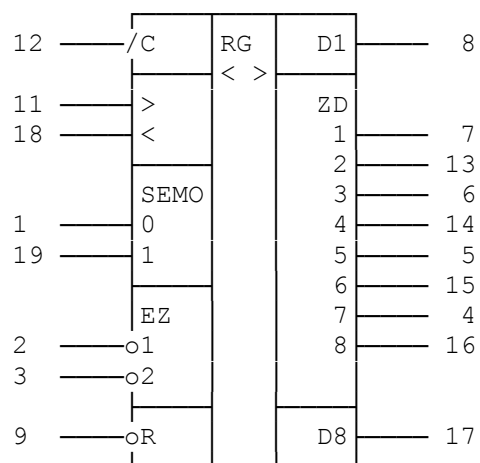
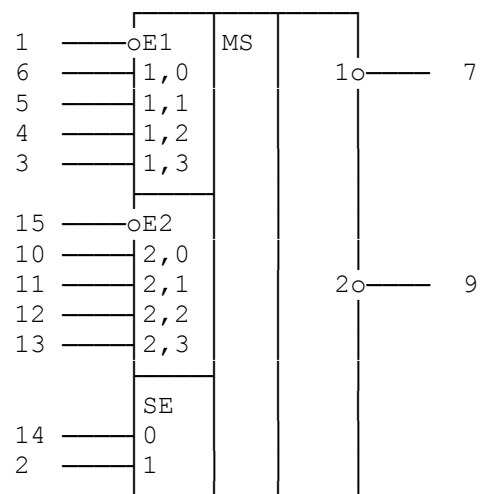


Рис. 140

N выв.	Назначение	N выв.	Назначение
1	Вход выбора режима	11	Вход сдвига вправо
2	Вход разрешения состояния высокого импеданса	12	Тактовый вход
3	Вход разрешения состояния высокого импеданса	13	Вход/выход данных
4	Вход/выход данных	14	Вход/выход данных
5	Вход/выход данных	15	Вход/выход данных
6	Вход/выход данных	16	Вход/выход данных
7	Вход/выход данных	17	Выход 8-го разряда данных
8	Выход 1-го разряда данных	18	Вход сдвига влево
9	Вход низкого уровня	19	Вход выбора режима
10	Общий	20	Uсс

СССР - КР1533ИР24  
США - SN74ALS373

Сдвоенный селектор-мультиплексор 4-1

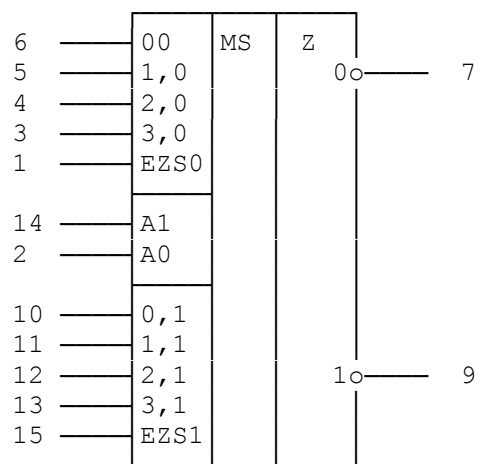


N выв.	Назначение	N выв.	Назначение
1	Вход разрешения E1	9	Выход информационный
2	Вход выбора SE1	10	Вход информационный
3	Вход информационный	11	Вход информационный
4	Вход информационный	12	Вход информационный
5	Вход информационный	13	Вход информационный
6	Вход информационный	14	Вход выбора SE0
7	Выход информационный	15	Вход разрешения E2
8	Общий	16	Ucc

СССР - КР1533КП19  
США - SN74ALS352

Рис. 141

Сдвоенный инверсный селектор-мультиплексор 4x1 с тремя состояниями на выходе

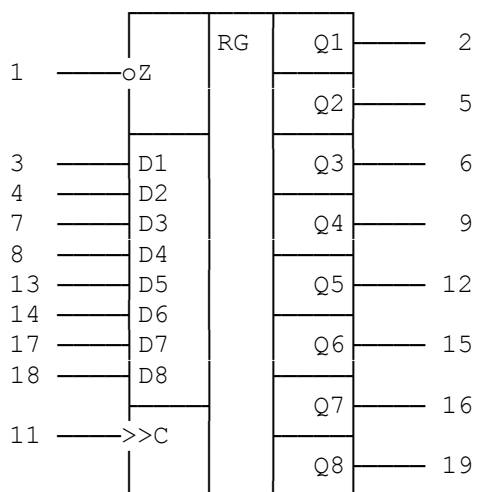


N выв.	Назначение	N выв.	Назначение
1	Вход контроля выхода	9	Выход 1
2	Вход выборки	10	Вход 0,1
3	Вход 3,0	11	Вход 1,1
4	Вход 2,0	12	Вход 2,1
5	Вход 1,0	13	Вход 3,1
6	Вход 00	14	Вход выборки
7	Выход 0	15	Вход контроля выхода
8	Общий	16	Ucc

СССР - КР1533КП17 (входы 1,15 - инвертируемые),  
 К555КП17, КМ555КП17  
 США - SN74LS353, SN74ALS353

Рис. 142

8-разрядный буферный регистр с потенциальным управлением



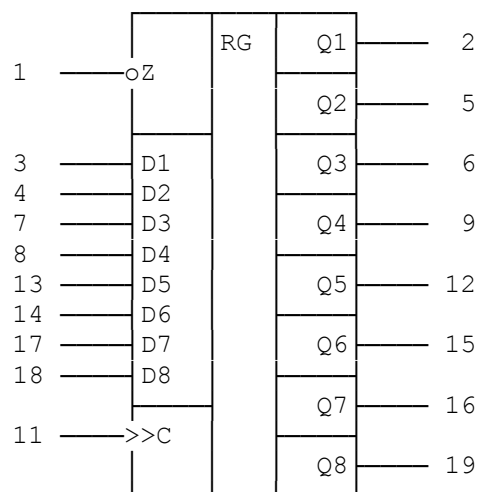
N выв.	Назначение	N выв.	Назначение
1	Вход считывания	11	Вход синхронизации
2	Выход разряда	12	Выход разряда
3	Информационный вход разряда	13	Информационный вход разряда
4	Информационный вход разряда	14	Информационный вход разряда
5	Выход разряда	15	Выход разряда
6	Выход разряда	16	Выход разряда
7	Информационный вход разряда	17	Информационный вход разряда
8	Информационный вход разряда	18	Информационный вход разряда
9	Выход разряда	19	Выход разряда
10	Общий	20	Ucc

Рис. 143

СССР - К555ИР22, КР531ИР22, КР1531ИР22  
 США - SN74S373, SN74LS373, 74F373



8-разрядный буферный регистр с импульсным управлением

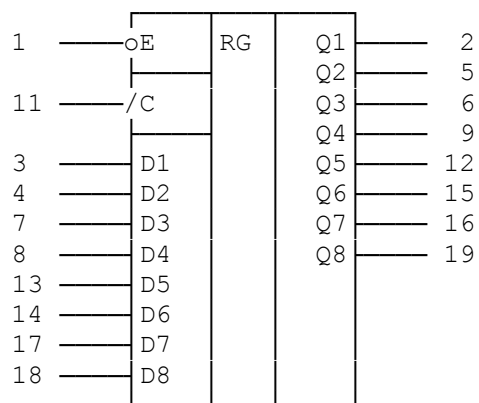


N выв.	Назначение	N выв.	Назначение
1	Вход считывания	11	Вход синхронизации
2	Выход разряда	12	Выход разряда
3	Информационный вход разряда	13	Информационный вход разряда
4	Информационный вход разряда	14	Информационный вход разряда
5	Выход разряда	15	Выход разряда
6	Выход разряда	16	Выход разряда
7	Информационный вход разряда	17	Информационный вход разряда
8	Информационный вход разряда	18	Информационный вход разряда
9	Выход разряда	19	Выход разряда
10	Общий	20	Ucc

Рис. 144

ГДР - DL374D  
 СССР - K555ИР23, КР531ИР23, КР1531ИР23  
 США - SN74S374, SN74LS374, 74F374

8-разрядный регистр с разрешением записи

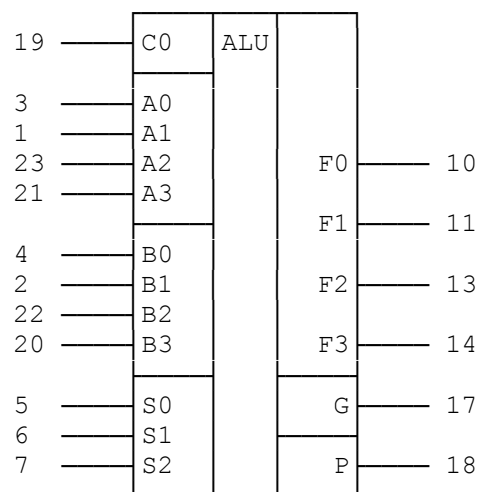


N выв.	Назначение	N выв.	Назначение
1	Вход Е	11	Вход С
2	Выход Q1	12	Выход Q5
3	Вход D1	13	Вход D5
4	Вход D2	14	Вход D6
5	Выход Q2	15	Выход Q6
6	Выход Q3	16	Выход Q7
7	Вход D3	17	Вход D7
8	Вход D4	18	Вход D8
9	Выход Q4	19	Выход Q8
10	Общий	20	Uсс

Рис. 145

СССР - К555ИР27  
США - SN74LS377

Арифметическо-логическое устройство

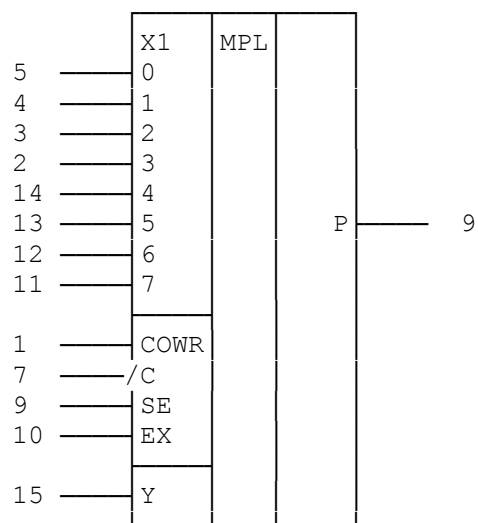


N выв.	Назначение	N выв.	Назначение
1	Вход разряда слова А, В	13	Выход разряда
2	Вход разряда слова А, В	14	Выход разряда
3	Вход разряда слова А, В	15	Свободный
4	Вход разряда слова А, В	16	Свободный
5	Вход выбора функций	17	Выход генерации переноса
6	Вход выбора функций	18	Выход распространения переноса
7	Вход выбора функций	19	Вход переноса
8	Свободный	20	Вход разряда слова А, В
9	Свободный	21	Вход разряда слова А, В
10	Выход разряда	22	Вход разряда слова А, В
11	Выход разряда	23	Вход разряда слова А, В
12	Общий	24	Ucc (+)

Рис. 146

СССР - КР531ИК2  
США - SN74S381

8-разрядный последовательно-параллельный двоичный перемножитель

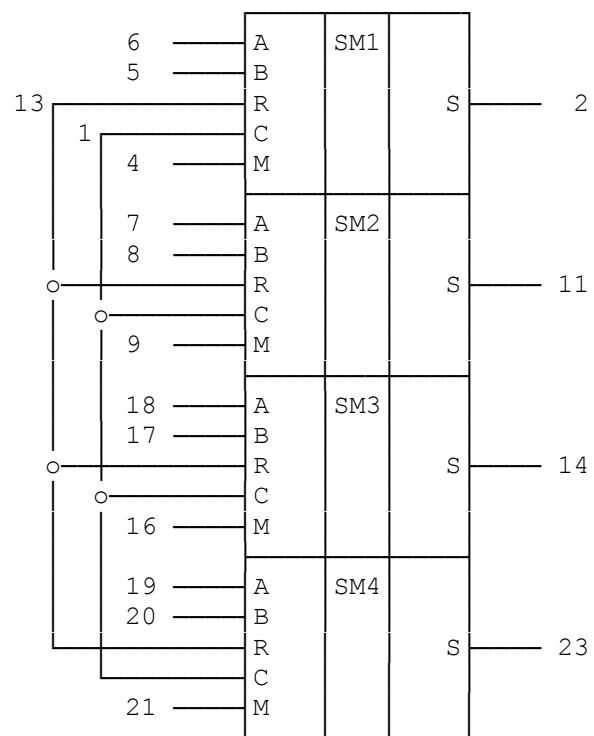


N выв.	Назначение	N выв.	Назначение
1	Вход управления	9	Вход выбора
2	Вход множимого	10	Вход расширения
3	Вход множимого	11	Вход множимого
4	Вход множимого	12	Вход множимого
5	Вход множимого	13	Вход множимого
6	Выход произведения	14	Вход множимого
7	Тактовый вход	15	Вход множителя
8	Общий	16	Ucc

СССР - К555ИП9  
США - SN74LS384

Рис. 147

4-разрядный сумматор-вычитатель

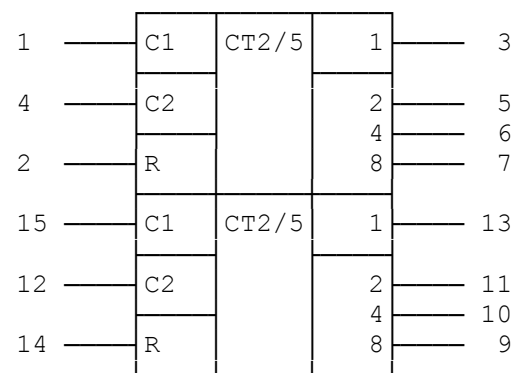


N выв.	Назначение	N выв.	Назначение
1	Тактовый вход	13	Сброс
2	Выход сумматора	14	Выход сумматора
3	Свободный	15	Свободный
4	Выбор режима	16	Выбор режима
5	Информационный вход	17	Информационный вход
6	Информационный вход	18	Информационный вход
7	Информационный вход	19	Информационный вход
8	Информационный вход	20	Информационный вход
9	Выбор режима	21	Выбор режима
10	Свободный	22	Свободный
11	Выход сумматора	23	Выход сумматора
12	Общий	24	Ucc

СССР - К555ИМ7  
США - SN74LS385

Рис. 148

Два двоично-десятичных счетчика с коэффициентами деления 2 и 5, с синхронизацией и сбросом



N выв.	Назначение	N выв.	Назначение
1	Вход	9	Выход
2	Вход установки "0"	10	Выход
3	Выход	11	Выход
4	Вход	12	Вход
5	Выход	13	Выход
6	Выход	14	Вход установки "0"
7	Выход	15	Вход
8	Общий	16	Ucc

Рис. 149

СССР - К555ИЕ20  
США - SN74LS390

Два 4-разрядных двоичных счетчика с индивидуальной синхронизацией и сбросом

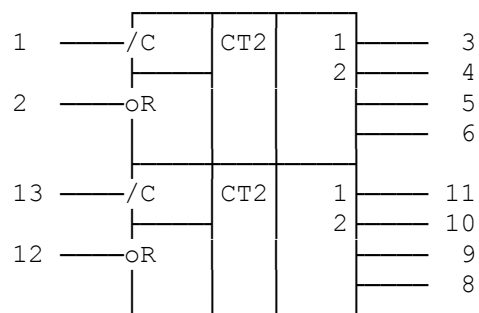


Рис. 150

N выв.	Назначение	N выв.	Назначение
1	Тактовый вход	8	Выход
2	Вход "сброс"	9	Выход
3	Выход	10	Выход
4	Выход	11	Выход
5	Выход	12	Вход "сброс"
6	Выход	13	Тактовый вход
7	Общий	14	Ucc

СССР - К555ИЕ19, КМ555ИЕ19

США - SN74LS393



Схема контроллера

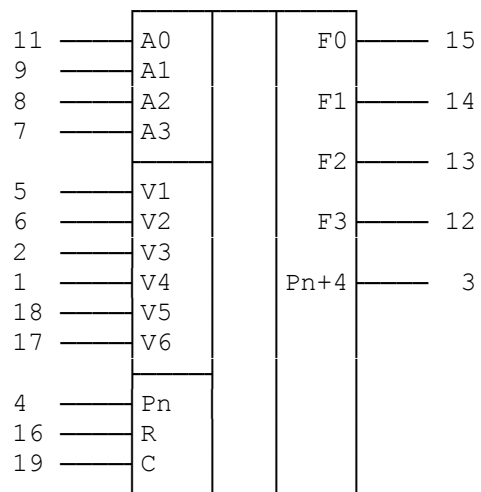
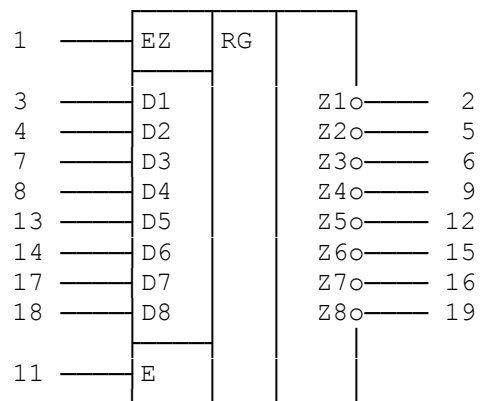


Рис. 151

N выв.	Назначение	N выв.	Назначение
1	Вход управления	11	Вход данных
2	Вход управления	12	Выход данных
3	Выход переноса	13	Выход данных
4	Вход переноса	14	Выход данных
5	Вход управления	15	Выход данных
6	Вход управления	16	Вход очистки
7	Вход данных	17	Вход управления
8	Вход данных	18	Вход управления
9	Вход данных	19	Тактовый вход
10	Общий	20	Ucc

СССР - KP531BГ1  
 США - SN74S482

8-разрядный регистр с статическим входом разрешения , с инверсными выходами, с тремя состояниями на выходе

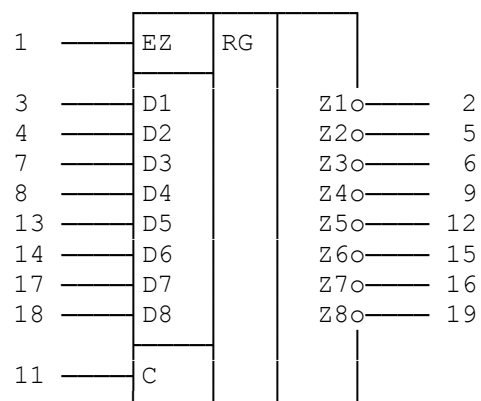


N выв.	Назначение	N выв.	Назначение
1	Вход	11	Вход
2	Инверсный выход	12	Инверсный выход
3	Вход	13	Вход
4	Вход	14	Вход
5	Инверсный выход	15	Инверсный выход
6	Инверсный выход	16	Инверсный выход
7	Вход	17	Вход
8	Вход	18	Вход
9	Инверсный выход	19	Инверсный выход
10	Общий	20	Uсс

Рис. 152

СССР - КР1531ИР40  
США - 74F533

8-разрядный регистр с динамическим входом синхронизации с инверсными выходами

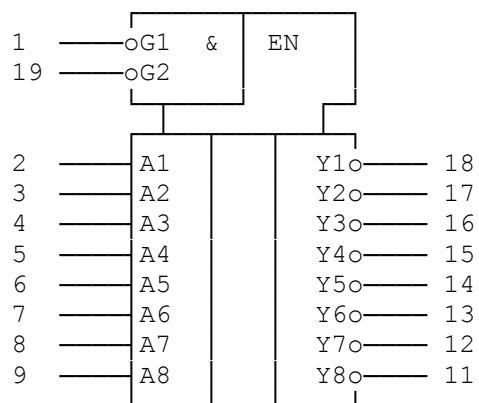


N выв.	Назначение	N выв.	Назначение
1	Вход	11	Вход
2	Инверсный выход	12	Инверсный выход
3	Вход	13	Вход
4	Вход	14	Вход
5	Инверсный выход	15	Инверсный выход
6	Инверсный выход	16	Инверсный выход
7	Вход	17	Вход
8	Вход	18	Вход
9	Инверсный выход	19	Инверсный выход
10	Общий	20	Ucc

Рис. 153

СССР - КР1531ИР41  
США - 74F534

Шинный формирователь с тремя устойчивыми состояниями, для 8-разрядных слов, инвертирующий

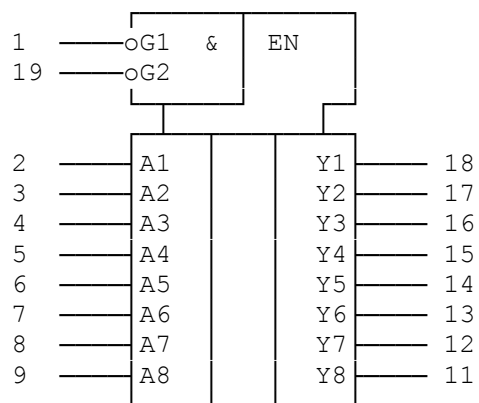


N выв.	Назначение	N выв.	Назначение
1	Вход G1	11	Выход Y8
2	Вход A1	12	Выход Y7
3	Вход A2	13	Выход Y6
4	Вход A3	14	Выход Y5
5	Вход A4	15	Выход Y4
6	Вход A5	16	Выход Y3
7	Вход A6	17	Выход Y2
8	Вход A7	18	Выход Y1
9	Вход A8	19	Выход G2
10	Общий	20	Ucc

Рис. 154

ГДР - DL540D  
США - SN74LS540

Шинный формирователь с тремя устойчивыми состояниями, для 8-разрядных слов, не инвертирующий



N выв.	Назначение	N выв.	Назначение
1	Вход G1	11	Выход Y8
2	Вход A1	12	Выход Y7
3	Вход A2	13	Выход Y6
4	Вход A3	14	Выход Y5
5	Вход A4	15	Выход Y4
6	Вход A5	16	Выход Y3
7	Вход A6	17	Выход Y2
8	Вход A7	18	Выход Y1
9	Вход A8	19	Выход G2
10	Общий	20	Ucc

Рис. 155

ГДР - DL541D  
США - SN74LS541

8-разрядный буферный регистр

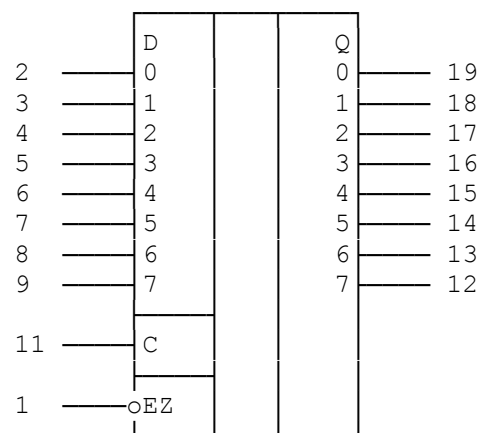


Рис. 156

N выв.	Назначение	N выв.	Назначение
1	Вход разрешения состояния высокого импеданса	11	Вход стробирования
2	Информационный вход	12	Информационный выход
3	Информационный вход	13	Информационный выход
4	Информационный вход	14	Информационный выход
5	Информационный вход	15	Информационный выход
6	Информационный вход	16	Информационный выход
7	Информационный вход	17	Информационный выход
8	Информационный вход	18	Информационный выход
9	Информационный вход	19	Информационный выход
10	Общий	20	Ucc

СССР - КР1533ИР33  
США - SN74ALS573

8-разрядный буферный регистр с тремя состояниями на выходе

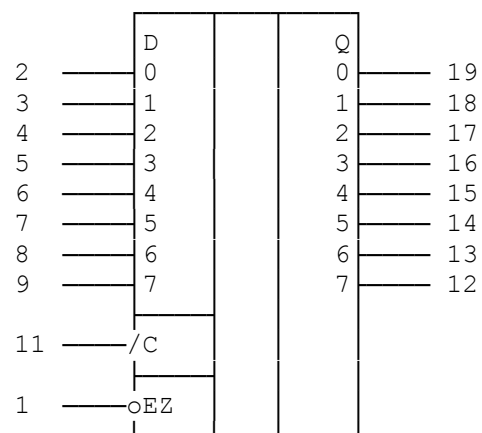
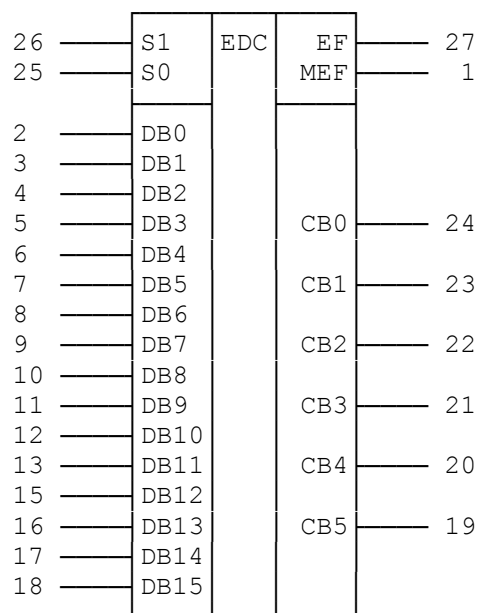


Рис. 157

N выв.	Назначение	N выв.	Назначение
1	Вход разрешения снятия состояния высокого импеданса с выхода	11	Тактовый вход
2	Информационный вход	12	Информационный выход
3	Информационный вход	13	Информационный выход
4	Информационный вход	14	Информационный выход
5	Информационный вход	15	Информационный выход
6	Информационный вход	16	Информационный выход
7	Информационный вход	17	Информационный выход
8	Информационный вход	18	Информационный выход
9	Информационный вход	19	Информационный выход
10	Общий	20	Ucc

СССР - KP1533ИР37  
 США - SN74ALS574

16-разрядная схема контроля по коду Хемминга



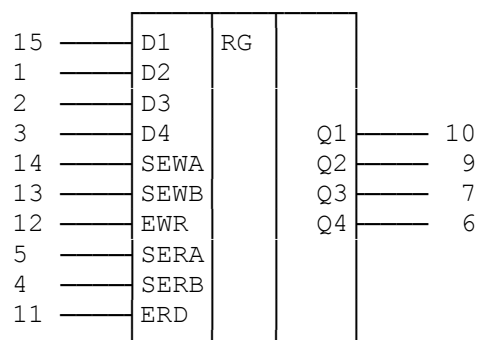
N выв.	Назначение	N выв.	Назначение
1	Вход флажка ошибки	15	Вход/выход разряда
2	Вход/выход разряда	16	Вход/выход разряда
3	Вход/выход разряда	17	Вход/выход разряда
4	Вход/выход разряда	18	Вход/выход разряда
5	Вход/выход разряда	19	Вход/выход разряда
6	Вход/выход разряда	20	Вход/выход разряда
7	Вход/выход разряда	21	Вход/выход разряда
8	Вход/выход разряда	22	Вход/выход разряда
9	Вход/выход разряда	23	Вход/выход разряда
10	Вход/выход разряда	24	Вход/выход разряда
11	Вход/выход разряда	25	Вход выбора режима
12	Вход/выход разряда	26	Вход выбора режима
13	Вход/выход разряда	27	Выход флажка ошибки
14	Общий	28	Ucc

СССР - К555ВЖ1  
США - SN74LS630

Рис. 158



Четыре 4-разрядных регистра с тремя состояниями

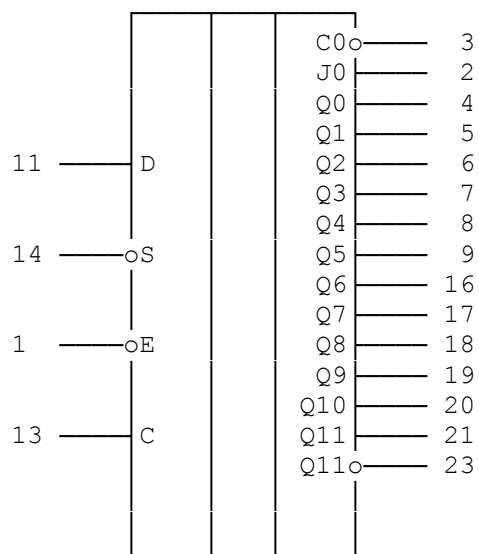


N выв.	Назначение	N выв.	Назначение
1	Информационный вход	9	Выход
2	Информационный вход	10	Выход
3	Информационный вход	11	Разрешение чтения
4	Выборка чтения	12	Разрешение записи
5	Выборка чтения	13	Выборка записи
6	Выход	14	Выборка записи
7	Выход	15	Информационный вход
8	Общий	16	Ucc

Рис. 159

СССР - К555ИР26, КМ555ИР26  
США - SN74LS670

12-разрядный регистр последовательного приближения



N выв.	Назначение	N выв.	Назначение
1	Вход E	13	Вход C
2	Выход J0	14	Вход S
3	Выход	15	Свободный
4	Выход	16	Выход Q6
5	Выход	17	Выход Q7
6	Выход	18	Выход Q8
7	Выход	19	Выход Q9
8	Выход	20	Выход Q10
9	Выход	21	Выход Q11
10	Свободный	22	Свободный
11	Вход D	23	Выход Q11
12	Общий	24	Ucc

Рис. 160

СССР - K155ИР17  
 ЧСФР - МНВ1504, МНС1504  
 США - АМ2504

Восьмивходовый расширитель по ИЛИ

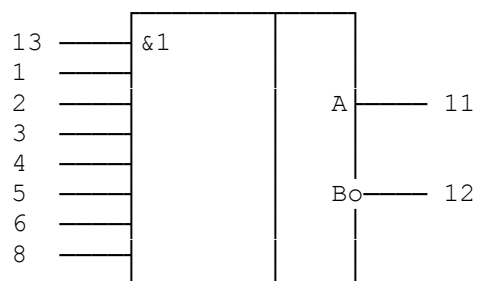
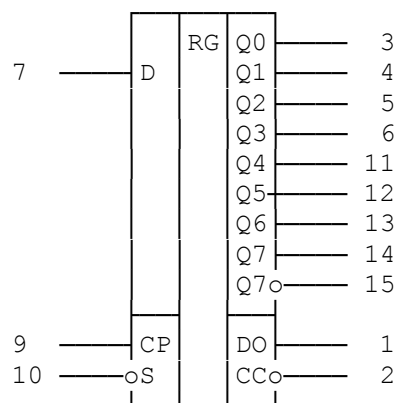


Рис. 161

N выв.	Назначение	N выв.	Назначение
1	Вход	8	Вход
2	Вход	9	Свободный
3	Вход	10	Свободный
4	Вход	11	Выход А
5	Вход	12	Выход В
6	Вход	13	Вход
7	Общий	14	Ucc

СССР - К155ЛД3, КМ155ЛД3

8-разрядный регистр последовательного приближения

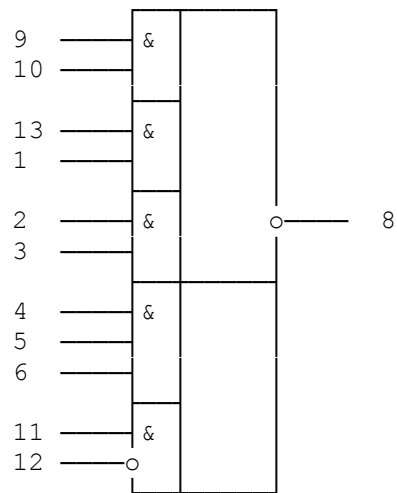


N выв.	Назначение	N выв.	Назначение
1	Выход DO	9	Вход CP
2	Выход CC	10	Вход S
3	Выход Q0	11	Выход Q4
4	Выход Q1	12	Выход Q5
5	Выход Q2	13	Выход Q6
6	Выход Q3	14	Выход Q7
7	Вход D	15	Выход Q7
8	Общий	16	Ucc

Рис. 162

ЧСФР - МНВ1502, МНС1502  
 США - АМ2502

Логический элемент 2-2-2-3И-4ИЛИ-НЕ с возможностью расширения по ИЛИ



N выв.	Назначение	N выв.	Назначение
1	Вход	8	Выход
2	Вход	9	Вход
3	Вход	10	Вход
4	Вход	11	Вход
5	Вход	12	Вход
6	Вход	13	Вход
7	Общий	14	Усс

СССР - К155ЛР3

Рис. 163

Схема быстродействующего умножителя 2х4

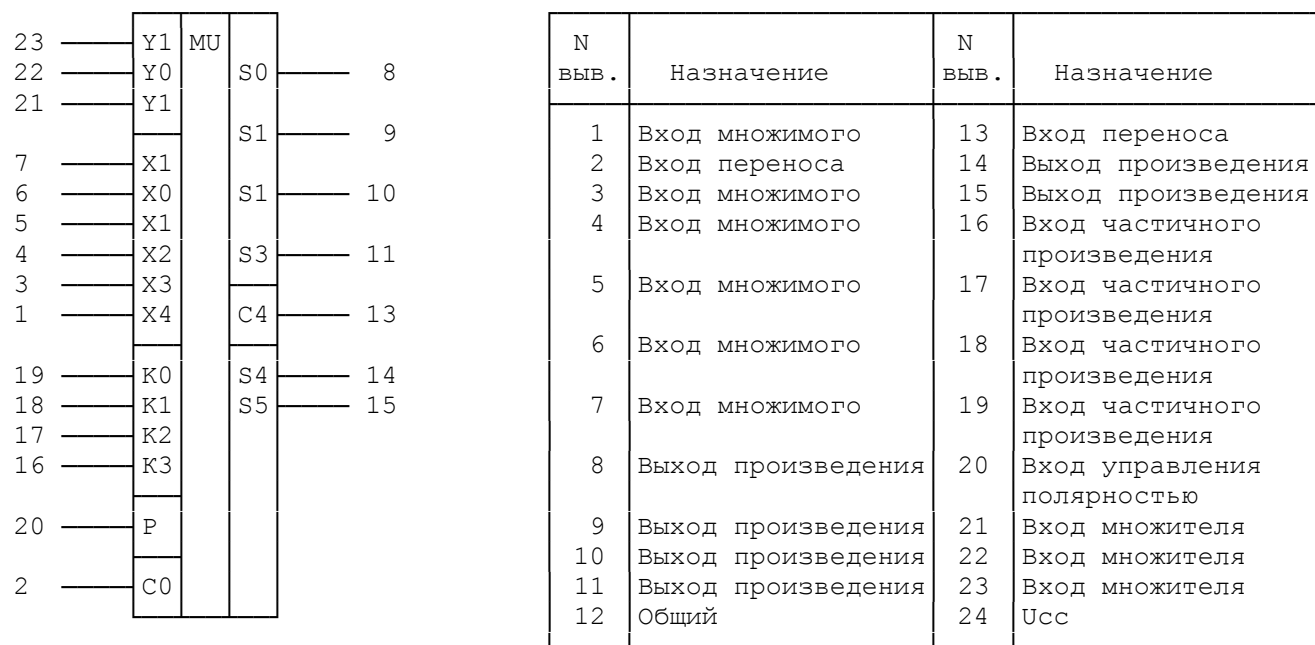
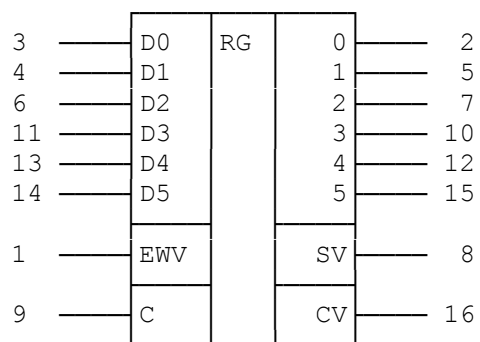


Рис. 164

СССР - КР531ИК1  
США - AM25S05N

6-разрядный параллельный регистр с D-триггерами



N выв.	Назначение	N выв.	Назначение
1	Вход разрешения записи	9	Вход тактовых импульсов
2	Выход 0 разряда	10	Выход 3 разряда
3	Вход 0 разряда	11	Вход 3 разряда
4	Вход 1 разряда	12	Выход 4 разряда
5	Выход 1 разряда	13	Вход 4 разряда
6	Вход 2 разряда	14	Вход 5 разряда
7	Выход 2 разряда	15	Выход 5 разряда
8	Общий	16	Ucc

Рис. 165

СССР - КС531ИР18  
США - АМ25S07

4-разрядный параллельный регистр с D-триггерами

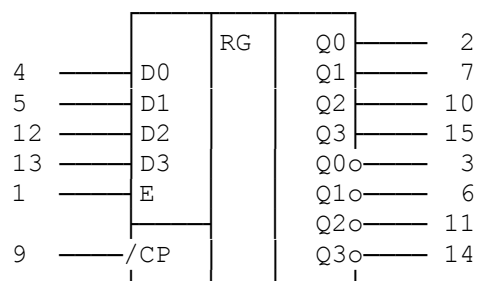


Рис. 166

N выв.	Назначение	N выв.	Назначение
1	Вход разрешения записи	9	Вход тактовых импульсов
2	Выход 0 разряда	10	Выход 2 разряда
3	Инвертирующий выход 0 разряда	11	Инвертирующий выход 2 разряда
4	Вход 0 разряда	12	Вход 2 разряда
5	Вход 1 разряда	13	Вход 3 разряда
6	Инвертирующий выход 1 разряда	14	Инвертирующий выход 3 разряда
7	Выход 1 разряда	15	Выход 3 разряда
8	Общий	16	Ucc

СССР - КС531ИР19

США - АМ25S08



4-разрядный двухвходовый регистр

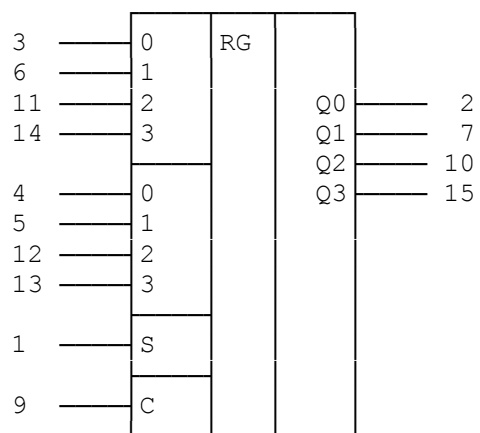


Рис. 167

N выв.	Назначение	N выв.	Назначение
1	Вход управления селекторами 2-1	9	Вход тактовых импульсов
2	Выход 0 разряда	10	Выход 2 разряда
3	Вход 1-го адреса; 0 разряда	11	Вход 1-го адреса; 2 разряда
4	Вход 2-го адреса; 0 разряда	12	Вход 2-го адреса; 2 разряда
5	Вход 2-го адреса; 1 разряда	13	Вход 2-го адреса; 3 разряда
6	Вход 1-го адреса; 1 разряда	14	Вход 1-го адреса; 3 разряда
7	Выход 1 разряда	15	Выход 3 разряда
8	Общий	16	Ucc

СССР - КС531ИР20  
США - АМ25S09

4-разрядное устройство сдвига

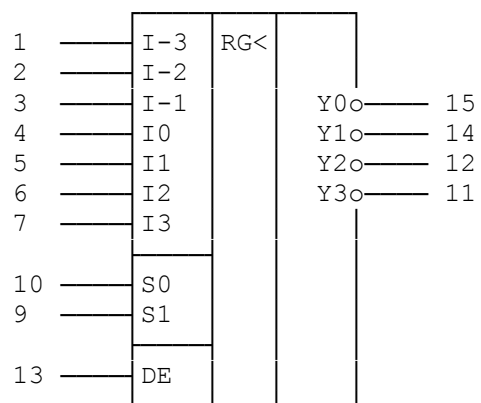


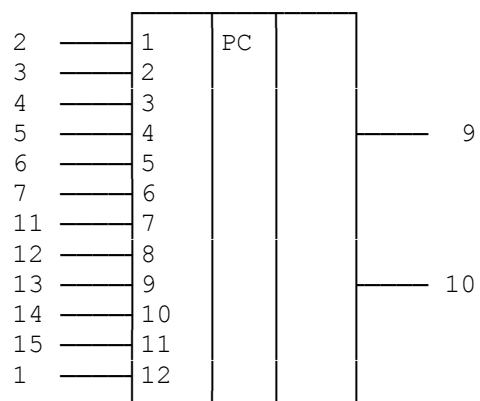
Рис. 168

N выв.	Назначение	N выв.	Назначение
1	Вход 3 разряда	9	Вход управления
2	Вход 2 разряда	10	Вход управления
3	Вход 1 разряда	11	Инверсный выход 3 разряда
4	Вход 0 разряда	12	Инверсный выход 2 разряда
5	Вход 1 разряда	13	Вход разрешения
6	Вход 2 разряда	14	Инверсный выход 1 разряда
7	Вход 3 разряда	15	Инверсный выход 0 разряда
8	Общий	16	Ucc

СССР - КС531ИР21

США - АМ25S10

12-разрядная схема контроля четности

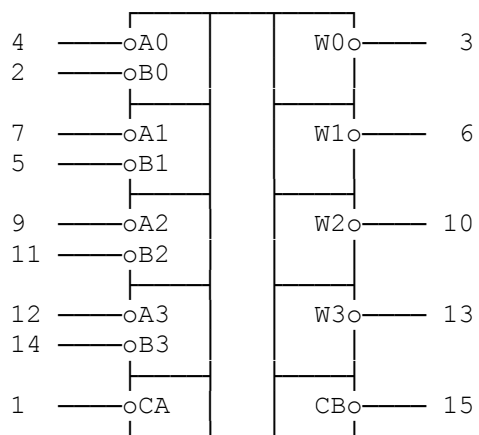


N выв.	Назначение	N выв.	Назначение
1	Информационный вход	9	Нечетный вход
2	Информационный вход	10	Четный выход
3	Информационный вход	11	Информационный вход
4	Информационный вход	12	Разрешение записи
5	Информационный вход	13	Информационный вход
6	Информационный вход	14	Информационный вход
7	Информационный вход	15	Информационный вход
8	Общий	16	Ucc

Рис. 169

СССР - КР531ИП10  
США - AM93S48

Двухнаправленный усилитель-формирователь

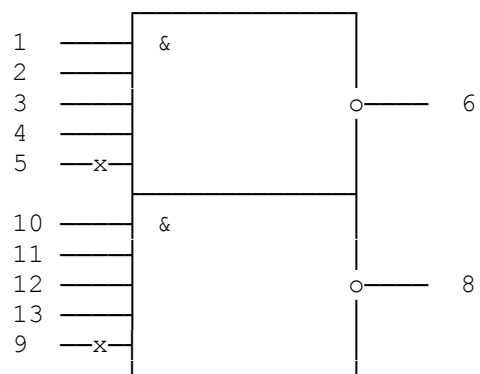


N выв.	Назначение	N выв.	Назначение
1	Вход разрешения	9	Вход
2	Выход	10	Выход/вход
3	Выход/вход	11	Выход
4	Вход	12	Вход
5	Выход	13	Выход/вход
6	Выход/вход	14	Выход
7	Вход	15	Вход разрешения
8	Общий	16	Uсс

СССР - КР531АП2

Рис. 170

Два логических элемента 4И-НЕ (магистральный усилитель) с тремя состояниями на выходе

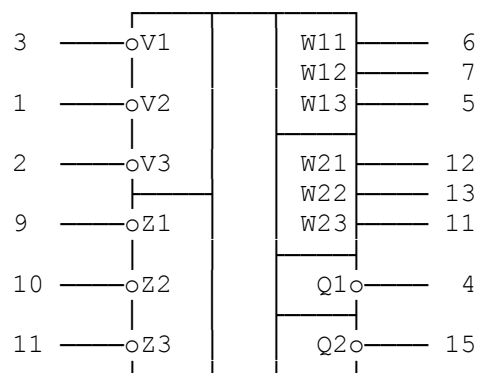


N выв.	Назначение	N выв.	Назначение
1	Вход	8	Выход
2	Вход	9	Вход управляющий
3	Вход	10	Вход
4	Вход	11	Вход
5	Вход управляющий	12	Вход
6	Выход	13	Вход
7	Общий	14	Ucc

Рис. 171

СССР - КР531ЛА17

Многофункциональный элемент для ЭВМ

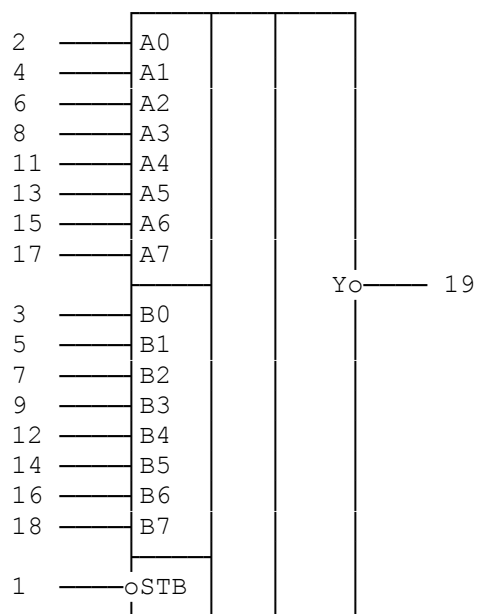


N выв.	Назначение	N выв.	Назначение
1	Адрес записи	9	Адрес считывания
2	Адрес записи	10	Адрес считывания
3	Адрес записи	11	Адрес считывания
4	Контрольный выход	12	Вход/выход
5	Вход/выход	13	Вход/выход
6	Вход/выход	14	Вход/выход
7	Вход/выход	15	Контрольный выход
8	Общий	16	Ucc

Рис. 172

СССР - КР531ХЛ1

8-разрядный компаратор



N выв.	Назначение	N выв.	Назначение
1	Вход STB	11	Вход A4
2	Вход A0	12	Вход B4
3	Вход B0	13	Вход A5
4	Вход A1	14	Вход B5
5	Вход B1	15	Вход A6
6	Вход A2	16	Вход B6
7	Вход B2	17	Вход A7
8	Вход A3	18	Вход B7
9	Вход B3	19	Выход Y
10	Общий	20	Ucc

ГДР - DL8121D  
США - AMZ8121

Рис. 173

Тактовый генератор

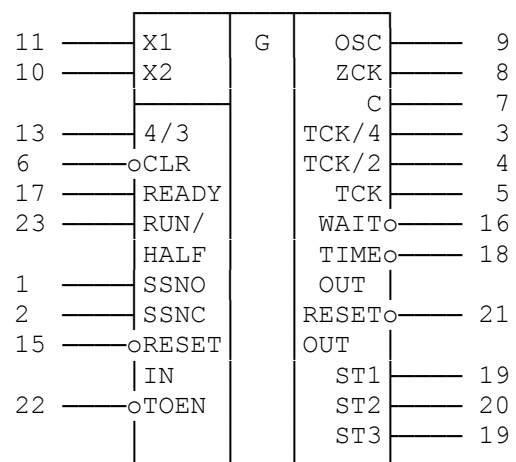


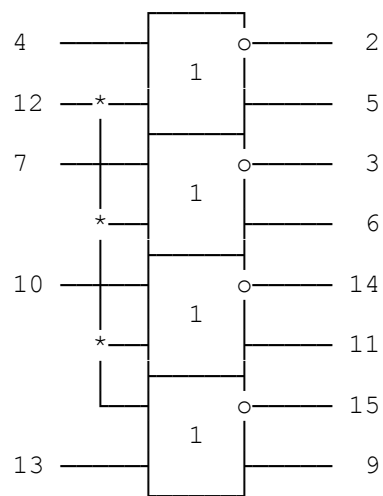
Рис. 174

N выв.	Назначение	N выв.	Назначение
1	Настройка импульсов	13	Вход 4/3
2	Настройка импульсов	14	Выход синхронизации
3	Выход TCK/4	15	Выход синхронизации
4	Выход TCK/2	16	Выход блокировки
5	Выход TCK	17	Вход связи
6	Вход CLR	18	Выход соединяющий
7	Вход C	19	Вход ST1
8	Выход ZCK	20	Вход ST2
9	Выход OSC	21	Вход ST3
10	Вход X2	22	Вход настройки
11	Вход X1	23	Вход/выход
12	Общий	24	Ucc

ГДР - DL8127D  
 США - AMZ8127



Четыре логических элемента 2ИЛИ-НЕ/ИЛИ

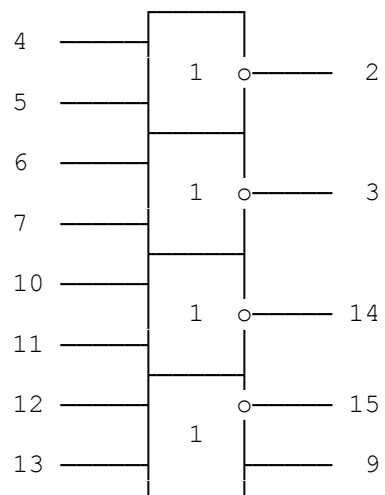


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Выход У8
2	Выход У1	10	Вход Х4
3	Выход У3	11	Выход У6
4	Вход Х1	12	Вход Х2
5	Выход У2	13	Вход Х5
6	Выход У4	14	Выход У5
7	Вход Х3	15	Выход У7
8	Ucc	16	Общий OV

СССР - К500ЛМ101  
США - МС10101

Рис. 175

Четыре логических элемента ИЛИ-НЕ/ИЛИ

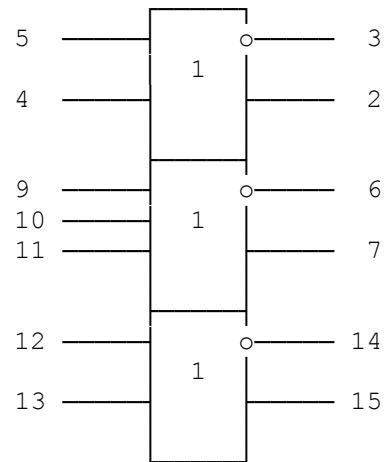


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Выход У5
2	Выход У1	10	Вход Х5
3	Выход У2	11	Вход Х6
4	Вход Х1	12	Вход Х7
5	Вход Х2	13	Вход Х8
6	Вход Х3	14	Выход У3
7	Вход Х4	15	Выход У4
8	Ucc	16	Общий OV

СССР - К500ЛМ102  
США - МС10102

Рис. 176

Три логических элемента ИЛИ-НЕ/ИЛИ

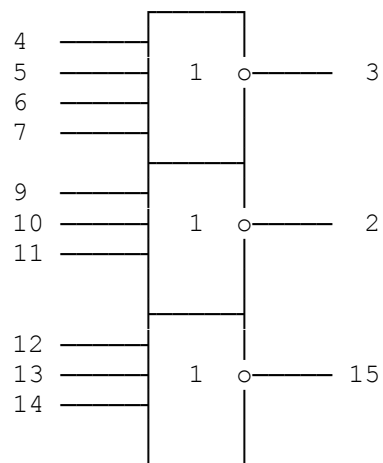


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X3
2	Выход Y2	10	Вход X4
3	Выход Y1	11	Вход X5
4	Вход X2	12	Вход X6
5	Вход X1	13	Вход X7
6	Выход Y3	14	Выход Y5
7	Выход Y4	15	Выход Y6
8	Ucc	16	Общий OV

СССР - К500ЛМ105  
США - MC10105

Рис. 177

Три логических элемента ИЛИ-НЕ

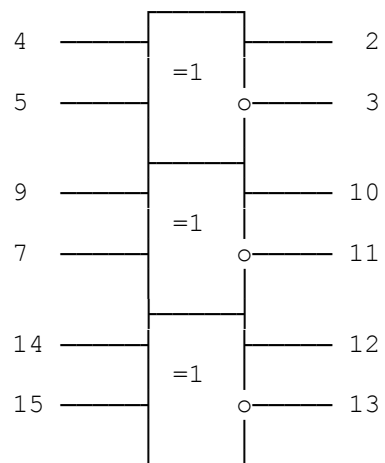


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X5
2	Выход Y2	10	Вход X6
3	Выход Y1	11	Вход X7
4	Вход X1	12	Вход X8
5	Вход X2	13	Вход X9
6	Вход X3	14	Вход X10
7	Вход X4	15	Выход Y3
8	Ucc	16	Общий OV

СССР - К500ЛЕ106  
США - MC10106

Рис. 178

Три логических элемента ИСКЛЮЧАЮЩЕЕ ИЛИ-НЕ/ИЛИ



N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X3
2	Выход Y1	10	Выход Y3
3	Выход Y2	11	Выход Y4
4	Вход X1	12	Выход Y5
5	Вход X2	13	Выход Y6
6	Свободный	14	Вход X5
7	Вход X4	15	Вход X6
8	Ucc	16	Общий OV

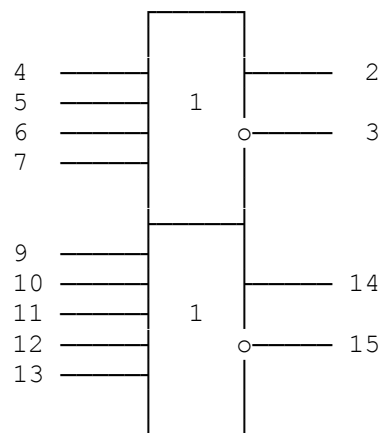
СССР - К500ЛП107

США - MC10107

У прототипа MC10107 - инверсн. выходы: 2,11,12

Рис. 179

Два логических элемента 5ИЛИ-НЕ/5ИЛИ и 4ИЛИ-НЕ/4ИЛИ



N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X5
2	Выход Y1	10	Вход X6
3	Выход Y2	11	Вход X7
4	Вход X1	12	Вход X8
5	Вход X2	13	Вход X9
6	Вход X3	14	Выход Y3
7	Вход X4	15	Выход Y4
8	Ucc	16	Общий OV

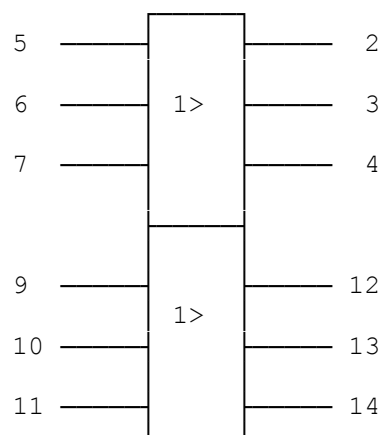
Рис. 180

СССР - К500ЛМ109

США - MC10109

У прототипа MC10109 - инверсн. выходы: 3 и 14

Два логических элемента ИЛИ с мощным выходом

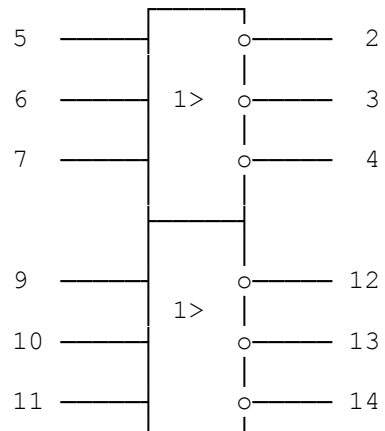


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X4
2	Выход Y1	10	Вход X5
3	Выход Y2	11	Вход X6
4	Выход Y3	12	Выход Y4
5	Вход X1	13	Выход Y5
6	Вход X2	14	Выход Y6
7	Вход X3	15	Общий OV1
8	Ucc	16	Общий OV2

СССР - К500ЛЛ110  
США - МС10110

Рис. 181

Два логических элемента ИЛИ-НЕ с мощным выходом



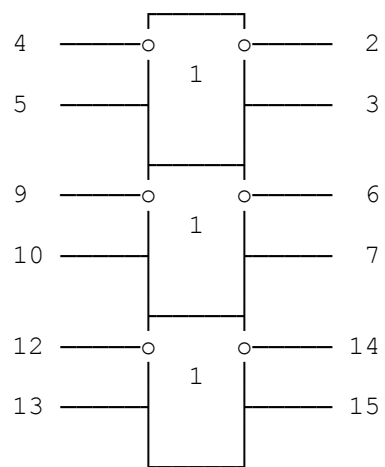
N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X4
2	Выход Y1	10	Вход X5
3	Выход Y2	11	Вход X6
4	Выход Y3	12	Выход Y4
5	Вход X1	13	Выход Y5
6	Вход X2	14	Выход Y6
7	Вход X3	15	Общий OV1
8	Ucc	16	Общий OV2

СССР - К500ЛЕ111  
США - MC10111

Рис. 182



Три приемника сигналов с линии

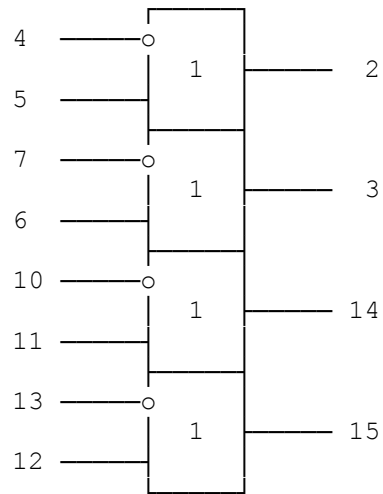


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X3
2	Выход Y1	10	Вход X4
3	Выход Y2	11	Уоп.
4	Вход X1	12	Вход X5
5	Вход X2	13	Вход X6
6	Выход Y3	14	Выход Y5
7	Выход Y4	15	Выход Y6
8	Ucc	16	Общий OV

СССР - К500ЛП114  
США - MC10114

Рис. 183

Четыре приемника сигналов с линии

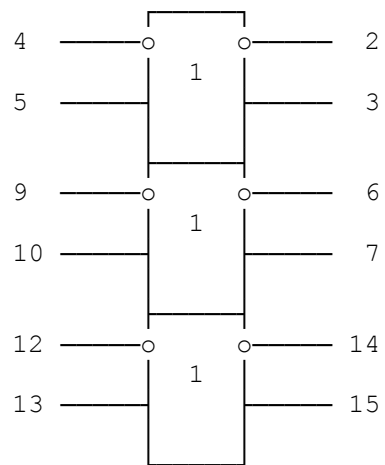


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Уоп.
2	Выход Y1	10	Вход X5
3	Выход Y2	11	Вход X6
4	Вход X1	12	Вход X8
5	Вход X2	13	Вход X7
6	Вход X4	14	Выход Y3
7	Вход X3	15	Выход Y4
8	Ucc	16	Общий OV

СССР - К500ЛП115  
США - MC10115

Рис. 184

Три приемника сигналов с линии

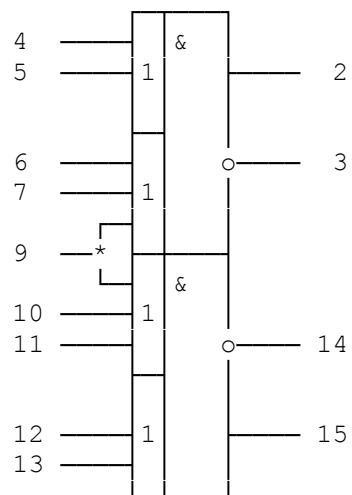


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X3
2	Выход Y1	10	Вход X4
3	Выход Y2	11	Уоп.
4	Вход X1	12	Вход X5
5	Вход X2	13	Вход X6
6	Выход Y3	14	Выход Y5
7	Выход Y4	15	Выход Y6
8	Ucc	16	Общий OV

СССР - К500ЛП116  
США - MC10116

Рис. 185

Два логических элемента 2-ЗИЛИ-2И/ИЛИ-2И-НЕ

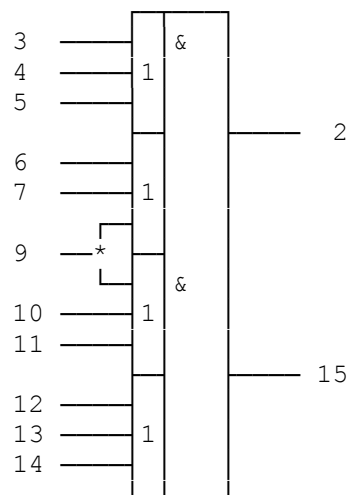


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X5
2	Выход Y1	10	Вход X6
3	Выход Y2	11	Вход X7
4	Вход X1	12	Вход X8
5	Вход X2	13	Вход X9
6	Вход X3	14	Выход Y3
7	Вход X4	15	Выход Y4
8	Ucc	16	Общий OV

СССР - К500ЛК117  
США - MC10117

Рис. 186

Два логических элемента ИЛИ-И

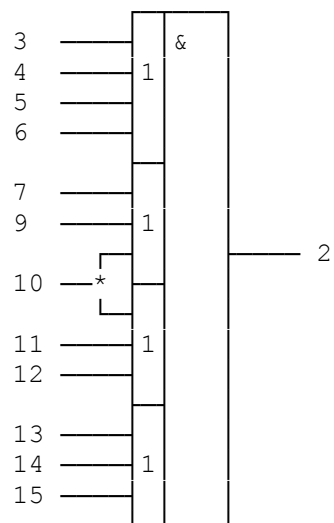


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X6
2	Выход Y1	10	Вход X7
3	Вход X1	11	Вход X8
4	Вход X2	12	Вход X9
5	Вход X3	13	Вход X10
6	Вход X4	14	Вход X11
7	Вход X5	15	Выход Y2
8	Ucc	16	Общий OV

СССР - К500ЛС118  
США - МС10118

Рис. 187

Логический элемент ИЛИ-4И

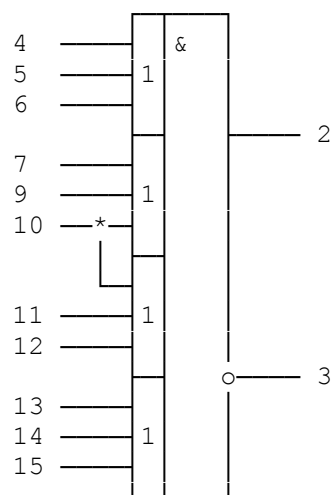


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X6
2	Выход Y	10	Вход X7
3	Вход X1	11	Вход X8
4	Вход X2	12	Вход X9
5	Вход X3	13	Вход X10
6	Вход X4	14	Вход X11
7	Вход X5	15	Вход X12
8	Ucc	16	Общий OV

СССР - К500ЛС119  
США - МС10119

Рис. 188

Логический элемент ИЛИ-И/ИЛИ-И-НЕ

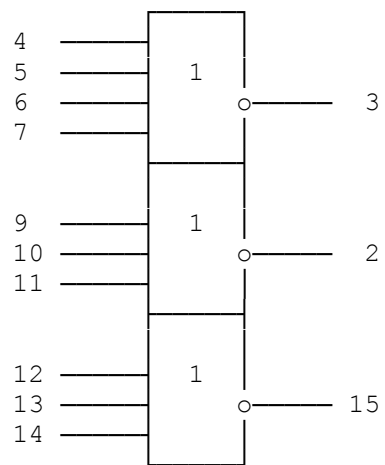


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X5
2	Выход Y1	10	Вход X6
3	Выход Y2	11	Вход X7
4	Вход X1	12	Вход X8
5	Вход X2	13	Вход X9
6	Вход X3	14	Вход X10
7	Вход X4	15	Вход X11
8	Ucc	16	Общий OV

СССР - К500ЛК121  
США - MC10121

Рис. 189

Три логических элемента ИЛИ-НЕ с мощным выходом (магистральный усилитель)



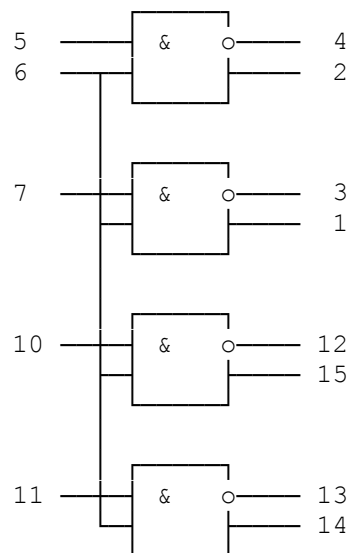
N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X5
2	Выход Y2	10	Вход X6
3	Выход Y1	11	Вход X7
4	Вход X1	12	Вход X8
5	Вход X2	13	Вход X9
6	Вход X3	14	Вход X10
7	Вход X4	15	Выход Y3
8	Ucc	16	Общий OV

СССР - К500ЛЕ123  
США - MC10123

Рис. 190



Преобразователи уровня

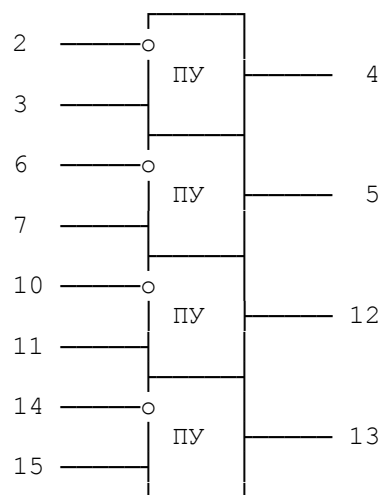


N выв.	Назначение	N выв.	Назначение
1	Выход У4	9	Ucc2
2	Выход У2	10	Вход Х4
3	Выход У3	11	Вход Х5
4	Выход У1	12	Выход У5
5	Вход Х1	13	Выход У7
6	Вход Х2	14	Выход У8
7	Вход Х3	15	Выход У6
8	Ucc1	16	Общий

СССР - К500ПУ124  
США - МС10124

Рис. 191

Преобразователь уровня

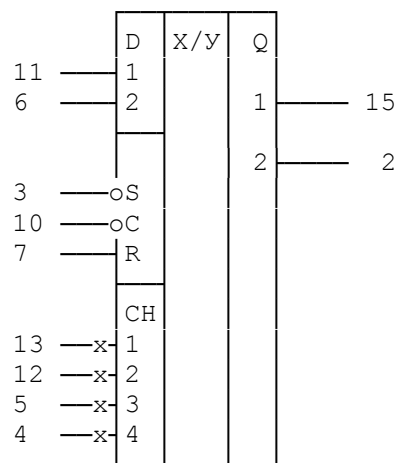


N выв.	Назначение	N выв.	Назначение
1	Уоп.	9	Усс2
2	Вход X1	10	Вход X5
3	Вход X2	11	Вход X6
4	Выход Y1	12	Выход Y3
5	Выход Y2	13	Выход Y4
6	Вход X3	14	Вход X7
7	Вход X4	15	Вход X8
8	Усс1	16	Общий

СССР - К500ПУ125  
США - МС10125

Рис. 192

Возбудитель линии

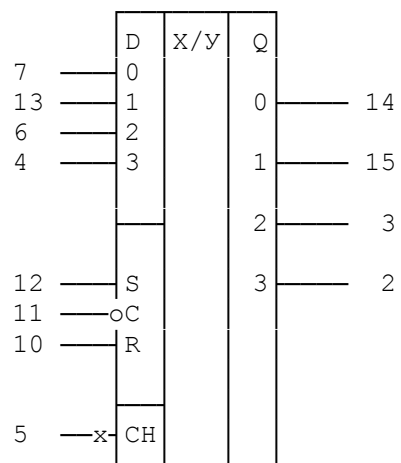


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Ucc2 $\bar{}$
2	Выход Q2	10	Вход $\bar{C}$
3	Вход "1" $\bar{S}$	11	Вход D1
4	Вход CH4	12	Вход CH2
5	Вход CH3	13	Вход CH1
6	Вход D2	14	Общий OV2
7	Вход "0" R	15	Выход Q1
8	Ucc1	16	Общий OV1

СССР - К500ЛП128  
США - MC10128

Рис. 193

Приемник сигналов с линии

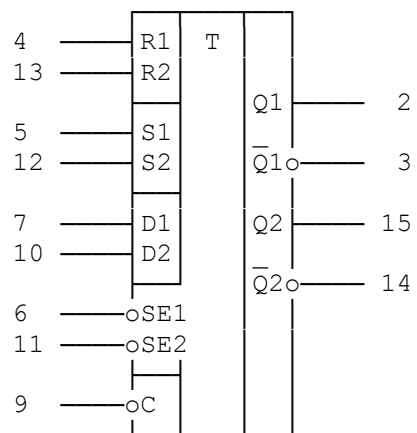


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Ucc2
2	Выход Q3	10	Вход "0" R
3	Выход Q2	11	Вход С
4	Вход D3	12	Вход "1" S
5	Вход CH	13	Вход D1
6	Вход D2	14	Выход Q0
7	Вход D0	15	Выход Q1
8	Ucc1	16	Общий OV

СССР - К500ЛП129  
США - MC10129

Рис. 194

Два D-триггера

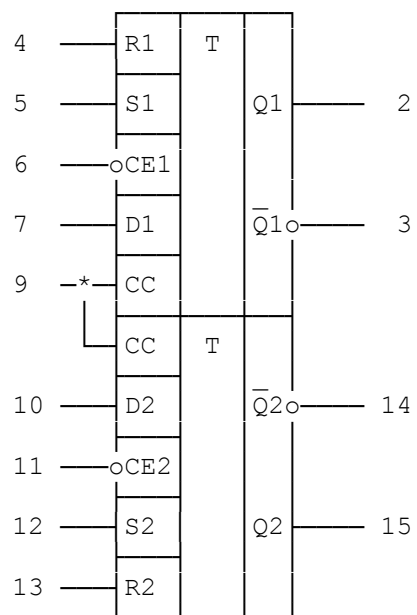


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход С
2	Выход Q1	10	Вход D2
3	Выход Q1	11	Вход SE2
4	Вход R1	12	Вход S2
5	Вход S1	13	Вход R2
6	Вход SE1	14	Выход Q2
7	Вход D1	15	Выход Q2
8	Ucc	16	Общий

СССР - К500ТМ130  
США - МС10130

Рис. 195

Два D-триггера

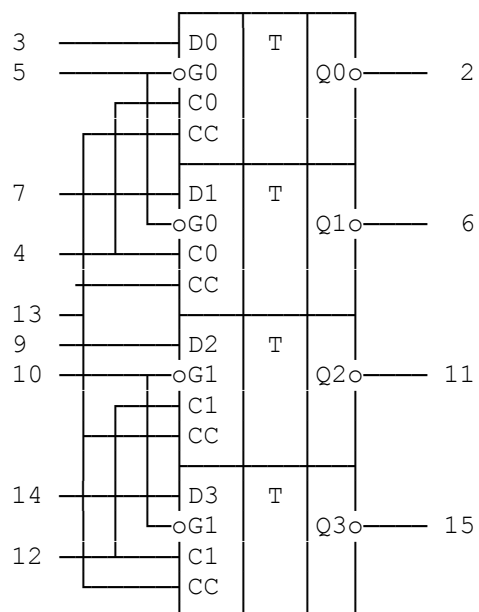


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход СС
2	Выход Q1	10	Вход D2
3	Выход Q1	11	Вход СЕ2
4	Вход R1	12	Вход S2
5	Вход S1	13	Вход R2
6	Вход СЕ1	14	Выход Q2
7	Вход D1	15	Выход Q2
8	Ucc	16	Общий OV

СССР - К500ТМ131  
США - МС10131

Рис. 196

Четыре D-триггера - защелки



N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход D2
2	Выход Q0	10	Вход G1
3	Вход D0	11	Выход Q2
4	Вход C0	12	Вход C1
5	Вход G0	13	Вход CC
6	Выход Q1	14	Вход D3
7	Вход D1	15	Выход Q3
8	Ucc	16	Общий OV

СССР - К500ТМ133

США - МС10133

Рис. 197

Два D-триггера

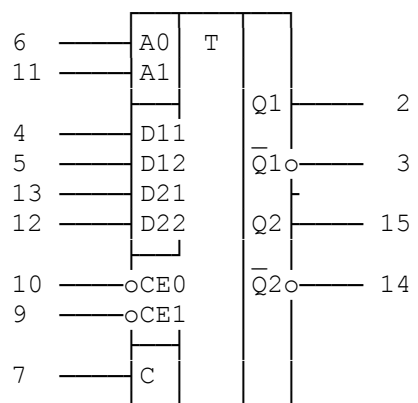


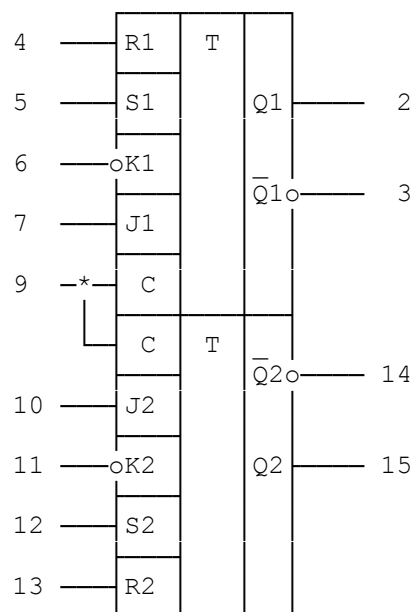
Рис. 198

N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход
2	Выход	10	Вход
3	Выход	11	Вход
4	Вход	12	Вход
5	Вход	13	Вход
6	Вход	14	Выход
7	Вход	15	Выход
8	Ucc	16	Общий

СССР - К500ТМ134  
США - МС10134



Два JK-триггера



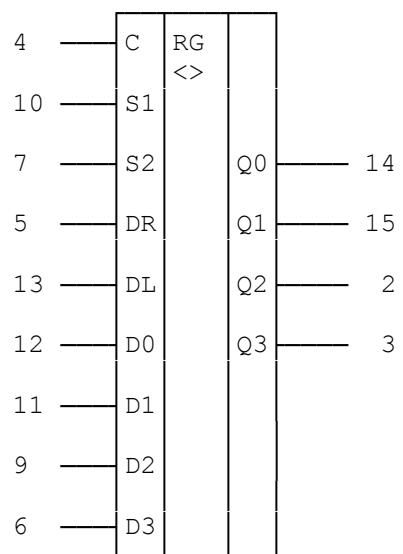
N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход С
2	Выход Q1	10	Вход J2
3	Выход Q1	11	Вход K2
4	Вход R1	12	Вход S2
5	Вход S1	13	Вход R2
6	Вход K1	14	Выход Q2
7	Вход J1	15	Выход Q2
8	Ucc	16	Общий OV

СССР - К500ТВ135

США - MC10135

Рис. 199

Универсальный 4-разрядный регистр сдвига

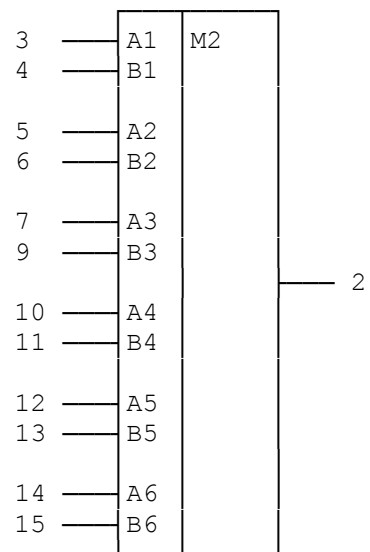


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход D2
2	Выход Q2	10	Вход S1
3	Выход Q3	11	Вход D1
4	Вход C	12	Вход D0
5	Вход DR	13	Вход DL
6	Вход D3	14	Выход Q0
7	Вход S2	15	Выход Q1
8	Ucc	16	Общий OV

СССР - К500ИР141  
США - MC10141

Рис. 200

Двенадцативходовая схема контроля четности

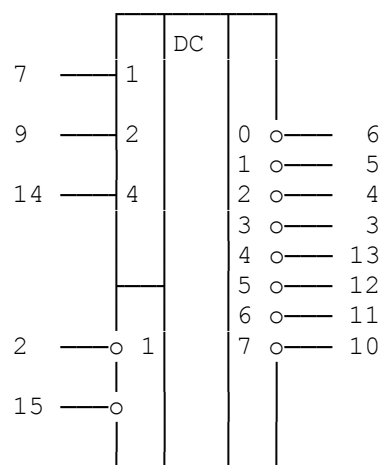


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход В3
2	Выход У	10	Вход А4
3	Вход А1	11	Вход В4
4	Вход В1	12	Вход А5
5	Вход А2	13	Вход В5
6	Вход В2	14	Вход А6
7	Вход А3	15	Вход В6
8	Ucc	16	Общий OV

СССР - К500ИЕ160  
США - МС10160

Рис. 201

3-разрядный дешифратор низкого уровня



N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X2
2	Вход X5	10	Выход Y7
3	Выход Y3	11	Выход Y6
4	Выход Y2	12	Выход Y5
5	Выход Y1	13	Выход Y4
6	Выход Y0	14	Вход X3
7	Вход X1	15	Вход X4
8	Ucc	16	Общий OV

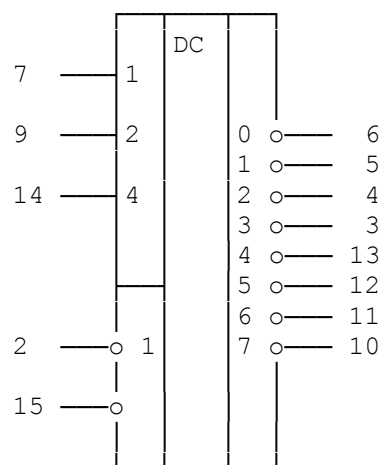
СССР - К500ИД161

США - MC10161

У прототипа MC10161 - все выходы без инверсии

Рис. 202

3-разрядный дешифратор высокого уровня

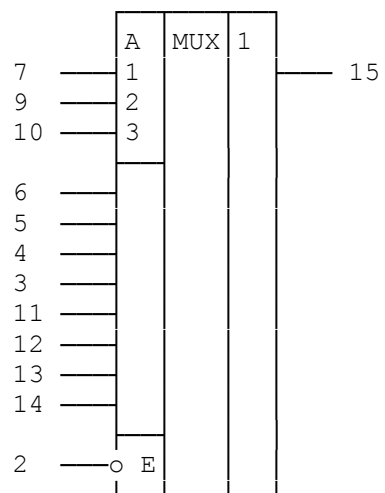


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X2
2	Вход X5	10	Выход Y7
3	Выход Y3	11	Выход Y6
4	Выход Y2	12	Выход Y5
5	Выход Y1	13	Выход Y4
6	Выход Y0	14	Вход X3
7	Вход X1	15	Вход X4
8	Ucc	16	Общий OV

СССР - К500ИЦ162  
США - MC10162

Рис. 203

Восьмиканальный мультиплексор

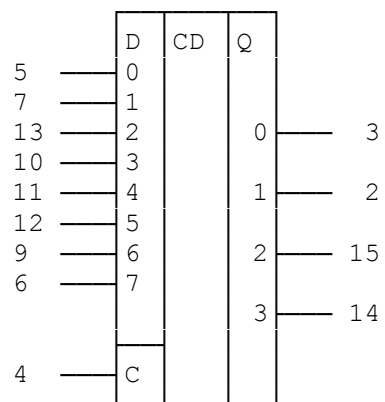


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход A2
2	Вход разр. $\bar{E}$	10	Вход A3
3	Вход X3	11	Вход X4
4	Вход X2	12	Вход X5
5	Вход X1	13	Вход X6
6	Вход X0	14	Вход X7
7	Вход A1	15	Выход Y
8	Ucc	16	Общий OV

СССР - К500ИД164  
США - MC10164

Рис. 204

Кодирующий элемент с приоритетом

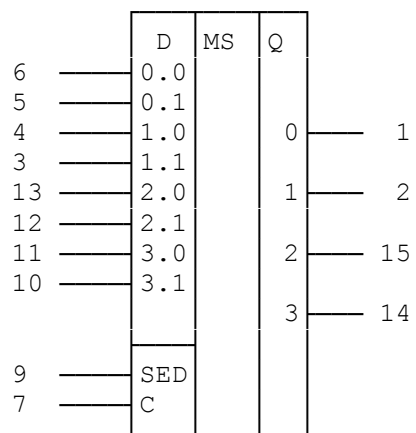


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход D6
2	Выход Q1	10	Вход D3
3	Выход Q0	11	Вход D4
4	Вход C	12	Вход D5
5	Вход D0	13	Вход D2
6	Вход D7	14	Выход Q3
7	Вход D1	15	Выход Q2
8	Ucc	16	Общий OV

Рис. 205

СССР - К500ИВ165  
США - MC10165

Четыре D-триггера с входными мультиплексорами



N выв.	Назначение	N выв.	Назначение
1	Выход Q0	9	Вход SED
2	Выход Q1	10	Вход D3.1
3	Вход D1.1	11	Вход D3.0
4	Вход D1.0	12	Вход D2.1
5	Вход D0.1	13	Вход D2.0
6	Вход D0.0	14	Выход Q3
7	Вход C	15	Выход Q2
8	Ucc	16	Общий

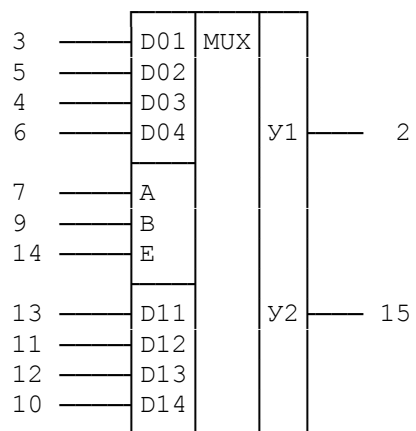
СССР - K500TM173

СССР - MC10173

Рис. 206



Сдвоенный четырехходовый мультиплексор

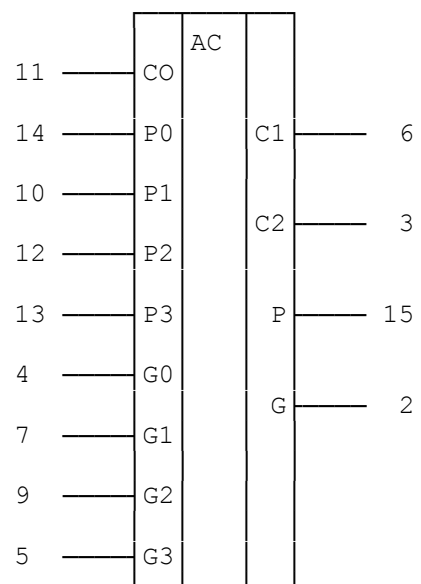


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход стробирующий
2	Выход Y1	10	Вход D14
3	Вход D01	11	Вход D12
4	Вход D03	12	Вход D13
5	Вход D02	13	Вход D11
6	Вход D04	14	Вход запрета
7	Вход стробирующий	15	Выход Y2
8	Ucc	16	Общий OV

Рис. 207

СССР - К500КП174  
США - MC10174

Схема быстрого переноса



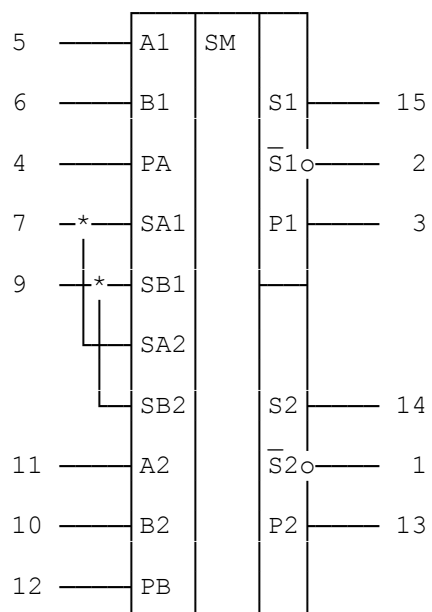
N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход G2
2	Выход G	10	Вход P1
3	Выход C2	11	Вход C0
4	Вход G0	12	Вход P2
5	Вход G3	13	Вход P3
6	Выход C1	14	Вход P0
7	Вход G1	15	Выход P
8	Ucc	16	Общий OV

СССР - К500ИП179

США - MC10179

Рис. 208

Сдвоенный высокоскоростной сумматор-вычитатель



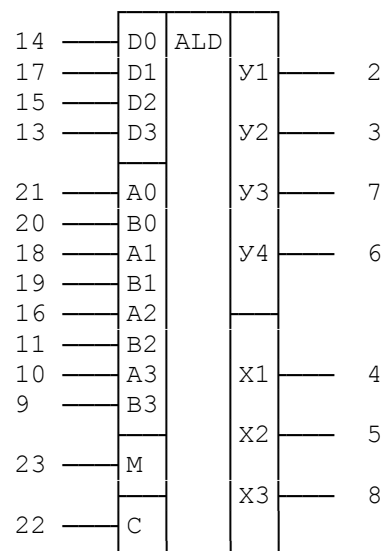
N выв.	Назначение	N выв.	Назначение
1	Выход S2	9	Вход SB1
2	Выход S1	10	Вход B2
3	Выход P1	11	Вход A2
4	Вход PA	12	Вход PB
5	Вход A1	13	Вход P2
6	Вход B1	14	Выход S2
7	Вход SA1	15	Выход S1
8	Ucc	16	Общий

СССР - К500ИМ180

США - MC10180

Рис. 209

Арифметико-логическое устройство на 16 операций с двумя 4-разрядными словами

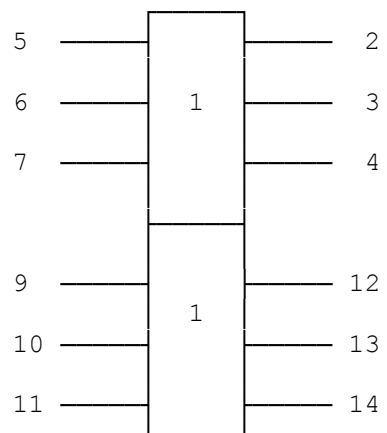


N выв.	Назначение	N выв.	Назначение
1	Общий	13	Вход D3
2	Выход Y1	14	Вход D0
3	Выход Y2	15	Вход D2
4	Выход X1	16	Вход A2
5	Выход X2	17	Вход D1
6	Выход Y4	18	Вход A1
7	Выход Y3	19	Вход B1
8	Выход X3	20	Вход B0
9	Вход B3	21	Вход A0
10	Вход A3	22	Вход C
11	Вход B2	23	Вход M
12	Ucc	24	Общий OV

СССР - К500ИП181  
США - MC10181

Рис. 210

Два логических элемента ИЛИ с мощным выходом



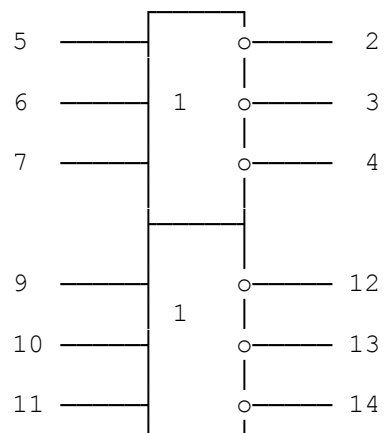
N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X4
2	Выход Y1	10	Вход X5
3	Выход Y2	11	Вход X6
4	Выход Y3	12	Выход Y4
5	Вход X1	13	Выход Y5
6	Вход X2	14	Выход Y6
7	Вход X3	15	Общий OV1
8	Ucc	16	Общий OV2

СССР - К500ЛЛ210

США - МС10210

Рис. 211

Два логических элемента ИЛИ-НЕ с мощным выходом

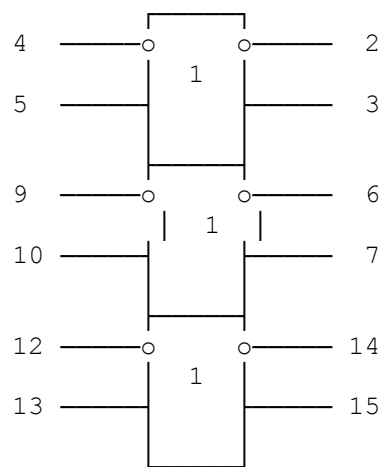


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X4
2	Выход Y1	10	Вход X5
3	Выход Y2	11	Вход X6
4	Выход Y3	12	Выход Y4
5	Вход X1	13	Выход Y5
6	Вход X2	14	Выход Y6
7	Вход X3	15	Общий OV1
8	Ucc	16	Общий OV2

СССР - К500ЛЕ211  
США - MC10211

Рис. 212

Три приемника сигналов с линии

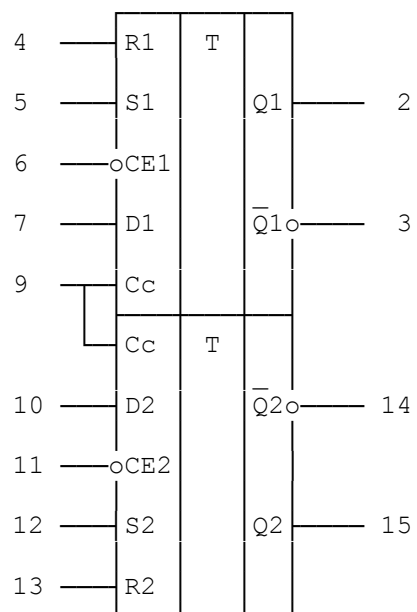


N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход X3
2	Выход Y1	10	Вход X4
3	Выход Y2	11	Уоп.
4	Вход X1	12	Вход X5
5	Вход X2	13	Вход X6
6	Выход Y3	14	Выход Y5
7	Выход Y4	15	Выход Y6
8	Uсс	16	Общий OV

СССР - К500ЛП216  
США - MC10216

Рис. 213

Два D-триггера



N выв.	Назначение	N выв.	Назначение
1	Общий	9	Вход Cc
2	Выход Q1	10	Вход D2
3	Выход Q1	11	Вход CE2
4	Вход R1	12	Вход S2
5	Вход S1	13	Вход R2
6	Вход CE1	14	Выход Q2
7	Вход D1	15	Выход Q2
8	Ucc	16	Общий OV

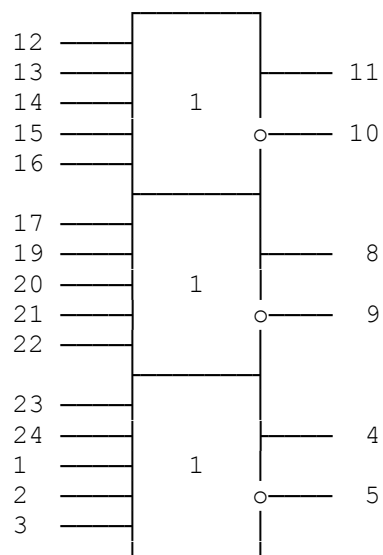
СССР - К500ТМ231

США - МС10231

Рис. 214



Три логических элемента 5ИЛИ/НЕ-ИЛИ

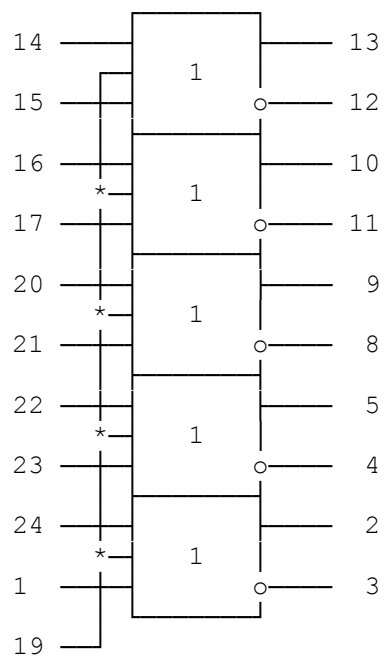


N выв.	Назначение	N выв.	Назначение
1	Вход X13	13	Вход X2
2	Вход X14	14	Вход X3
3	Вход X15	15	Вход X4
4	Выход Y5	16	Вход X5
5	Выход Y6	17	Вход X6
6	Общий	18	Uсс
7	Общий OV	19	Вход X7
8	Выход Y3	20	Вход X8
9	Выход Y4	21	Вход X9
10	Выход Y2	22	Вход X10
11	Выход Y1	23	Вход X11
12	Вход X1	24	Вход X12

СССР - К1500ЛМ101  
США - F100101

Рис. 215

Пять логических элементов 2ИЛИ-НЕ/ИЛИ (со стробированием)

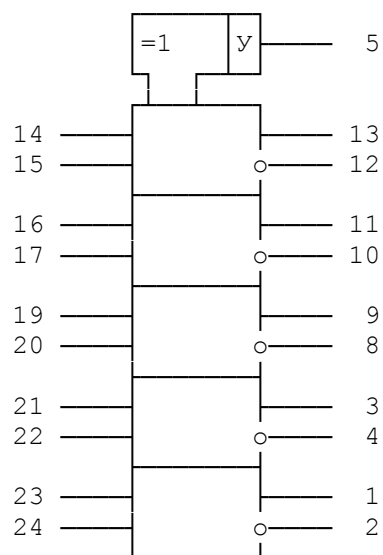


N выв.	Назначение	N выв.	Назначение
1	Вход X10	13	Выход Y1
2	Выход Y9	14	Вход X1
3	Выход Y10	15	Вход X2
4	Выход Y8	16	Вход X3
5	Выход Y7	17	Вход X4
6	Общий	18	Uсс
7	Общий OV	19	Вход V
8	Выход Y6	20	Вход X5
9	Выход Y5	21	Вход X6
10	Выход Y3	22	Вход X7
11	Выход Y4	23	Вход X8
12	Выход Y2	24	Вход X9

K1500JM102, F100102

Рис. 216

Пять логических элементов ИСКЛЮЧАЮЩЕЕ ИЛИ/НЕ-ИЛИ



N выв.	Назначение	N выв.	Назначение
1	Выход У5	13	Выход У1
2	Выход У5	14	Вход инф.А1
3	Выход У4	15	Вход инф.В1
4	Выход У4	16	Вход инф.А2
5	Выход срав.У	17	Вход инф.В2
6	Общий	18	Усс
7	Общий ОV	19	Вход инф.А3
8	Выход У3	20	Вход инф.В3
9	Выход У3	21	Вход инф.А4
10	Выход У2	22	Вход инф.В4
11	Выход У2	23	Вход инф.А5
12	Выход У1	24	Вход инф.В5

СССР - К1500ЛП107  
США - F100107

Рис. 217

Четыре магистральных передатчика со стробированием

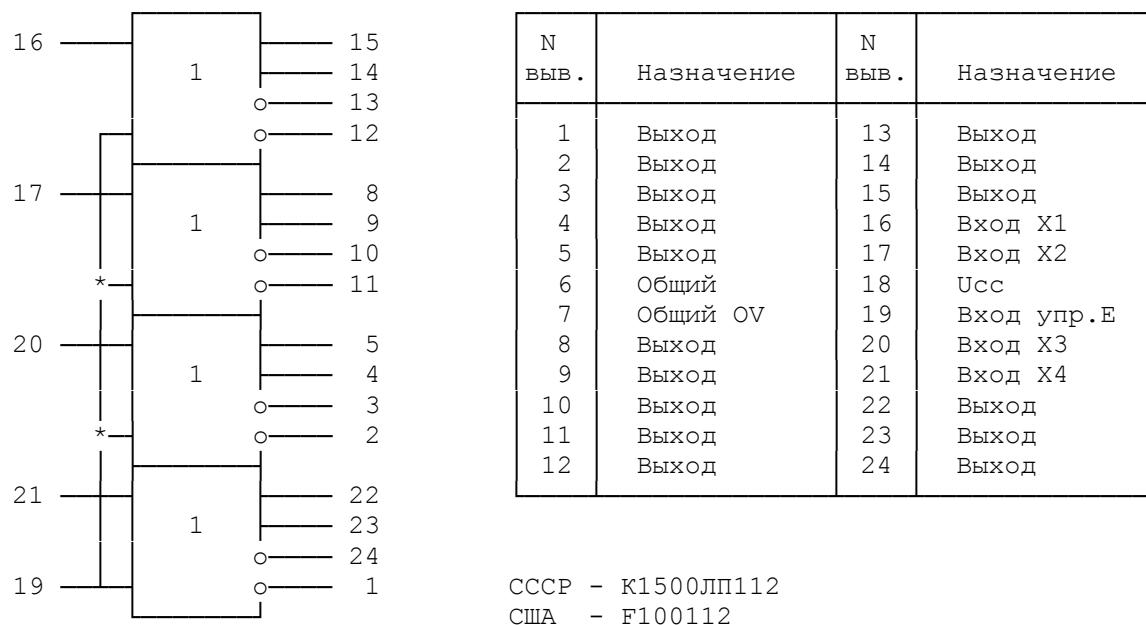
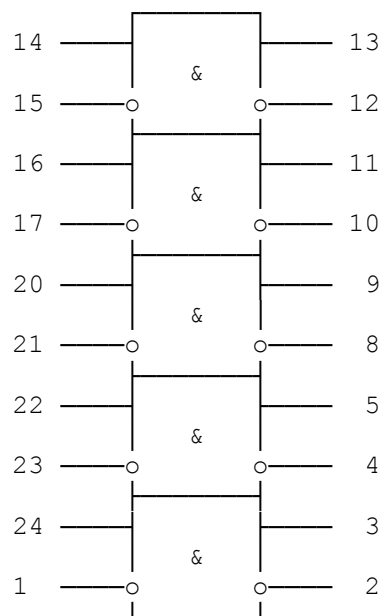


Рис. 218

5-разрядный дифференциальный приемник с линии



N выв.	Назначение	N выв.	Назначение
1	Вход X10	13	Выход Y1
2	Выход Y10	14	Вход X1
3	Выход Y9	15	Вход X2
4	Выход Y8	16	Вход X3
5	Выход Y7	17	Вход X4
6	Общий	18	Uсс
7	Общий OV	19	Uоп.
8	Выход Y6	20	Вход X5
9	Выход Y5	21	Вход X6
10	Выход Y4	22	Вход X7
11	Выход Y3	23	Вход X8
12	Выход Y2	24	Вход X9

СССР - К1500ЛП114  
США - F100114

Рис. 219

Три логических элемента ИЛИ-И/ИЛИ-И-НЕ

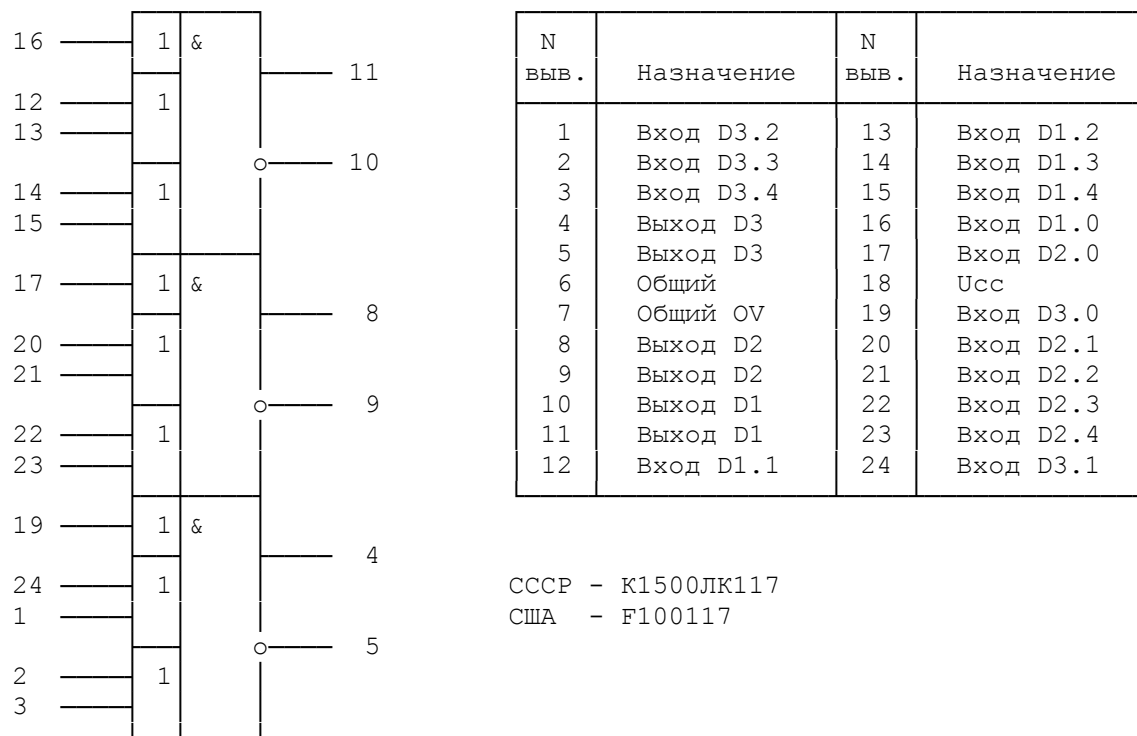
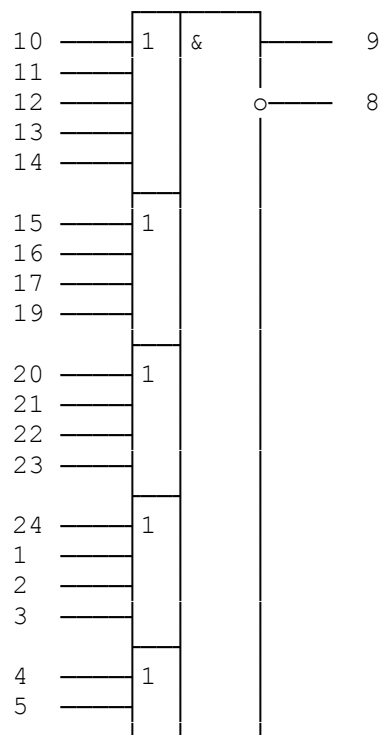


Рис. 220

Логический элемент ИЛИ-И/ИЛИ-И-НЕ

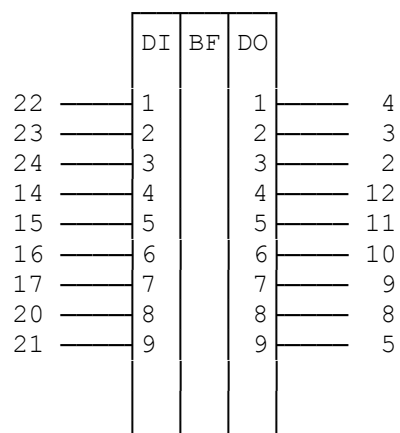


N выв.	Назначение	N выв.	Назначение
1	Вход D15	13	Вход D4
2	Вход D16	14	Вход D5
3	Вход D17	15	Вход D6
4	Вход D18	16	Вход D7
5	Вход D19	17	Вход D8
6	Общий	18	Ucc
7	Общий 0V	19	Вход D9
8	Выход Y1	20	Вход D10
9	Выход Y1	21	Вход D11
10	Вход D1	22	Вход D12
11	Вход D2	23	Вход D13
12	Вход D3	24	Вход D14

СССР - K1500ЛК118  
США - F100118

Рис. 221

9-разрядный буферный вентиль



N выв.	Назначение	N выв.	Назначение
1	Общий OV1	13	Общий OV3
2	Выход Y3	14	Вход X4
3	Выход Y2	15	Вход X5
4	Выход Y1	16	Вход X6
5	Выход Y9	17	Вход X7
6	Общий	18	Uсс
7	Общий OV2	19	Свободный
8	Выход Y8	20	Вход X8
9	Выход Y7	21	Вход X9
10	Выход Y6	22	Вход X1
11	Выход Y5	23	Вход X2
12	Выход Y4	24	Вход X3

Рис. 222

СССР - K1500ЛП122

США - F100122

У прототипа F100122 вывод 19 - Общий OV.



6-разрядный магистральный передатчик

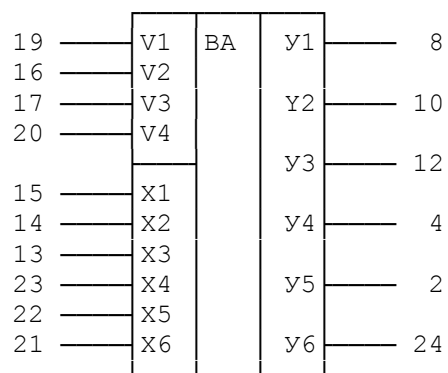


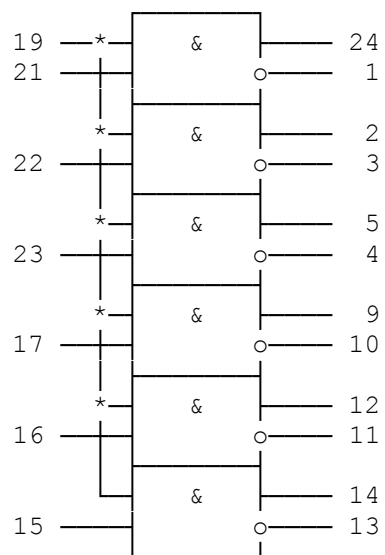
Рис. 223

N выв.	Назначение	N выв.	Назначение
1	Общий 2	13	Вход X3
2	Выход Y5	14	Вход X2
3	Общий 2	15	Вход X1
4	Выход Y4	16	Вход V2
5	Общий 2	17	Вход V3
6	Общий	18	Ucc
7	Общий 2	19	Вход V1
8	Выход Y1	20	Вход V4
9	Общий 2	21	Вход X6
10	Выход Y2	22	Вход X5
11	Общий 2	23	Вход X4
12	Выход Y3	24	Выход Y6

СССР - K1500BA123

США - F100123

Шесть преобразователей уровня ТТЛ в уровни ЭСЛ

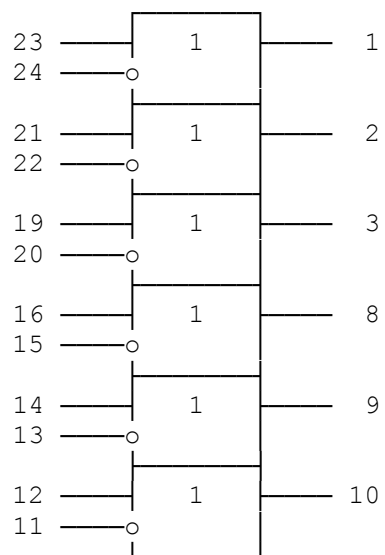


N выв.	Назначение	N выв.	Назначение
1	Выход У1	13	Выход У6
2	Выход У2	14	Выход У6
3	Выход У2	15	Вход Х6
4	Выход У3	16	Вход Х5
5	Выход У3	17	Вход Х4
6	Общий	18	Uсс1
7	Общий OV1	19	Вход V
8	Общий OV2	20	Uсс2
9	Выход У4	21	Вход Х1
10	Выход У4	22	Вход Х2
11	Выход У5	23	Вход Х3
12	Выход У5	24	Выход У1

СССР - К1500ПУ124  
США - F100124

Рис. 224

Шесть преобразователей уровня ЭСЛ в уровни ТТЛ



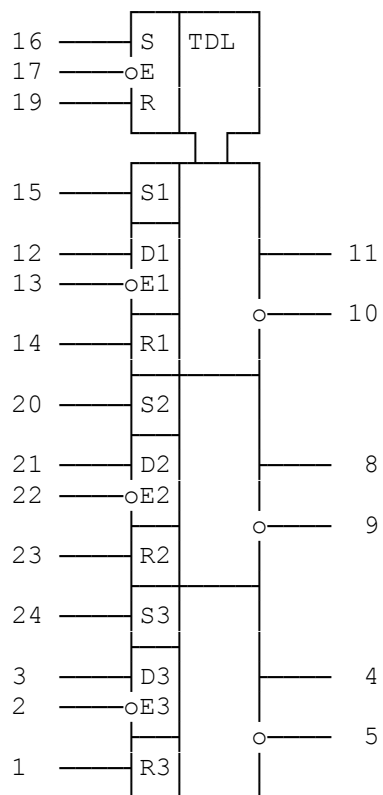
N выв.	Назначение	N выв.	Назначение
1	Выход У1	13	Вход X5
2	Выход У2	14	Вход X5
3	Выход У3	15	Вход X4
4	Ucc2	16	Вход X4
5	Ucc2	17	Uоп.
6	Общий	18	Ucc1
7	Общий OV	19	Вход X3
8	Выход У4	20	Вход X3
9	Выход У5	21	Вход X2
10	Выход У6	22	Вход X2
11	Вход X6	23	Вход X1
12	Вход X6	24	Вход X1

СССР - К1500ПУ125

США - F100125

Рис. 225

Три D-триггера с защелкой

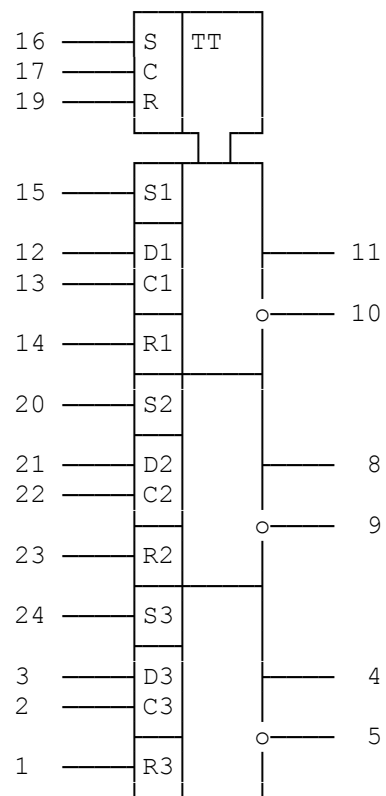


N ВЫВ.	Назначение	N ВЫВ.	Назначение
1	Вход сигнала сброса R3	13	Вход разрешения E1
2	Вход разрешения E3	14	Вход сигнала сброса R1
3	Вход инф.D3	15	Вход установки S1
4	Выход Q3	16	Вход общей установки S
5	Выход Q3	17	Вход общего разрешения E
6	Общий	18	Ucc
7	Общий OV	19	Вход общего сброса R
8	Выход Q2	20	Вход установки S2
9	Выход Q2	21	Вход инф.D2
10	Выход Q1	22	Вход разрешения E2
11	Выход Q1	23	Вход сигнала сброса R2
12	Вход инф.D1	24	Вход установки S3

СССР - К1500ТМ130  
США - F100130

Рис. 226

Три D-триггера



N ВЫВ.	Назначение	N ВЫВ.	Назначение
1	Вход сигнала сброса R3	13	Вход тактового сигнала C1
2	Вход тактового сигнала C3	14	Вход сигнала сброса R1
3	Вход инф.D3	15	Вход установки S1
4	Выход Q3	16	Вход общей установки S
5	Выход Q3	17	Вход общего тактирующего сигнала C
6	Общий	18	Ucc
7	Общий OV	19	Вход общего сброса R
8	Выход Q2	20	Вход установки S2
9	Выход Q2	21	Вход инф.D2
10	Выход Q1	22	Вход тактового сигнала C2
11	Выход Q1	23	Вход сигнала сброса R2
12	Вход инф.D1	24	Вход установки S3

СССР - K1500TM131  
США - F100131

Рис. 227

4-разрядный счетчик (регистр сдвига)

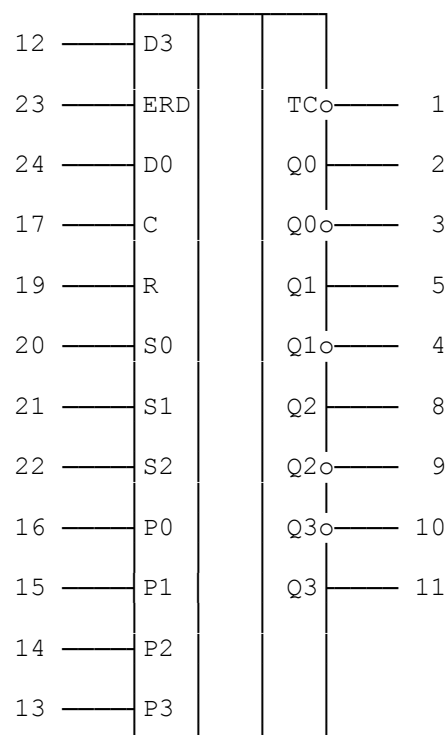


Рис. 228

N выв.	Назначение	N выв.	Назначение
1	Выход TC	13	Вход предварит. установки P3
2	Выход данных Q0	14	Вход предварит. установки P2
3	Выход данных Q0	15	Вход предварит. установки P1
4	Выход данных Q1	16	Вход предварит. установки P0
5	Выход данных Q1	17	Вход синхр. C
6	Общий	18	Ucc
7	Общий OV	19	Вход R
8	Выход данных Q2	20	Вход выборки разряда S0
9	Выход данных Q2	21	Вход выборки разряда S1
10	Выход данных Q3	22	Вход выборки разряда S2
11	Выход данных Q3	23	Вход разрешения считывания ERD
12	Вход D3 (последоват. для сдвига в сторону младших разрядов)	24	Вход D0 (последоват. для сдвига в сторону старших разрядов)

СССР - К1500ИЕ136  
США - F100136

8-разрядный универсальный регистр сдвига

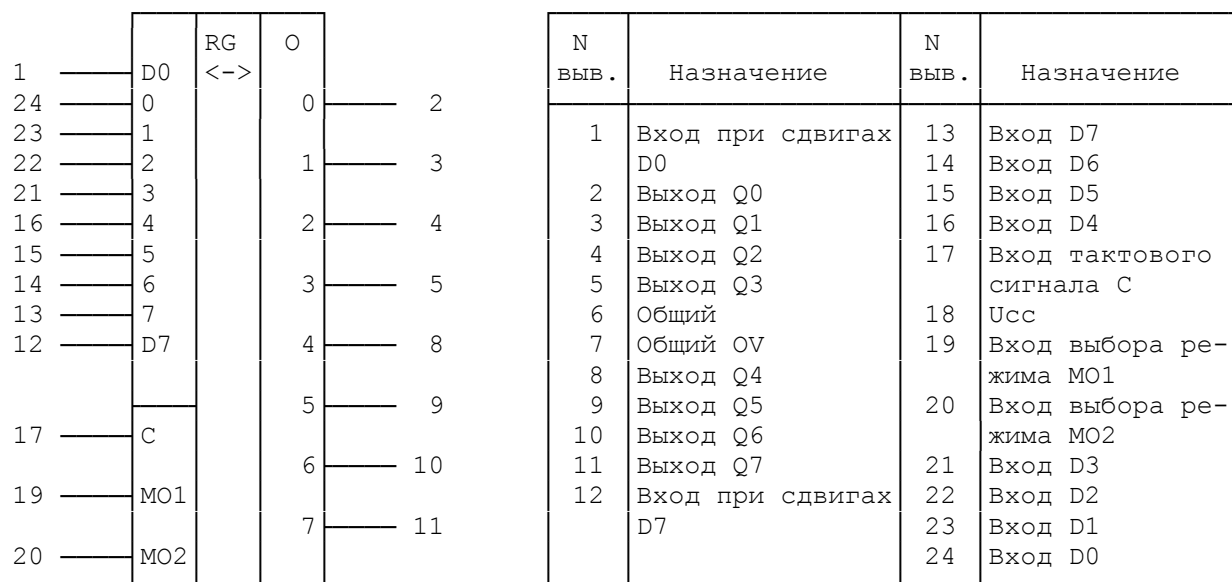
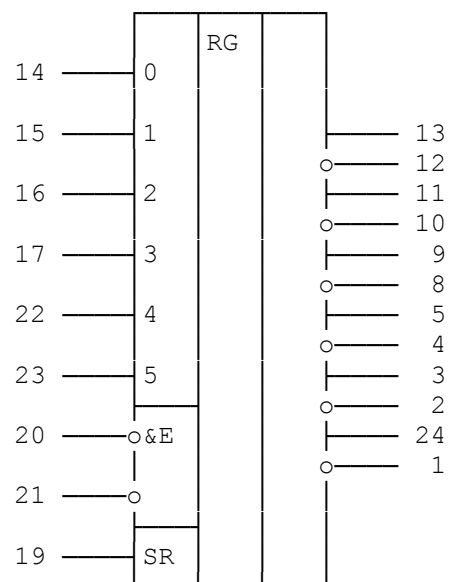


Рис. 229

СССР - К1500ИР141  
США - F100141



6-разрядный регистр/защелка/



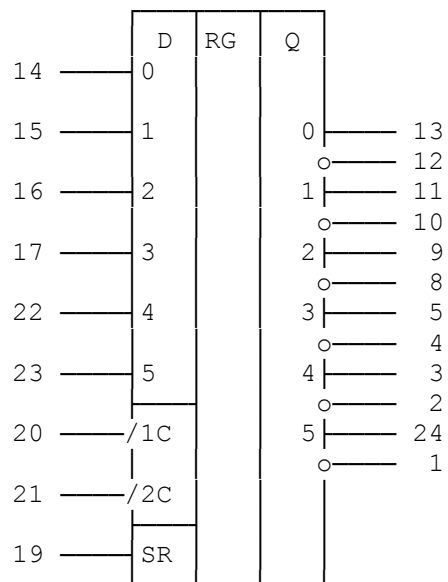
N выв.	Назначение	N выв.	Назначение
1	Выход Q5	13	Выход Q0
2	Выход Q4	14	Вход инф. D0
3	Выход Q4	15	Вход инф. D1
4	Выход Q3	16	Вход инф. D2
5	Выход Q3	17	Вход инф. D3
6	Общий	18	Uсс
7	Общий OV	19	Вход сброса SR
8	Выход Q2	20	Вход разреш. E1
9	Выход Q2	21	Вход разреш. E2
10	Выход Q1	22	Вход инф. D4
11	Выход Q1	23	Вход инф. D5
12	Выход Q0	24	Выход Q5

СССР - К1500ИР150

США - F100150

Рис. 230

6-разрядный регистр хранения

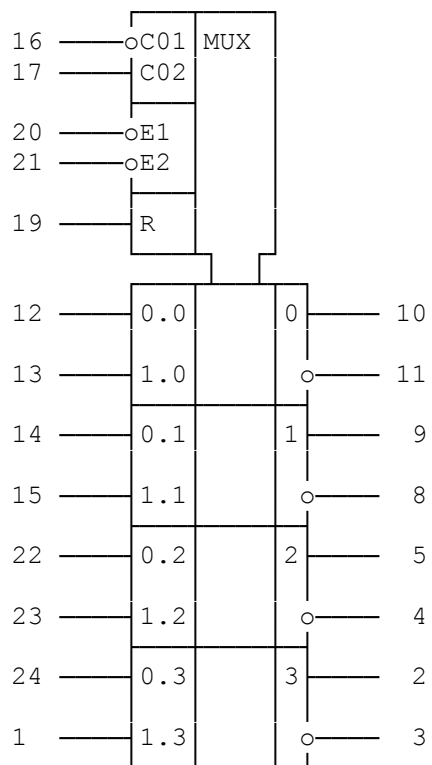


N выв.	Назначение	N выв.	Назначение
1	Выход Q5	13	Выход Q0
2	Выход Q4	14	Вход инф. D0
3	Выход Q4	15	Вход инф. D1
4	Выход Q3	16	Вход инф. D2
5	Выход Q3	17	Вход инф. D3
6	Общий	18	Uсс
7	Общий OV	19	Вход сброса SR
8	Выход Q2	20	Вход тактового сигнала
9	Выход Q2	21	Вход тактового сигнала
10	Выход Q1	22	Вход инф. D4
11	Выход Q1	23	Вход инф. D5
12	Выход Q0	24	Выход Q5

Рис. 231

СССР - К1500ИР151  
США - F100151

Четыре двухвходовых мультиплексора с защелкой

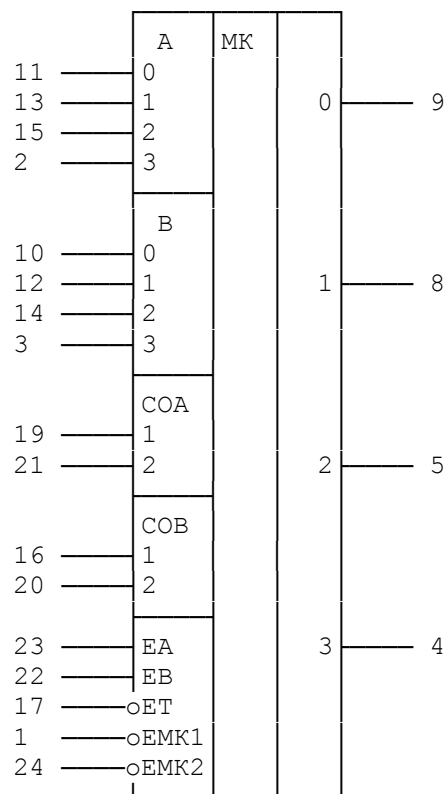


N выв.	Назначение	N выв.	Назначение
1	Вход инф. D1.3	13	Вход инф. D1.0
2	Выход мультиплек- сора Q3	14	Вход инф. D0.1
3	Выход мультиплек- сора инв. Q3	15	Вход инф. D1.1
4	Выход мультиплек- сора инв. Q2	16	Вход управл. C0.1
5	Выход мультиплек- сора Q2	17	Вход управл. C0.2
6	Общий	18	Ucc
7	Общий OV	19	Вход сигнала сбро- са триггера R
8	Выход мультиплек- сора инв. Q1	20	Вход сигнала раз- решения E1
9	Выход мультиплек- сора Q1	21	Вход сигнала раз- решения E2
10	Выход мультиплек- сора Q0	22	Вход инф. D0.2
11	Выход мультиплек- сора инв. Q0	23	Вход инф. D1.2
12	Вход инф. D0.0	24	Вход инф. D0.3

Рис. 232

СССР - K1500КП155  
США - F100155

Блок маскируемого объединения

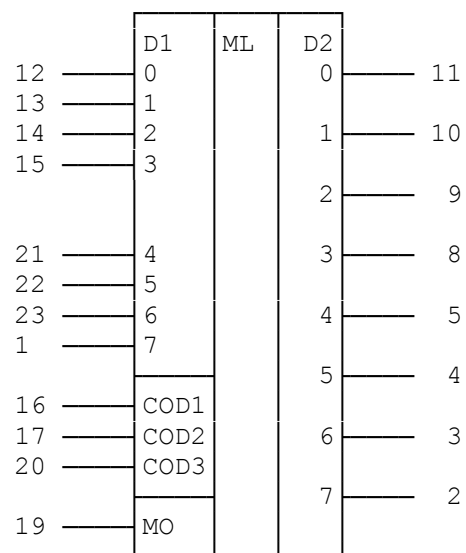


N ВЫВ.	Назначение	N ВЫВ.	Назначение
1	Вход общего разр. маскирования ЕМК1	13	Вход данных А1
2	Вход данных А3	14	Вход данных В2
3	Вход данных В3	15	Вход данных А2
4	Выход Q3	16	Вход упр.адресом маскирования СОВ1
5	Выход Q2	17	Вход разр.триггеров ЕТ
6	Общий	18	Ucc
7	Общий OV	19	Вход упр.адресом маскирования СОА1
8	Выход Q1	20	Вход упр.адресом маскирования СОВ2
9	Выход Q0	21	Вход упр.адресом маскирования СОА2
10	Вход данных В0	22	Вход разр.маскирования ЕВ
11	Вход данных А0	23	Вход разр.маскирования ЕА
12	Вход данных В1	24	Вход общего разр. маскирования ЕМК2

СССР - К1500ИП156  
США - F100156

Рис. 233

Схема сдвигателя



N выв.	Назначение	N выв.	Назначение
1	Вход инф.D1.7	13	Вход инф.D1.1
2	Выход инф.D2.7	14	Вход инф.D1.2
3	Выход инф.D2.6	15	Вход инф.D1.3
4	Выход инф.D2.5	16	Вход управления данными COD0
5	Выход инф.D2.4	17	Вход управления данными COD1
6	Общий	18	Uсс
7	Общий OV	19	Вход режима MO
8	Выход инф.D2.3	20	Вход управления данными COD2
9	Выход инф.D2.2	21	Вход инф.D1.4
10	Выход инф.D2.1	22	Вход инф.D1.5
11	Выход инф.D2.0	23	Вход инф.D1.6
12	Вход инф.D1.0	24	-

Рис. 234

СССР - K1500ИП158

США - F100158

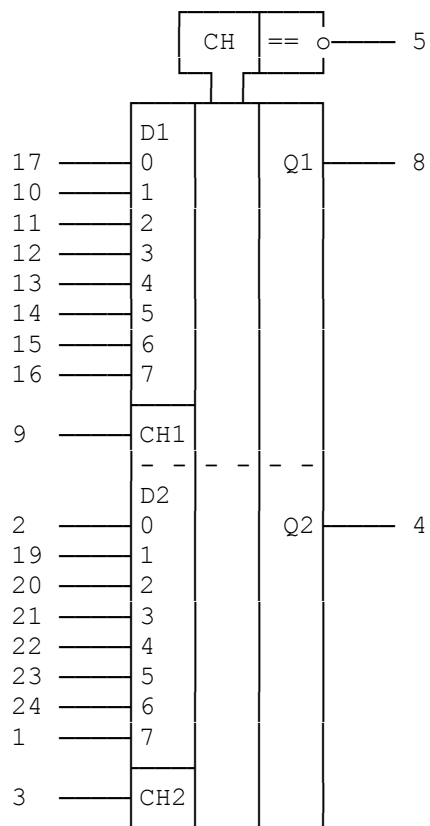
У прототипа F100158 вход D1.7 - вывод 24;

выходы: D2.5, D2.6, D2.7 - выводы 3,2,1;

общих OV два вывода 5 и 7;

свободных выводов нет.

Два 9-разрядных блока контроля четности



N выв.	Назначение	N выв.	Назначение
1	Вход инф.D2.7	13	Вход инф.D1.4
2	Вход инф.D2.0	14	Вход инф.D1.5
3	Вход контрольно- го разряда CH2	15	Вход инф.D1.6
4	Выход инф.Q2	16	Вход инф.D1.7
5	Выход сигнала сравнения "=="	17	Вход инф.D1.0
6	Общий	18	Uсс
7	Общий OV	19	Вход инф.D2.1
8	Выход инф.Q1	20	Вход инф.D2.2
9	Вход контрольно- го разряда CH1	21	Вход инф.D2.3
10	Вход инф.D1.1	22	Вход инф.D2.4
11	Вход инф.D1.2	23	Вход инф.D2.5
12	Вход инф.D1.3	24	Вход инф.D2.6

СССР - K1500ИЕ160

США - F100160

Рис. 235



Сдвоенный восьмивходовый мультиплексор

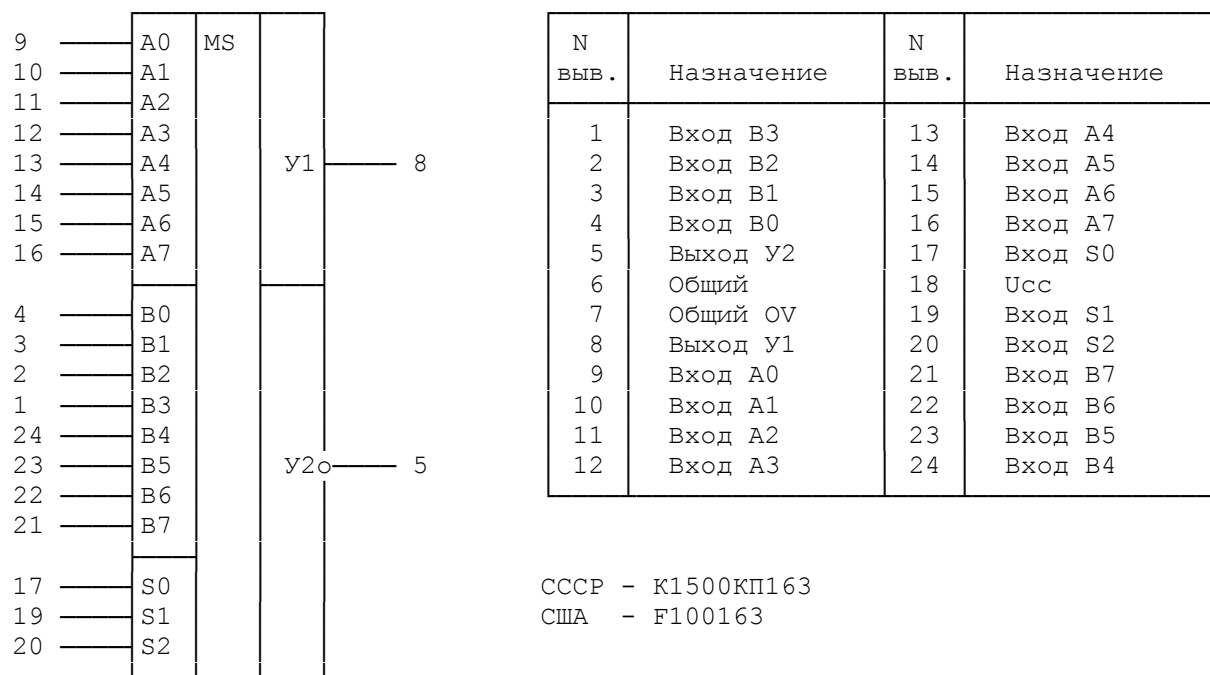
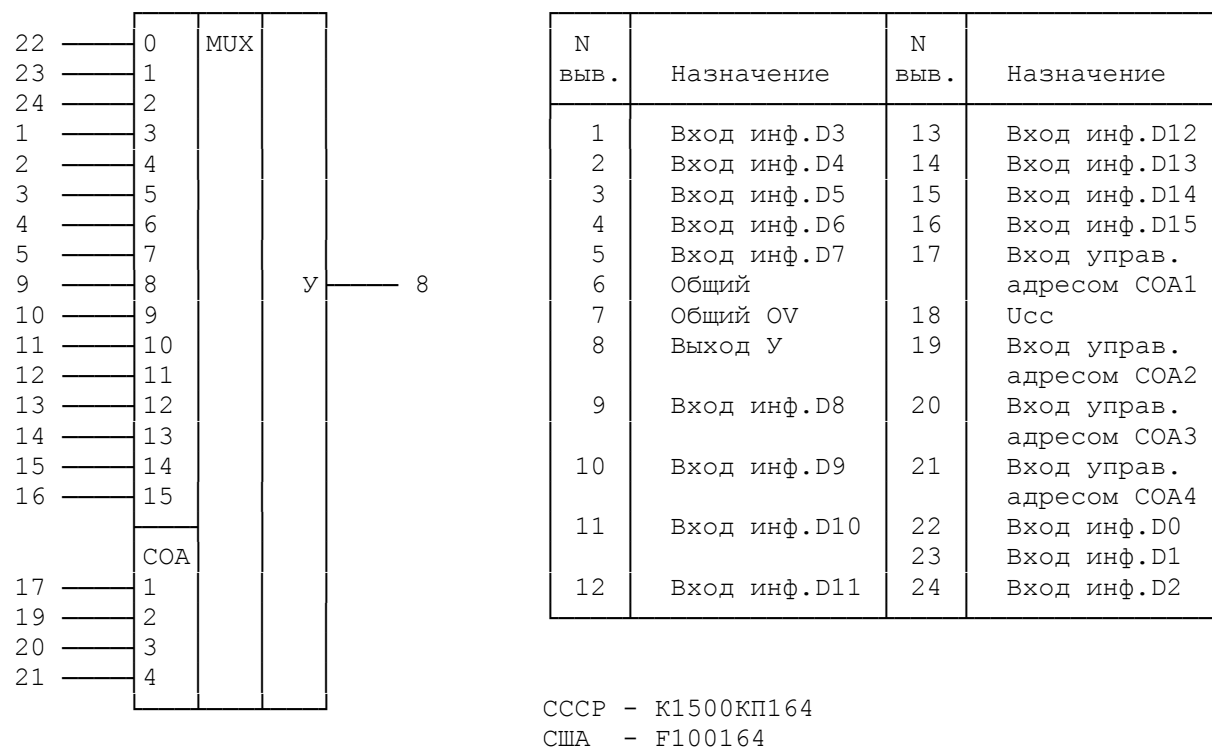


Рис. 236

Шестнадцативходовый мультиплексор



СССР - К1500КП164  
США - F100164

Рис. 237

Кодирующий элемент с приоритетом

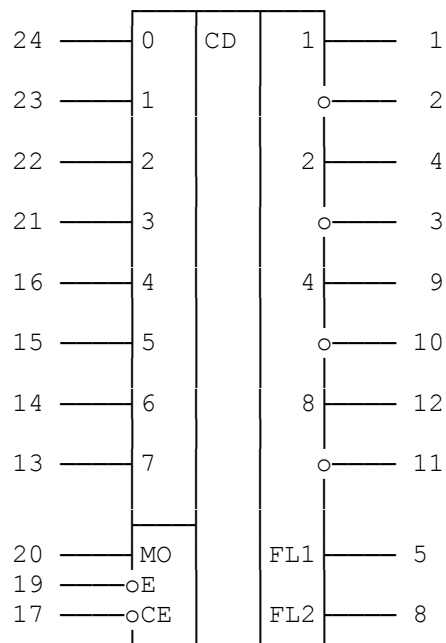
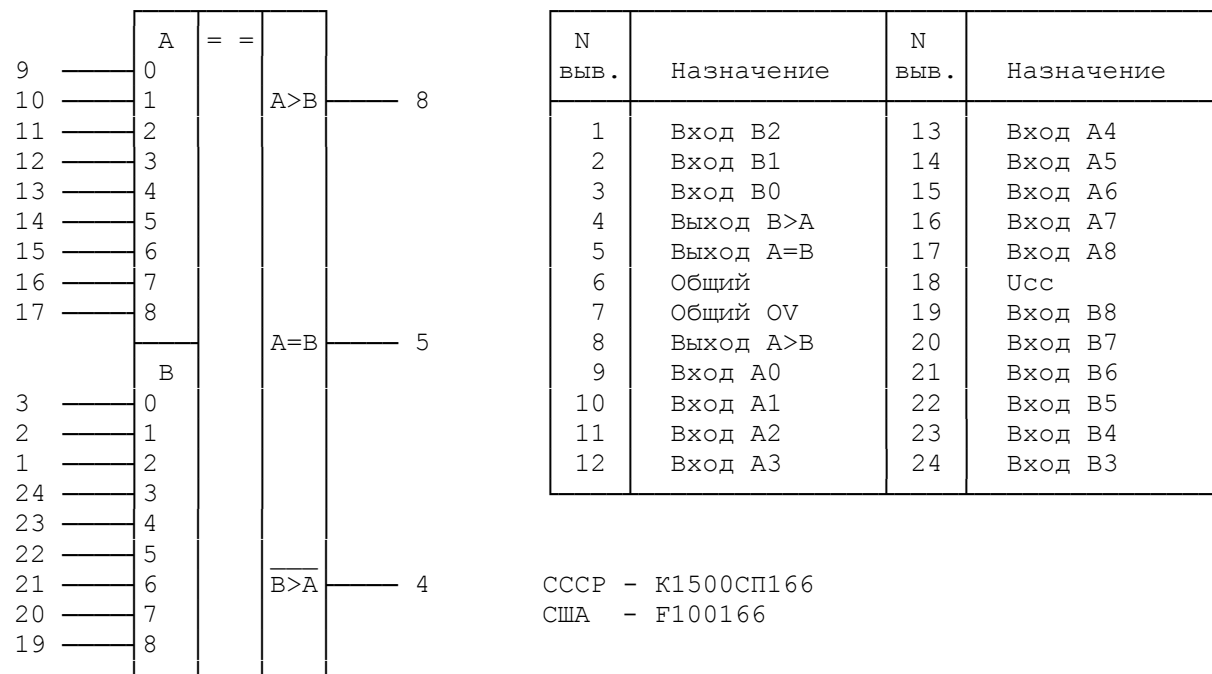


Рис. 238

N ВЫВ.	Назначение	N ВЫВ.	Назначение
1	Выход инф. нулевого разряда Q1	13	Вход инф. D7
2	Выход инф. нулевого разряда Q1	14	Вход инф. D6
3	Выход инф. первого разряда Q2	15	Вход инф. D5
4	Выход инф. первого разряда Q2	16	Вход инф. D4
5	Выход инф. FL1	17	Вход сброса разрешения CE
6	Общий OV	18	Ucc
7	Общий OV	19	Вход разр. E
8	Выход инф. FL2	20	Вход режима MO
9	Выход инф. второго разряда Q4	21	Вход инф. D3
10	Выход инф. второго разряда Q4	22	Вход инф. D2
11	Выход инф. третьего разр. Q8	23	Вход инф. D1
12	Выход инф. третьего разр. Q8	24	Вход инф. D0

СССР - K1500ИВ165  
США - F100165

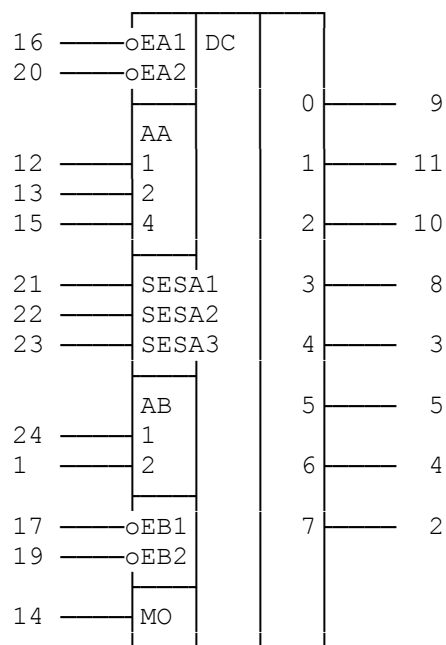
9-разрядная схема сравнения



СССР - К1500СП166  
США - F100166

Рис. 239

Универсальный дешифратор



N выв.	Назначение	N выв.	Назначение
1	Вход адр. AB2	13	Вход адр. AA2
2	Выход Y7	14	Вход выбора режима MO
3	Выход Y4	15	Вход адр. AA4
4	Выход Y6	16	Вход разр. EA1
5	Выход Y5	17	Вход разр. EB1
6	Общий OV	18	Ucc
7	Общий OV	19	Вход разр. EB2
8	Выход Y3	20	Вход разр. EA2
9	Выход Y0	21	Вход выбора логич. сост. SESA1
10	Выход Y2	22	Вход выбора логич. сост. SESA2
11	Выход Y1	23	Вход выбора логич. сост. SESA3
12	Вход адр. AA1	24	Вход адр. AB1

Рис. 240

СССР - К1500ИД170  
США - F100170

3-разрядный четырехходовый мультиплексор

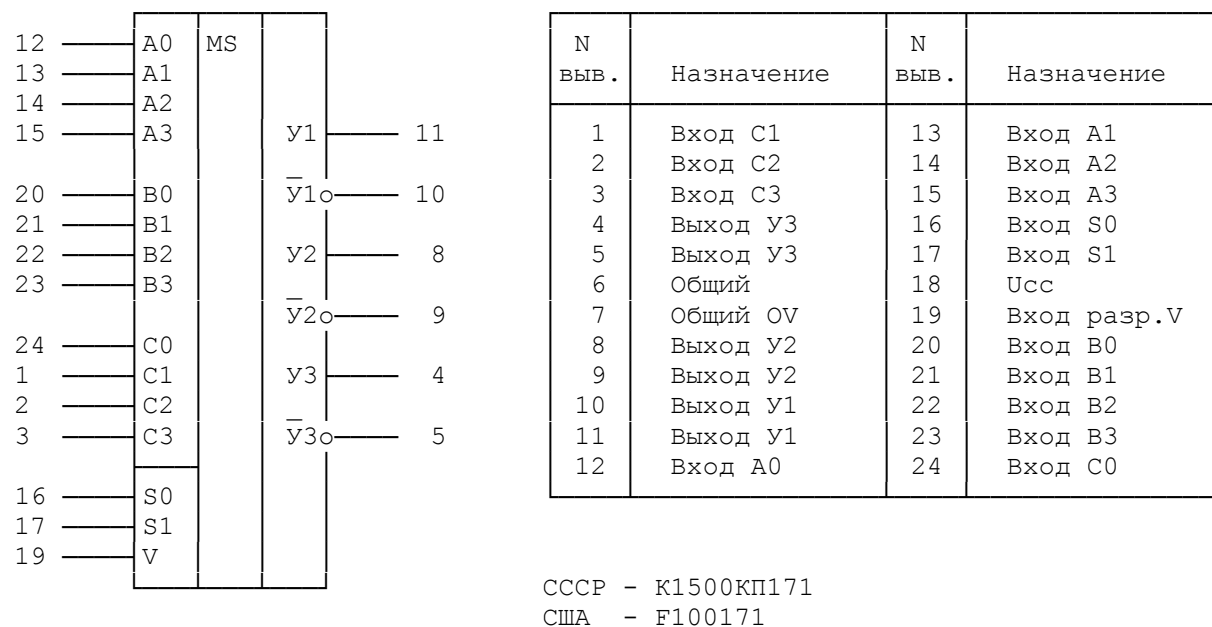
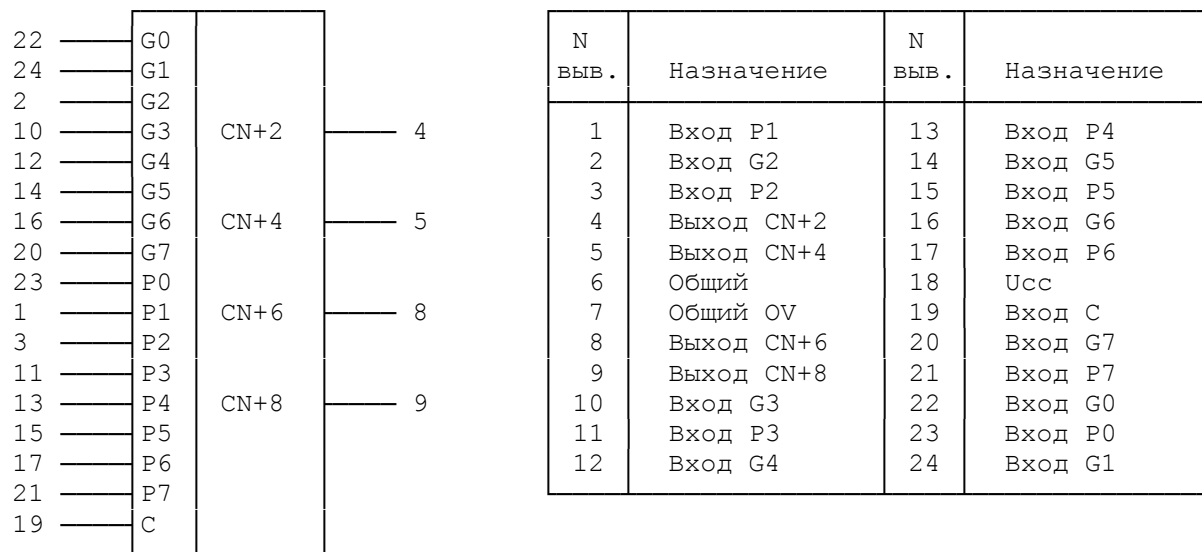


Рис. 241

Схема ускоренного переноса



СССР - K1500ИП179  
США - F100179

Рис. 242

6-разрядный сумматор

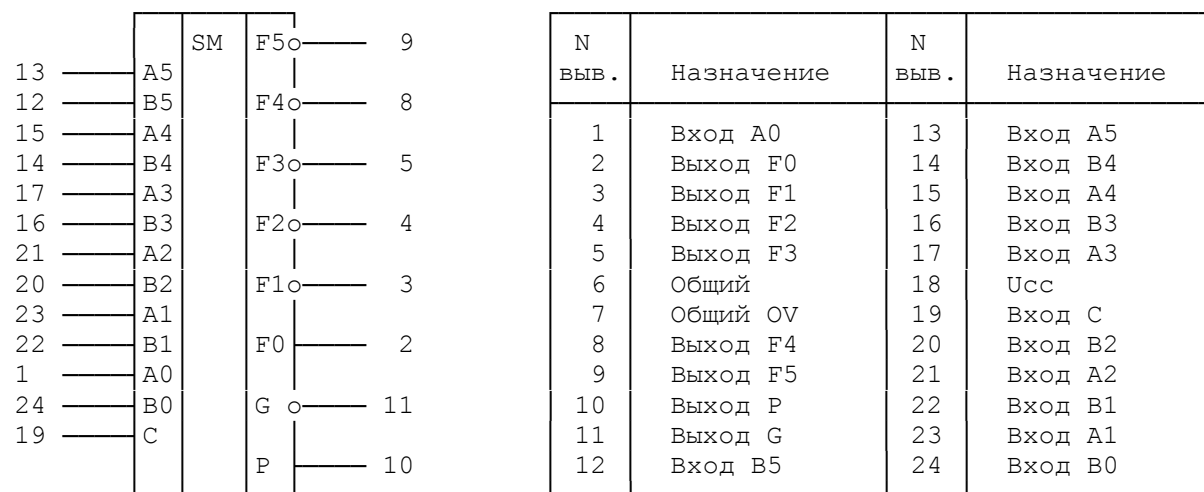


Рис. 243

СССР - K1500ИМ180  
США - F100180



Арифметическо-логическое устройство на 16 операций с двумя четырехбитными словами

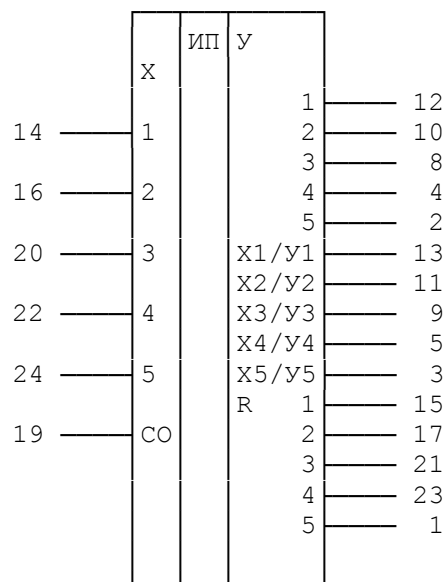


N выв.	Назначение	N выв.	Назначение
1	Вход слова A0	13	Вход слова B1
2	Выход резул. F0	14	Вход слова B2
3	Выход резул. F1	15	Вход слова B3
4	Выход резул. F2	16	Вход селек. SL0
5	Выход резул. F3	17	Вход селек. SL1
6	Общий	18	Ucc
7	Общий OV	19	Вход управления защелками E
8	Выход перен. CR1	20	Вход селек. SL2
9	Выход распр. пе- реноса CRP	21	Вход селек. SL3
10	Выход генерации переноса CRG	22	Вход слова A3
11	Вход перен. CR0	23	Вход слова A2
12	Вход слова B0	24	Вход слова A1

Рис. 244

СССР - K1500ИП181  
США - F100181

Пять двухвходовых приемопередатчиков

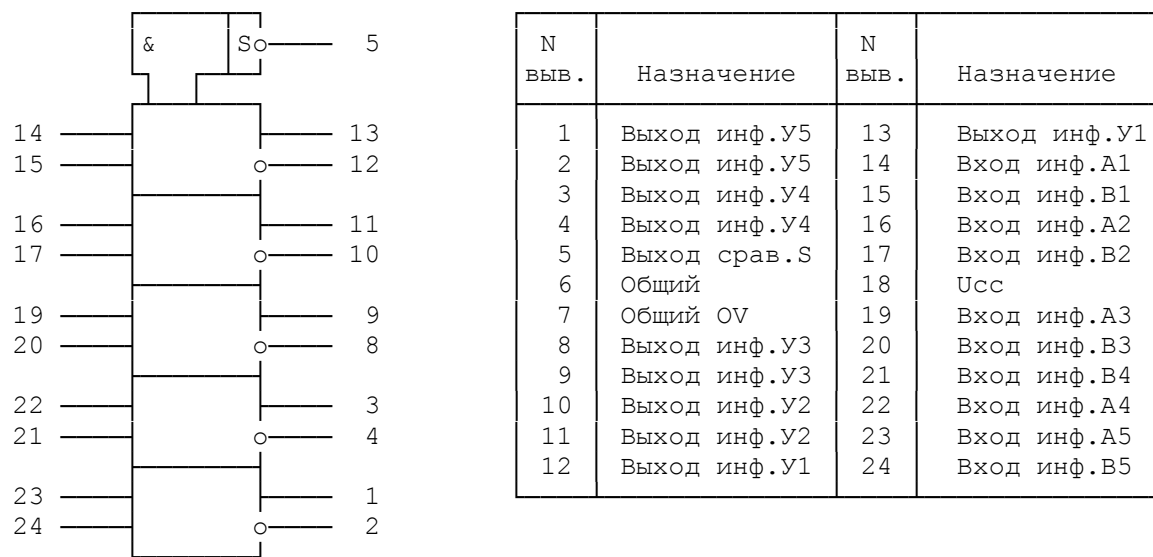


N выв.	Назначение	N выв.	Назначение
1	Выход R5	13	Вход/выход 1
2	Выход Y5	14	Вход X1
3	Вход/выход 5	15	Выход R1
4	Выход Y4	16	Вход X2
5	Вход/выход 4	17	Выход R2
6	Общий	18	Ucc
7	Общий OV	19	Вход CO
8	Выход Y3	20	Вход X3
9	Вход/выход 3	21	Выход R3
10	Выход Y2	22	Вход X4
11	Вход/выход 2	23	Выход R4
12	Выход Y1	24	Вход X5

СССР - K1500ИП194  
США - F100194

Рис. 245

Пять логических элементов И/И-НЕ



СССР - К1500ЛА104

Рис. 246

